

UNIVERSITE D'ALGER

10/78  
ECOLE NATIONALE  
POLYTECHNIQUE

DEPARTEMENT ELECTRICITE

FILIERE D'INGENIEUR EN ELECTRONIQUE

# PROJET DE FIN D'ETUDES

امدرسة الوطنية للعلوم الهندسية

المكنية

ECOLE NATIONALE POLYTECHNIQUE  
BIBLIOTHEQUE

ETUDE DES SYSTEMES COMBINATOIRES ET  
SEQUENTIELS PAR LA METHODE DE R. VALLEE

BANCS D'ESSAIS

PROPOSE PAR :

Mme MONDON  
Docteur Ingénieur

ETUDIE PAR :

Mr. DJEDDOU Bachir  
Mr. BENSLAMA Malek

PROMOTION : OCTOBRE - JANVIER 1977 - 1978



DEDICACES .

- A mes Parents .
- A mes Parents .
- A mon Frère et mes Sœurs .
- A mes Frères et Sœurs .
- A mes Amis .
- A mes Amis .

BENSLAMA MALEK .

DJEDDOU BACHIR .

- A Monsieur SELAL RACHID , Chef de Service du SCE F.T.C

S.N.METAL Engineering .

- A Mademoiselle CHELLAT Zakia , sa secrétaire .

§ -0-0-0-0-0-0-0-0- §

AVANT - P R O P O S .

- Nous tenons en premier lieu à exprimer nos vifs remerciements et notre sincère gratitude à tous les enseignants qui ont contribué à notre formation depuis notre tendre enfance jusqu'à ce jour
- Que Messieurs les professeurs de l'Ecole Nationale Polytechnique trouvent là l'expression de notre profonde reconnaissance; en particulier Monsieur le Chef de Département d'Electricité ainsi que notre chère promoteur Madame MONDON GEORGETTE Docteur Ingénieur.

BENSLAMA - DJEDDOU .

~~~~~

## S O M M A I R E .

- Introduction.
- Systèmes combinatoires:
  - Chap 1 : Définitions générales.
  - Chap 2 : Simplification des fonctions binaires
  - Chap 3 : Fonctions majoritées.
  - Chap 4 : Transcodage.
  - Chap 5 : Décodage.
- Annexe : Les Aléas de commutation .
- T.P N°1 : Initiation aux systèmes combinatoires.
- T.P N°2 : Transcodage et Décodage.
- Systèmes séquentiels :
  - Chap 1 : Fonction réflexe.
  - Chap 2 : Fonctions dibinaires..
  - Chap 3 : Etude sur les bascules .
  - Chap 4 : Fonctions Génératrices .
  - Chap 5 : Méthodes de calcul des fonctions séquentielles .
- Conclusion .
- Bibliographie .

## INTRODUCTION.

En 1854, George Boole publia un ouvrage sur la codification de la logique formelle; ouvrant ainsi la voie à l'analyse binaire, à partir de l'algèbre Boole opéra une modification de l'axiomatique tout en conservant le symbolisme. D'autres suivirent le chemin inverse c'est-à-dire: conservation de l'axiomatique, mais modification du symbolisme. Cette seconde façon de procéder s'avérera en pratique d'une extrême fécondité.

Ainsi RL.VALLEE dans son étude sur les systèmes combinatoires et séquentielles introduisit de nouvelles notions. Parmi celle-ci nous citons: le Produit. La représentation du produit a été faite avec un symbolisme bi-dimensionnel. RL.VALLEE a donc changé le symbolisme. C'est l'idée maîtresse de l'exposé que nous allons étudier.

Cet exposé comprend trois grandes parties:

- Les systèmes combinatoires suivis d'un annexe spécifique aux aléas de ceux-ci.

- Les systèmes séquentiels.

- Nous examinerons quelques applications pratiques de cette méthode.

En ce qui concerne les systèmes combinatoires et à côté de la notion nouvelle du produit VALLEE, propose une méthode inédite de simplification binaire, méthode qui a le mérite d'être générale (c'est-à-dire d'envisager toutes les simplifications possibles) et d'être programmable.

Pour ce qui est des systèmes séquentiels, en tenant des paramètres dynamiques, et avec l'importante condition des seuils (critère inconnu pour la méthode d'HUFFMAN) VALLEE tente une formalisation de l'étude des systèmes séquentiels. Des graphes séquentiels ont spécialement été imaginés pour permettre la séparation aisée de différentes classes de fonctions: fonctions de transcodage, fonctions réflexes et fonctions génératrices. Tout calcul de systèmes séquentiels d'après VALLEE consiste à faire apparaître ces fonctions là.

La méthode de VALLEE prend un intérêt pratique certain et satisfait le domaine technologique: les échantillonneurs à états, les opérateurs numériques.

-0-0-0-0-0-0-0-0-

Chap 1 - DEFINITIONS GENERALES.

- 11 - ENSEMBLE DE REFERENCE
- 12 - INTRODUCTION DU PRODUIT ET DU PRODUEL
- 13 - THEOREME de DE MORGAN
- 14 - 1 ère FORME CANONIQUE
- 15 - 2 ème FORME CANONIQUE

## 1 - DEFINITION

On considère un ensemble binaire.  $E_{ab}$ ; cet ensemble est constitué de 2 éléments logiques  $a$  et  $b$  qui s'exclent mutuellement.

Soit  $\emptyset_{ab} \in E_{ab}$  si  $\emptyset_{ab} = a \implies \emptyset_{ab} \neq b$ .  
de même si  $\emptyset_{ab} = b \implies \emptyset_{ab} \neq a$ .

### DUALITE DES ENSEMBLE BINAIRES :

Soit une application :  $E_{ab} \longrightarrow E_{\alpha\beta}$   
On peut envisager 2 relations :

#### 1<sup>er</sup> relation :

$$(\emptyset_{ab} = a) \iff (\emptyset_{\alpha\beta} = \alpha) \quad ; \quad (\emptyset_{ab} = b) \iff (\emptyset_{\alpha\beta} = \beta).$$

$$\boxed{(\beta - \alpha) (\emptyset_{ab} - a) = (b - a) (\emptyset_{\alpha\beta} - \alpha)} \quad (1)$$

#### 2<sup>ème</sup> relation :

$$(\bar{\emptyset}_{ab} = a) \iff (\emptyset_{\alpha\beta} = \beta) \quad ; \quad (\bar{\emptyset}_{ab} = b) \iff (\emptyset_{\alpha\beta} = \alpha)$$

$$\boxed{(\beta - \alpha) (\bar{\emptyset}_{ab} - b) = (a - b) (\emptyset_{\alpha\beta} - \alpha)} \quad (2)$$

Avec  $\emptyset_{\alpha\beta} \in E_{\alpha\beta} \implies \emptyset_{ab} \in E_{ab}$  et  $\bar{\emptyset}_{ab} \in E_{ab}$ ;  
chaque bijection ne fait pas correspondre au même élément  $\emptyset_{\alpha\beta}$  un même élément de l'ensemble  $E_{ab}$ . C'est la raison pour laquelle 2 symboles différents  $\emptyset_{ab}$  et  $\bar{\emptyset}_{ab}$  ont été utilisés.

Si on additionne les 2 relations précédentes : on aboutit à une relation qu'on appellera RELATION DE DUALITE.

$$\boxed{(\emptyset_{ab} + \bar{\emptyset}_{ab}) - (a+b) = 0}$$

Cette relation de dualité résulte de l'automorphisme des ensembles binaires du fait du rôle symétrique que jouent les valeurs algébriques  $a$  et  $b$ .

$$(\emptyset_{ab} - a) = (b - a) \emptyset_{01}$$

Relation évidente, si on remplace dans l'équation (1)  $=0$  et  $=1$ .

$$\text{D'autre part } \emptyset_{01} + \bar{\emptyset}_{01} = 1 \quad (\emptyset_{ab} - a) = (b-a)(1-\bar{\emptyset}_{01})$$

## 12 INTRODUCTION DU PRODUIT ET DU PRODUEL

### 1.21 - PRODUIT BINAIRE :

EO1 étant l'ensemble de référence  $EO1 = \{0,1\}$   
 Soient n. fonction binaires  $f_1, \dots, f_i, f_n$  avec  $f_i \in EO1$   
 $\forall i = 1, \dots, n$

#### Définition :

On appelle produit binaire de n fonction binaire  
 res ; la fonction P telle que :

$$P = \prod_{i=1}^{i=n} f_i = f_1.f_2.f_3.\dots.f_n \quad P \in EO1$$

$$P=1 \quad (f_1=f_2=f_3 \dots=f_n = 1)$$

P = 0 dans tous les autres cas

2 éléments particuliers de EO1 : 0 et 1

0 : élément absorbant    1 : élément symétrique (ou neutre)

### 1.2.2 PRODUEL .

On va correspondre par dualité au produit binaire. La fonction  
 algébrique :

$$= 1 - (1-f_1) (1-f_2) \dots; (1-f_i) \dots (1-f_n)$$

$$= 1 - \prod_{i=1}^{i=n} (1-f_i)$$

Le produel sera nul :  $\prod = 0$  si  $\forall i = 1 \dots n$  ;  $f_i = 0$

Dans tous les autres cas  $\prod = 1$

#### NOTATION DU PRODUEL :

$$\prod = \left| \begin{array}{c} f_1 \\ f_i \\ f_n \end{array} \right| = 1 - \prod_{i=1}^{i=n} (1-f_i).$$

...../.....

13 - Application du Théorème de De MORSE :

Si on fait la complementation du produit ; on obtient des complements du facteurs duals qui le composent .

$$1 - \begin{vmatrix} f_1 \\ \vdots \\ f_i \\ \vdots \\ f_n \end{vmatrix} = \begin{vmatrix} \overline{f_1} \\ \vdots \\ \overline{f_2} \\ \vdots \\ \overline{f_n} \end{vmatrix} = \overline{f_1} \cdot \overline{f_2} \cdot \overline{f_1} \dots \overline{f_n} = (1-f_1) \cdot (1-f_2) \dots (1-f_i) \dots (1-f_n)$$

Si on fait la complementation d'un produit ; on obtient le produit des complements des facteurs.

$$\overline{f_1 \cdot f_2 \dots f_n} = \begin{vmatrix} \overline{f_1} \\ \overline{f_2} \\ \vdots \\ \overline{f_i} \\ \vdots \\ \overline{f_n} \end{vmatrix} = 1 - (f_1 \cdot f_2 \cdot f_1 \dots f_n) = 1 -$$

1.31 Correspondance duales des propriétés élémentaires :

( Tableau )

Fonctions canoniques et tableau de verite :

Toute fonction binaire peut s'exprimer, soit par un produit de produits, soit par un produit de produits.

Soit F1 une fonction binaire qui dépend de n variables

Nous pouvons au total envisager 2 combinaisons.

F1 : La fonction binaire cherchée est égale à 1 pour les p combinaisons particulières de ces n variables; F = 0 pour les 2<sup>n</sup>-p combinaisons restantes, et dans tous les cas p < 2<sup>n</sup>.

..../....

1.4 DEFINITION DE LA 1<sup>ère</sup> FORME CANONIQUE

Elle correspond à un produit de produits.

Notons que le produit se distingue de la somme logique dans sa définition et son symbolisme.

$$F_1 = \left| \begin{array}{l} f_1(x_1, \dots, x_n) \\ \vdots \\ f_i(x_1, \dots, x_n) \\ \vdots \\ f_n(x_1, \dots, x_n) \end{array} \right| \text{ Pour } F_1 \text{ chacune des combinaisons de valeur des variables qui correspondent à la valeur unitaire de chacun des produits et pour les } 2^n \text{ restant } F_1 = 0$$

1.5 DEFINITION DE LA 2<sup>ème</sup> FORME CANONIQUE

Dans ce cas  $F_1$  est exprimé par un produit de produits, appelé par définition 2<sup>ème</sup> forme canonique.

$$F_1 = \left| f'_1(x_1, x_2, \dots, x_n) \right| \cdot \left| f'_2(x_1, x_2, \dots, x_n) \right| \dots \left| f'_q(x_1, x_2, \dots, x_n) \right|$$

tel que  $q = 2h - p$

Chaque produit fait intervenir chaque variable ou son complément. Le produit  $f'_q$  pour une seule combinaison des variables qui intervient dans  $F_1$ .

$F_1 = 0$  pour chacune des combinaisons de valeurs des variables qui annulent successivement chacune de ses fonctions.

Pour une même fonction : On appelle transposition le passage de la 1<sup>ère</sup> forme à la 2<sup>ème</sup> forme et vice versa.

Exemple: Soit 4 variables  $x_1, x_2, x_3, x_4$

cherchons le produit  $f = 1$  pour cette combinaison  $x_1.x_2.x_3.x_4 =$

$$f = x_1.x_2.x_3.x_4 \quad : \quad 1 \ 0 \ 0 \ 1$$

Etablissons le produit correspondant à la précédente combinaison

$$f' = \left| \begin{array}{l} x_1 \\ x_2 \\ x_3 \\ x_4 \end{array} \right| = 0 \quad f' = 1 - \prod_{i=1}^{i=4} (1-f_i) = 0$$

.../....

## 15.1 ETABLISSEMENT DES 2 FORMES CANONIQUES

### 1.5.11 - Etablissement de la 1er forme :

On opère de la façon suivante : on inscrit horizontalement sous un ordre quelconque, puis on porte successivement sous ces variables dans le sens horizontal, la combinaison des valeurs pour laquelle à la fonction égale à 1

Exemple :

| x1 | x2 | x3 | f |
|----|----|----|---|
| 1  | 0  | 0  | 1 |
| 0  | 1  | 0  | 1 |
| 0  | 0  | 1  | 1 |

D'où l'écriture de la 1er forme canonique.

$$f = \begin{vmatrix} x1 & \overline{x2} & \overline{x3} \\ \overline{x1} & x2 & \overline{x3} \\ \overline{x1} & \overline{x2} & x3 \end{vmatrix}$$

### 15.12 - Etablissement de la 2ème forme canonique :

La disposition se fait de la même façon mais verticalement.

$$f = \begin{vmatrix} \overline{x1} & x1 & x1 \\ x2 & \overline{x2} & x2 \\ x3 & x3 & \overline{x3} \end{vmatrix}$$

## 15.2 Présentation des tables de vérité :

Avant d'entamer la transformation des formes canoniques ; on notera les différentes formes de présentation des tables de vérité qui sont :

- a - Table de vérité complète
- b - Table de vérité incomplète
- c - Table de vérité réduite.

### a) Table de vérité complète :

Une table de vérité est dite complète, si elle fait apparaître toutes les combinaisons des 2 n valeurs possibles.

### b) Table de vérité incomplète :

La table de vérité est dans ce cas mise sous l'une des 2 formes canoniques, et seulement une seule. Elle englobe dans ce cas toutes les combinaisons possibles.

### c) Table de vérité réduite :

.../...

c) Table de vérité réduite :

Ce sont des tables de vérité incomplètes dans les quelles certaines combinaisons sont groupées afin de tenir compte d'une partie ou de la totalité des combinaisons

Elle n'est plus une représentation d'une forme canonique, mais une forme déjà simplifiée :

Exemple :

TABLE DE VERITE  
INCOMPLETE

|   | a | b | c | f     |
|---|---|---|---|-------|
| 0 | 0 | 0 | 0 |       |
| 4 | 1 | 0 | 0 |       |
| 6 | 1 | 1 | 0 | f = 1 |
| 7 | 1 | 1 | 1 |       |

TABLE DE VERITE  
REDUITE

| a | b | c | f |
|---|---|---|---|
| ∅ | 0 | 0 |   |
| 1 | 1 | ∅ | 1 |

15.3 Transformation des formes canoniques

- On entend par transformation des formes canoniques : des transpositions ou des complémentations.

15.3 1) Transposition :

C'est le passage d'une forme canonique à une deuxième forme canonique. La transposition d'une fonction de n variables requiert une table de vérité complète; avec les  $2^n$  combinaisons.

Si une fonction binaire de "n" variables, mise sous la 1<sup>ère</sup> forme canonique, contient "p" produits, elle doit contenir nécessairement lorsqu'elle est transposée "q" produits ( $p + q = 2^n$ )

La transposition est un moyen de simplification lorsque le nombre de produits ou produits est supérieure à  $2^{h-1}$ .

15.3 2°) Complémentations :

Par application du théorème de DE MORGAN  
 Il suffit de remplacer chaque produit par un produit et réciproquement, en complétant chacune des variables.

Exemple :

$$f = \left| \begin{array}{c|c|c} x_1 & \overline{x_1} & \overline{x_1} \\ \overline{x_2} & x_2 & \overline{x_2} \\ \overline{x_3} & \overline{x_3} & x_3 \end{array} \right| \quad \overline{f} = \left| \begin{array}{c|c|c} \overline{x_1} \cdot x_2 \cdot x_3 \\ x_1 \cdot \overline{x_2} \cdot \overline{x_3} \\ x_1 \cdot x_2 \cdot \overline{x_3} \end{array} \right|$$

Si la fonction ne se présente pas sous une forme canonique, la méthode de complémentation est identique et reste aussi simple dans son application.

$$f_1 = a \left| \begin{array}{c|c} b & \\ \overline{c} \cdot d & \end{array} \right| \quad \overline{f_1} = \left| \begin{array}{c|c} \overline{a} & \\ \overline{b} & \overline{c} \cdot d \end{array} \right|$$

$$f_2 = \left| \begin{array}{c|c} \overline{x_1} & \overline{x_2} \\ & x_3 \\ & x_2 \cdot x_3 \end{array} \right| \quad \overline{f_2} = \left| \begin{array}{c|c} \overline{x_2} & x_1 \\ \overline{x_3} & \overline{x_2 \cdot x_3} \end{array} \right|$$

.../...

- TABLEAU DES PROPRIETES COMPAREES DU PRODUIT ET DU PRODUEL -

PRODUIT

- $P = a.b.c.d$
- Elément Neutre " I "
- Elément Absorbant " 0 "

Le produit par "0" de toute fonction " f " est nul:  $0 . f = 0$

Toute fonction multipliée par "I" reste égale à elle-même:  $(I.f) = f$

PRODUEL

- $\prod = \begin{vmatrix} a \\ b \\ c \\ d \end{vmatrix} = I - (I-a)(I-b)(I-c)(I-d)$ .
- Elément Neutre " 0 "
- Elément Absorbant " I "

Le Produel par " I " de toute fonction " f " est égal à l'unité:  $\begin{vmatrix} I \\ f \end{vmatrix} = I$ .

Toute fonction multipliée dualement par "0" reste égale à elle-même:  $\begin{vmatrix} 0 \\ f \end{vmatrix} = f$ .

THEOREME D'IDEMPOTENCE .

Si tous les facteurs d'un produit sont égaux, à un même terme le produit est égal à ce terme

-  $P = \underbrace{a.a \dots a}_n = a^n$ .

pour  $a=0$   $(0)^n = 0$ .

pour  $a=I$   $(I)^n = I$ .

$P = a^n = a$ .

Si dans un produit, 2 facteurs sont complémentaires, le produit est nul.

$$P = f.f.P_I$$

$$P = f.(I-f).P_I = (f-f^2).P_I$$

$$P = 0.P_I = 0$$

Si tous les facteurs duels d'un produel sont égaux à un même terme, le produel est égal à ce terme .

$$- \prod = \begin{vmatrix} a \\ a \\ \vdots \\ a \end{vmatrix} = I - (I-a)^n$$

pour  $a=0$   $= I - (I)^n = 0$ .

pour  $a=I$   $= I - (0)^n = I$ .

$\prod = a$ .

Si dans un produel, 2 facteurs duels sont complémentaires, le produel est égal à l'unité.

$$\prod = \begin{vmatrix} f \\ \overline{f} \\ \prod_I \end{vmatrix} = I - (I-f).f.(I - \prod_I)$$

$$= I - 0.(I - \prod_I) = I$$

$$= \begin{vmatrix} I \\ \prod_I \end{vmatrix} = I$$

COROLLAIRES .

Le produit de deux fonctions complémentaires est nul .

$$(f.\overline{f}) = 0$$

Le produel de deux fonctions complémentaires est égal à l'unité.

$$\begin{vmatrix} f \\ \overline{f} \end{vmatrix} = I$$

## CHAP 2 - SIMPLIFICATION DES FONCTIONS BINAIRES

- 2.1 Mise en facteur et développements
- 2.2 Simplifications élémentaires
- 2.3 Méthodes générales de simplification
- 2.4 Décompositions; Notions de fonctions carrées biformes
- 2.5 Simplification par la méthode des "CONSENSUS"
- 2.6 Simplification par adjacences
- 2.7 Simplification par transpositions mises en facteur et adjacences
- 2.8 Fonctions carrées.

But : Elimination et suppression des termes redondants.

Méthodes utilisées :

- Simplification par mise en facteur et développements
- " " par adjacences
- " " par transpositions
- " " par consensus

## 21 MISE EN FACTEUR ET DEVELOPPEMENTS

L'ensemble EO1 est un anneau commutatif automorphe. Les 2 lois algébriques de composition interne sont le produit et le produel.

Le produel est distributif par rapport au produit, et vice versa.

Ceci résulte de la propriété fondamentale de dualité

### 2.11 MISE EN FACTEUR DANS UN PRODUEL

$$F = \begin{vmatrix} \emptyset.f1 \\ \emptyset.f2 \end{vmatrix} = 1 - (1-\emptyset.f1) (1-\emptyset.f2) \implies F = \emptyset \begin{vmatrix} f1 \\ f2 \end{vmatrix}$$

Identité :

$$\begin{vmatrix} \emptyset.f1 \\ \emptyset.f2 \end{vmatrix} = \emptyset \begin{vmatrix} f1 \\ f2 \end{vmatrix}$$

La "mise en facteur" est le passage de la 1 ère expression à la seconde, le passage inverse est le développement.

L'identité précédente peut être étendue dans un cas général

$$\begin{array}{l} \text{Supposons} \\ F = \end{array} \begin{vmatrix} \emptyset.f1 \\ \emptyset.f2 \\ \emptyset.fq \\ \emptyset.fn \end{vmatrix} \quad \text{Avec } q \leq n$$

Notons par  $P_1 = \emptyset f_1$ ,  $P_2 = \emptyset f_2$ , .....  $P_q = \emptyset f_q$  .....

Appelons  $P'_{I2} = \emptyset \cdot \begin{vmatrix} f_1 \\ f_2 \end{vmatrix}$  la fonction obtenue en mettant  $\emptyset$  en facteur.

$$\begin{vmatrix} \emptyset f_1 \\ \vdots \\ \emptyset f_q \\ \vdots \\ \emptyset f_n \end{vmatrix} = \begin{vmatrix} \emptyset \\ \vdots \\ P_{q+1} \\ \vdots \\ P_n \end{vmatrix} \begin{vmatrix} f_1 \\ f_2 \\ \vdots \\ f_n \end{vmatrix}$$

Ainsi se trouve prouver la relation de distributivité du produit par rapport au produel.

### 2.1.2 MISE EN "FACTEUR DUAL" dans un produit

Soit F la fonction telleque :

$$F = \begin{vmatrix} \emptyset & \emptyset \\ f_1 & f_2 \end{vmatrix} \Rightarrow F = \begin{vmatrix} \emptyset \\ f_1 \cdot f_2 \end{vmatrix}$$

En effet le developpement de "F" s'écrit

$$F = [1 - (1-\emptyset) \cdot (1-f_1)] \cdot [1 - (1-\emptyset) \cdot (1-f_2)]$$

$$= 1 - (1-\emptyset) \cdot (1-f_1) - (1-\emptyset) \cdot (1-f_2) + (1-\emptyset)^2 \cdot (1-f_1) \cdot (1-f_2)$$

$$\text{Or par idempotence } (1-\emptyset)^2 = (1-\emptyset)$$

$$F = 1 - (1-\emptyset) \cdot [(1-f_1) + (1-f_2) - (1-f_1) \cdot (1-f_2)]$$

$$= 1 - (1-\emptyset) \cdot (1-f_1 \cdot f_2) = \begin{vmatrix} \emptyset \\ f_1 \cdot f_2 \end{vmatrix} \text{ La reciproque est ainsi démontrée.}$$

Nous appelerons mise en facteur dual, le passage de la 1 ère expression à la seconde et "prouvels effectués" ou developpement dual" le passage reciproque.

Par analogie, on demontre la distributivité du produel par rapport au produit.

$$\left| \begin{array}{c|c} \emptyset & \emptyset \\ \hline f_1 & f_2 \end{array} \right| \dots \left| \begin{array}{c|c} \emptyset & \emptyset \\ \hline f_1 & f_2 \end{array} \right| \cdot \prod_{q=f_1}^x \prod_{n=} \left| \begin{array}{c|c} \emptyset & \emptyset \\ \hline f_1 & \dots \end{array} \right| \prod_{q=f_1}^{\dots} \dots$$

2.2 SIMPLIFICATIONS ELEMENTAIRES

La propr été reciproque de distributivité des produits et produits, nous permet d'établir certains théorèmes relatifs à la simplifications des fonctions binaires.

2.2.1 SIMPLIFICATIONS PAR DEVELOPPEMENTS :

Par developpement d'une fonction binaire, on peut simplifier une fonction binaire.

2 cas sont à considérés :

1 er cas :

$$\emptyset \cdot \left| \begin{array}{c|c} f & \\ \hline A \cdot \emptyset & \end{array} \right| = \left| \begin{array}{c|c} \emptyset \cdot f & \\ \hline A \cdot \emptyset \cdot \bar{\emptyset} & \end{array} \right| = \emptyset \cdot f \text{ et ceci } \forall A$$

Dans certains cas particuliers on a souvent  $A = 1$

$$\left| \begin{array}{c|c} \emptyset & \\ \hline f & B \end{array} \right| = \left| \begin{array}{c|c} \emptyset & \\ \hline f & \bar{\emptyset} \end{array} \right| = \left| \begin{array}{c|c} \emptyset & \\ \hline & f \end{array} \right| \text{ en effet } \left| \begin{array}{c|c} \emptyset & \\ \hline \bar{\emptyset} & B \end{array} \right| = \left| \begin{array}{c|c} 1 & \\ \hline & B \end{array} \right| = 1$$

Dans certains cas particuliers en a  $B = 0$

2.2.2 IMPLICATIONS :

a)  $P = f_1 \cdot f_2 \dots f_n = 1 \iff (f_1 = f_2 = \dots = f_i = f_n = 1)$

Chaque facteur  $f_i$  est appelé implicant directe ou implicant de la fonction P

D'où la conclusion suivante :

Toute fonction partielle pouvant être mise en facteur donnée, sera donc un implicant de cette dernière.

Cas du produit

$$\prod = \begin{vmatrix} f_1 \\ f_2 \\ \vdots \\ f_n \end{vmatrix} = 0 \iff f_1 = f_2 = \dots = f_i = \dots = f_n = 0$$

chaque facteur  $f_i$  est appelé dual

Toute fonction partielle pouvant être mise en facteur dual dans une fonction donnée sera par définition un implicant dual de cette dernière.

$$F = \begin{vmatrix} \emptyset \\ f \end{vmatrix} \text{ comme } 0 \text{ est un élément neutre (pour le produit) on peut écrire .}$$

$$0 = \begin{vmatrix} \emptyset \\ 0 \end{vmatrix}$$

$$F = \begin{vmatrix} \emptyset & \emptyset \\ 0 & f \end{vmatrix} \text{ On peut mettre } \emptyset \text{ en facteur dual, nous obtenons}$$

$$F = \begin{vmatrix} \emptyset \\ 0, f \end{vmatrix} = \emptyset$$

De même le produit, ayant pour facteurs duals en produit, et l'un de ses implicants s'écrit :

$$F' = \begin{vmatrix} \emptyset \\ \emptyset.f \end{vmatrix} = \begin{vmatrix} \emptyset.f \\ \emptyset.f \end{vmatrix} = \emptyset \cdot \begin{vmatrix} 1 \\ f \end{vmatrix} = \emptyset$$

2.2.3

b) Théorèmes :

Le produit d'une fonction binaire et de l'un quelconque de ses implicants duals, est égal à cet implicant dual.

$$\emptyset \cdot \begin{vmatrix} \emptyset \\ f \end{vmatrix} = \emptyset$$

Le produit d'une fonction binaire et de l'un quelconque de ses implicants directs.

est égal à cet implicant

$$\begin{vmatrix} \emptyset \\ \emptyset.f \end{vmatrix} = \emptyset$$

DEMONSTRATION :

1 er cas :

$$\emptyset \cdot \begin{vmatrix} \emptyset \\ f \end{vmatrix} = \begin{vmatrix} \emptyset & \emptyset \\ f & f \end{vmatrix} = 1 - (1-\emptyset.f)(1-\emptyset.f) = 1 - 1 + f + \emptyset.f + \emptyset.f = \emptyset$$

$$\text{D'où } \emptyset \cdot \begin{vmatrix} \emptyset \\ f \end{vmatrix} = \emptyset$$

2<sup>ème</sup> cas : Par analogie on démontre la 2<sup>ème</sup> relation à savoir .

$$\begin{vmatrix} \emptyset \\ \emptyset . f \end{vmatrix} = \emptyset$$

### 2.2.3 ADJACENCES :

$$P1 = \emptyset . f \quad P2 = \bar{\emptyset} . f$$

P1 et P2 sont dits adjacents si l'on peut passer de l'un à l'autre en complémentant l'un des facteurs seulement .

$\prod_1$  , et  $\prod_2$  (2 produits) sont dits adjacents si l'on peut passer de l'un à l'autre en complémentant l'un des facteurs duals.

### 2.2.31 THEOREMES :

Le produit de 2 produits adjacents est égal au facteur commun aux 2 produits

$$\begin{vmatrix} P1 \\ P2 \end{vmatrix} = \begin{vmatrix} \emptyset . f \\ \bar{\emptyset} . f \end{vmatrix} = \begin{vmatrix} \emptyset \\ \bar{\emptyset} \end{vmatrix} . f = f$$

De même le produit de deux produits est égal au facteur dual commun aux deux produits

$$\prod_1 . \prod_2 = \begin{vmatrix} \emptyset \\ f \end{vmatrix} \begin{vmatrix} \bar{\emptyset} \\ f \end{vmatrix} = \begin{vmatrix} \emptyset & \bar{\emptyset} \\ f & f \end{vmatrix} = f$$

La fonction " $\emptyset$ " est appelée "fonction adjacente" ou "variable adjacente", lorsqu'il s'agit d'une simple variable.

### DEMONSTRATION :

1<sup>ère</sup> cas

$$\begin{vmatrix} P1 \\ P2 \end{vmatrix} = \begin{vmatrix} \emptyset . f \\ \bar{\emptyset} . f \end{vmatrix} = \begin{vmatrix} \emptyset \\ \bar{\emptyset} \end{vmatrix} . f = f$$

$$= 1 - (1 - \emptyset f) (1 - \bar{\emptyset} . f) = 1 - (1 - \bar{\emptyset} f - \emptyset f + \emptyset . \bar{\emptyset} f)$$

$$= 1 - 1 + \bar{\emptyset} f + \emptyset f = f (\underbrace{\emptyset + \bar{\emptyset}}_1) = f$$

### 2<sup>ème</sup> cas

Par analogie, on abouti au même resultat.

2.3 METHODES GENERALES DE SIMPLIFICATION UTILISANT LA MISE EN FACTEUR

23.1 PRELIMINAIRE :

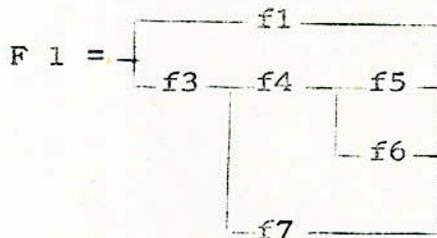
La mise en facteur est une opération pouvant être effectuée en chaîne (cascode); ceci est dû à la commutativité du produit et du produit.

Exemple n° 1

Le schéma de disposition des facteurs **duaux** est le suivant :

$$F_1 = \begin{array}{|c|c|c|} \hline f_1 & f_1 & f_1 \\ \hline f_3 & f_4 & f_5 \\ \hline & f_7 & f_6 \\ \hline & & f_7 \\ \hline \end{array}$$

- On constate que  $f_1$  apparaît dans les 3 produits ; ainsi on peut opérer une mise en facteur dual de  $f_1$ ,  $f_7$  apparaît dans 2 produits on peut le mettre en facteur



La 1<sup>ère</sup> forme obtenue peut se réduire à la forme

*précédente*

On utilise les traits **horizontaux**, puisque les fonctions ne remplissent pas tout . L'exemple n° 2.

$$F_2 = \begin{array}{|c|c|c|} \hline f_1 . f_4 . f_7 & & \\ \hline f_1 . f_5 . f_6 . f_7 & & \\ \hline & f_1 . f_3 & \\ \hline \end{array}$$

.../...

- De même ci on constate aussi que F1 apparait en facteur direct des 3 produits en s'ot f1 du produel dans une lé étape

- On met f3 en facteur direct des 2 produits où il apparait

$$F2 = f1 \cdot \begin{vmatrix} f4 & . & f7 \\ f5 & . & f6 & . & f7 \\ f3 & & & & \end{vmatrix} = \begin{array}{c} \begin{array}{|c|} \hline f7 \\ \hline \end{array} \begin{array}{|c|} \hline f4 \\ \hline \end{array} \\ \begin{array}{|c|} \hline f5.f6 \\ \hline \end{array} \\ \begin{array}{|c|} \hline f1 \\ \hline \end{array} \begin{array}{|c|} \hline f3 \\ \hline \end{array} \end{array}$$

### 23.2 PROCEDE POUR LA MISE EN FACTEUR

Les produits et produels sont commutatifs. On peut permutter les lignes ou les colonnes des fonctions binaires.

Pour un produit la mise en facteur peut s'effectuer en partant ou de la droite ou de la gauche.

Pour un produel : opérer du haut vers le bas, ou du bas vers le haut.

Nous retiendrons que si pour un produit (respectivement du haut et du bas).

On introduit une solution étrangère.

Il est nécessaire de vérifier que la simplification obtenue correspond à un produit nul, pour pouvoir affirmer que la simplification n'a pas introduit de solution étrangère.

### 23.2 CAS DE SIMPLIFICATION, INTRODUISANT UNE SOLUTION ETRANGERE (NON NULLE)

Preliminaire :

Le trait vertical d'un produel quand il n'est pas en extrémité, est équivalent au symbole d'un produit.

$$\begin{vmatrix} -a \\ b \\ c \end{vmatrix} = a.b.c$$

Soit la fonction = F =  $\begin{vmatrix} f1.f5 \\ f2.f3.f5 \\ f2.f4 \end{vmatrix} = \begin{vmatrix} f1 \\ f2.f3 \\ f2.f4 \end{vmatrix} \cdot f5 = \begin{array}{|c|} \hline f1 \\ \hline f2 \\ \hline f3 \\ \hline f4 \\ \hline f5 \end{array}$

On opère une mise en facteur de f5 à droite, et une mise en facteur de f2 à gauche.

On effectue le produit suivant le sens de la flèche, à savoir  $f_1, f_5$ , puis  $f_5.f_3.f_2$ . et  $f_2.f_4$ .  
 Il ya apparition d'un 4 ème facteur  $f_1.f_3.f_4$ . Ce terme n'appartient pas à  $F$ .  
DONC ON NE PEUT EFFECTUER DE SIMPLIFICATION si  $f_1.f_3.f_4 \neq 0$

Conclusion : Si dans la simplification, il apparait un facteur n'appartenant pas à la fonction donnée au préalable. Ce facteur est donc étranger, et il faut s'assurer que ce facteur nul.

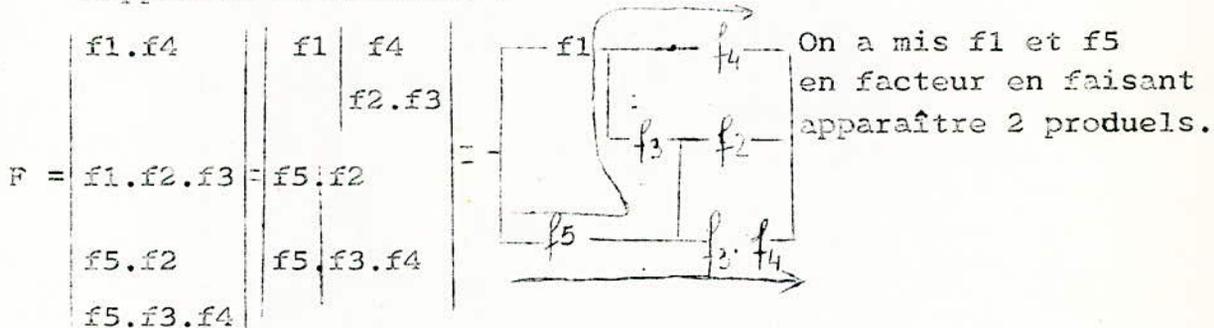
23.4 Cas de simplification ; Introduisant une solution étrangère (nulle).



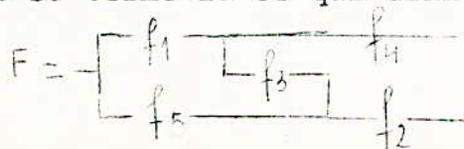
On fait apparaitre le produit  $x_1.\bar{x}_2.x_2.\bar{x}_2.x_3$  qui est nul. Donc la solution étrangère introduite est nulle. La simplification est exacte.

2.3.5 Amélioration de la simplification dans le cas où la solution particulière est redondante

Supposons la fonction  $F$



On suivant les 2 flèches, il ya un terme redondant  $f_5.f_3.f_4$  on enleve carrément ce terme là ce qui donne la simplification suivante.



On supprime le produit  $f_3.f_4$  qui est en facteur dual de  $f_2$  sans que la fonction  $F$  soit modifiée. Dans ce cas il n'existe pas de solutions étrangères.

NOTE : Des simplifications particulières n'ont d'intérêt que pour les circuits utilisant une technologie où les instruments sont à commande isolée  
(Relais - optoélectronique - transformateur)

Ce n'est pas le cas des circuits à base de semi conducteurs.

## 2.4 DECOMPOSITIONS : FONCTIONS CARRÉES BIFORMES

### 2.4.1 Définition : n° 1

Si une variable  $x$  intervient dans une fonction sous une forme binaire directe ou complémentée. On dit que cette fonction est mono-forme par rapport à  $x$ .

Exemple:  $f_1 \cdot \begin{array}{|c} x \\ f_2 \end{array} \text{ et } \begin{array}{|c} \bar{x} \emptyset 1 \\ \emptyset 2 \end{array}$  sont deux fonctions monoformes par rapport à  $x$ .

si et seulement si  $f_1, f_2, \emptyset 1, \emptyset 2$  sont des fonctions indépendantes de  $x$ .

### Définition n° 2

Une fonction biforme par rapport à  $x$ , c'est le cas d'une fonction  $f$  de la variable binaire  $x$  intervenant sous ses 2 formes directe et complémentée ( $x$  et  $\bar{x}$ )

Exemple

|                     |     |       |    |           |       |               |
|---------------------|-----|-------|----|-----------|-------|---------------|
| $\emptyset 1 \cdot$ | $x$ | $f_1$ | et | $\bar{x}$ | $f_2$ | $\emptyset 1$ |
|                     | $x$ | $f_2$ |    | $\bar{x}$ | $f_1$ | $\emptyset 1$ |

"x" ou "x"

Dans le cas où  $\bar{x}$  est impliquant direct d'une fonction  $f$  :  $f$  sera appelée produit monoforme de la variable  $x$ .

### Définition n° 3

Une fonction est dite carrée, si elle comprend 4 termes groupés en carré suivant un produit de 2 produits d e 2 facteurs duaux, ou suivant un produit de 2 produits de 2 facteurs directs:

|                     |    |             |             |                                                 |
|---------------------|----|-------------|-------------|-------------------------------------------------|
| $\emptyset.A$       | et | $\emptyset$ | $\emptyset$ | sont 2 fonction carrées biformes en $\emptyset$ |
| $\bar{\emptyset}.B$ |    | $A1$        | $B1$        |                                                 |



A partir de ce resultat qui est un théorème fondamental, on va pouvoir établir la méthode des consensus.

### 2.4.3 Théorème :

Une fonction carrée biforme; n'est pas modifiée par la suppression ou le tracé d'un trait vertical median, à condition de disposer les facteurs complementaires suivant une diagonale du carré correspondant à son expression symbolique

A et B sont appelés facteurs diagonaux de la fonction carrée biforme.

Interêt : Ce théorème nous assure le passage d'un produit à un produit et vice versa sans introduire le terme redondant.

## 2.5 SIMPLIFICATION PAR LES METHODES DES CONSENSUS

Prologne : Elle a été exposée pour la 1<sup>ère</sup> fois par T Bartee, et mise au point de façon plus détaillée par P. TISON. Son fondement est "L'opération de consensus" si l'on considère 2 monomes booléens A<sub>1</sub> et A<sub>2</sub> tels que respectivement:

$A_1 = a_1$ , et  $A_2 = \bar{a}_1 \cdot a_2$  On appelle consensus de A<sub>1</sub> et A<sub>2</sub> le produit  $a_1 \cdot a_2$

Posant alors  $\mathcal{C} = a_1 \cdot a_2$  on voit que  $\mathcal{C} \leq A_1 + A_2$

Exemple :  $A_1 = a \cdot b \cdot c$        $A_2 = \bar{a} \cdot \bar{b} \cdot d$

$a \cdot \bar{b}c$      $a_2 = \bar{b}d \Rightarrow a_1 \cdot a_2 = \bar{b}cd$

De cette propriété, on peut déduire la façon de procéder suivante : Soient 2 termes A et B d'une fonction booléenne. F, mise sous forme d'un produit des produits.

Le consensus de A et B est  $\mathcal{C}$  On ne change rien à l'expression de celle-ci en lui ajoutant  $\mathcal{C}$

### 25.2 DEFINITION n°1

On appelle consensus d'une fonction carrée biforme, le produit des termes diagonaux non complementaires.

### DEFINITION N°2

On appelle "consensus dual" d'une fonction carrée biforme le produit des termes diagonaux non complementaires.

$$F = \begin{vmatrix} \emptyset & f1 \\ f2 & \bar{\emptyset} \end{vmatrix} \text{ d'après le théorème fondamental: } \begin{vmatrix} \emptyset.f1 \\ \bar{\emptyset}.f2 \end{vmatrix} = F$$

La fonction carrée biforme admet pour consensus le produit  $f1f2$  ; et pour consensus dual le produit

$$\begin{vmatrix} f1 \\ f2 \end{vmatrix}$$

Formes diverses :

Soit  $F = \begin{vmatrix} \emptyset.f1 & f1 \\ f2.\bar{\emptyset} & \bar{\emptyset} \end{vmatrix} = \begin{vmatrix} \emptyset.f1.f1 & f1 \\ f2.\bar{\emptyset}.f2 & \bar{\emptyset} \end{vmatrix}$  Ceci en introduisant :  $\emptyset.f1.f1 \neq \emptyset.f1$  et  $f2.\bar{\emptyset}.f2 = f2.\bar{\emptyset}$ .  
du fait de l'idempotence.

- En appliquant le théorème fondamental on a :

$$F = \begin{vmatrix} \emptyset & f1 & f1 \\ f2 & \bar{\emptyset} & f2 \end{vmatrix} = \begin{vmatrix} \emptyset.f1 \\ f2.\bar{\emptyset} \end{vmatrix}$$

- En procédant par produits effectués nous pouvons écrire.

$$F = \begin{vmatrix} \emptyset.f1 \\ f2.\bar{\emptyset} \end{vmatrix} = \begin{vmatrix} \emptyset & f1 & f1 \\ f2 & \bar{\emptyset} & f2 \end{vmatrix} = \begin{vmatrix} \emptyset.f1 \\ f2.\bar{\emptyset} \\ f2.f1 \end{vmatrix}$$

Démonstration :

On considère la forme initiale qu'on développe : soit

$$(\emptyset+f2).(f1+\bar{\emptyset}).(f1+f2) = (\emptyset f1 + \emptyset \bar{\emptyset} + f2 f1 + f2 \bar{\emptyset}).(f1+f2) \\ = \emptyset.f1.f1 + \emptyset.f1.f2 + f1.f1.f2 + f2.\bar{\emptyset}.f1 + f2.\bar{\emptyset}.f2 + f2.f2.f1$$

On applique la règle d'idempotence :

$$= \emptyset.f1 + \emptyset.f1.f2 + f1.f2 + f2.f1 + f2.\bar{\emptyset}.f1 + f2.\bar{\emptyset}$$

$$= \emptyset.f1 + f2.\bar{\emptyset} + f2.f1$$

Le développement fait donc apparaître le terme  $f2.f1$ .  
Sous sa forme développée  $F$  s'écrit  $F = \emptyset.f1 + f2.\bar{\emptyset} + f2.f1$

C'est à dire

$$F = \begin{vmatrix} \emptyset.f1 \\ f2.\bar{\emptyset} \\ f1.f2 \end{vmatrix}$$

25.3 Théoremes :

n° 1 : Si parmi les facteurs d'un produit, il existe une fonction carrée biforme et un terme redundant en facteur dual, le consensus dual de cette fonction, ce dernier terme est redundant et peut être supprimé.

n° 2 : Si parmi les facteurs duals d'un produit, il existe une fonction carrée biforme et un terme redundant en facteur, ce dernier terme est redundant et peut-être supprimé car c'est le consensus de cette fonction.

Exemples : n° 1

$$F_2 = \left| \begin{array}{c|c} \emptyset.f_1 & k \\ \hline f_2.\bar{\emptyset} & f_1 \\ & f_2 \end{array} \right| \cdot f_3 \dots \dots \dots f_n$$

Posons  $f_3 \dots \dots \dots x_{fn} = P_k$

On peut écrire  $F_2$  sous la forme suivante :

$$\left| \begin{array}{c|c} \emptyset.f_1 & k \\ \hline f_2.\bar{\emptyset} & f_1 \\ & f_2 \end{array} \right| \dots \dots P_k$$

On effectue le développement du produit des 2 produits soit :

$$\begin{aligned} (\emptyset f_1 + f_2 \bar{\emptyset})(k + f_1 + f_2) &= \emptyset f_1.k + \emptyset f_1.f_1 + \emptyset f_1.f_2 + f_2 \bar{\emptyset}.k + f_2 \bar{\emptyset}.f_1 + f_2 \bar{\emptyset}.f_2 \\ &= \emptyset f_1 + f_1.f_2 + f_2.\bar{\emptyset} \end{aligned}$$

Soit la forme  $\left| \begin{array}{c|c} \emptyset.f_1 & k \\ \hline f_2.\bar{\emptyset} & f_1 \\ & f_2 \end{array} \right|$  Le produit  $f_1.f_2$  est un impléant dual, donc on peut le supprimer

finalement on a :

$$\left| \begin{array}{c|c} \emptyset.f_1 & k \\ \hline f_2.\bar{\emptyset} & f_1 \end{array} \right| \cdot P_k = \left| \begin{array}{c|c} \emptyset.f_1 & \\ \hline f_2.\bar{\emptyset} & \end{array} \right| \cdot f_3 \dots \dots \dots x_{fn}$$

Exemple n° 2

$$\begin{array}{|c|} \hline \emptyset.f1 \\ \hline f2.\bar{\emptyset} \\ \hline k.f1.f2 \\ \hline f3 \\ \hline \vdots \\ \hline fn \\ \hline \end{array}
 = 
 \begin{array}{|c|} \hline \emptyset.f1 \\ \hline f2.\bar{\emptyset} \\ \hline f2.f1 \\ \hline k.f1.f2 \\ \hline f3 \\ \hline \vdots \\ \hline fn \\ \hline \end{array}
 = 
 \begin{array}{|c|} \hline \emptyset.f1 \\ \hline f2.\bar{\emptyset} \\ \hline f2.f1 \\ \hline f3 \\ \hline \vdots \\ \hline fn \\ \hline \end{array}
 = 
 \begin{array}{|c|} \hline \emptyset.f1 \\ \hline f2.\bar{\emptyset} \\ \hline f3 \\ \hline \vdots \\ \hline fn \\ \hline \end{array}$$

25.4 REGLES GÉNÉRALES DES/"CONSENSUS"

On se donne une fonction carrée biforme  $F = \begin{vmatrix} \emptyset & f2 \\ f1 & \bar{\emptyset} \end{vmatrix} = \begin{vmatrix} \emptyset.f2 \\ f1.\bar{\emptyset} \end{vmatrix}$

1°) le consensus  $f1.f2$  mis sous la forme d'un produit de produits, traduit lorsque un de ces produits apparaît en facteur dans un terme facteur dual de "F" une condition suffisante pour affirmer que ce terme est redondant et peut être supprimé.

2°) Le consensus dual  $\begin{vmatrix} f1 \\ f2 \end{vmatrix}$  mis sous la forme d'un produit de produits traduit-lorsque un de ces produits apparaît en facteur de "F" une condition suffisante, Pour affirmer que ce terme est redondant et peut être supprimé.

On va considérer 2 cas :

1 er cas : le consensus de la fonction carrée biforme F est mise sous forme d'un produit de "q" produits  $p+q = 2^n$ .

Le consensus de la fonction carrée biforme étant  $f1.f2$

$$f1.f2 = \begin{vmatrix} P1 \\ \vdots \\ Pk \\ \vdots \\ Pq \end{vmatrix} \quad 1 \leq k \leq q$$

2 éme cas : Si le consensus dual est mis sous la forme d'un produit de "r" produits

$$\begin{vmatrix} f1 \\ f2 \end{vmatrix} = \pi_1 . \pi_2 . \pi_j . \dots . \pi_r$$

Si la fonction "F" est un facteur dual de la forme "A.Pk" ce terme est redondant, on peut écrire dans ce cas.

$$\left| \begin{array}{c} F \\ A.PK \end{array} \right| = \left| \begin{array}{c} F \\ f1.f2 \\ A.Pk \end{array} \right| \quad \text{On remplace } f1 \times f2 \text{ par } f1xf2 = \left| \begin{array}{c} P1 \\ \vdots \\ PK \\ \vdots \\ Pq \end{array} \right|$$

Soit :

$$\left| \begin{array}{c} F \\ A.pK \end{array} \right| = \left| \begin{array}{c} F \\ P1 \\ P2 \\ \vdots \\ PK \\ \vdots \\ Pq \\ \vdots \\ A.PK \end{array} \right|$$

PK est un implicant de "A.p<sub>k</sub>", et il est en facteur dual

$$\text{OR} \left| \begin{array}{c} Pk \\ A.pK \end{array} \right| = Pk \Rightarrow \left| \begin{array}{c} K \\ f1.f2 \\ A.p_k \end{array} \right| \left| \begin{array}{c} F \\ f.f2 \end{array} \right| = F$$

### 25.5 EXEMPLE DE SIMPLIFICATION PAR CONSENSUS

Soit F1 la fonction donnée par le produit de produits, on constate que dans le 1<sup>er</sup> facteur de F1, il ya 2 variables bifômes "C" et "A" on peut faire apparaître des fonctions carrées bifômes suivantes :

...../...

$$F_1 = \left| \begin{array}{c|c} \text{B.C.F.} & \text{D} \\ \text{D.}\bar{\text{C}}.\text{F} & \text{B} \\ \text{D.B.E} & \bar{\text{C}} \\ \text{A.}\bar{\text{C}} & \bar{\text{F}} \\ \text{D.}\bar{\text{A}} & \\ \text{A.B} & \end{array} \right| \Rightarrow \left| \begin{array}{c|c} \text{B.C.F.} & \text{DF} \\ \text{A} & \bar{\text{C}} \end{array} \right| \text{ et } \left| \begin{array}{c|c} \text{A} & \bar{\text{C}} \\ \text{D.}\bar{\text{A}} & \text{B} \end{array} \right|$$

Ces 2 fonctions carrées biformes admettent respectivement pour consensus. :

$$(1) \left| \begin{array}{c|c} \text{D.B.F.} & \\ \text{A.B.F} & \end{array} \right| \quad (2) \left| \begin{array}{c|c} \text{D.}\bar{\text{C}} & \\ \text{D.B} & \end{array} \right|$$

Détermination des consensus duals :

$$\left| \begin{array}{c|c} \text{A} & \text{A} \\ \text{D} & \text{F} \\ \text{F} & \end{array} \right| \quad \left| \begin{array}{c|c} \text{D} \\ \text{B} \\ \bar{\text{C}} \end{array} \right|$$

Si on considère les consensus de 2 fonctions carrées biformes, on peut supprimer les termes D. $\bar{\text{C}}.$ F et D.B.E on peut donc écrire la fonction F1

$$F_1 = \left| \begin{array}{c|c} \text{B.C.F.} & \text{D} \\ \text{A.}\bar{\text{C}} & \text{B} \\ \text{D.}\bar{\text{A}} & \bar{\text{C}} \\ \text{A.B} & \bar{\text{F}} \end{array} \right| \text{ Si on met A en facteur: } \left| \begin{array}{c|c} \text{B.C.}\bar{\text{F}} & \text{D} \\ \text{D.}\bar{\text{A}} & \text{B} \\ \bar{\text{C}} & \bar{\text{C}} \\ \text{B} & \bar{\text{F}} \end{array} \right| \text{ en tenant compte de la fonction carrée biforme en "A" on a le consensus } \left| \begin{array}{c|c} \text{D.}\bar{\text{C}} & \\ \text{D.B} & \end{array} \right| \text{ qu'on peut introduire dans le 1 er produit de F1}$$

On aura la forme suivante :

$$F_4 = \left| \begin{array}{c|c|c} A & \bar{C} & D \\ \hline & B & B \\ \hline D & \bar{A} & \bar{C} \\ \hline B.C.F & & \bar{F} \end{array} \right| \text{ Le 3 éme produit } \left| \begin{array}{c} D \\ B \\ \bar{C} \\ \bar{F} \end{array} \right| \text{ contient le consensus dual } \left| \begin{array}{c} D \\ B \\ \bar{C} \end{array} \right|$$

On peut donc le supprimer.

$$F_4 = \left| \begin{array}{c|c} A & \bar{C} \\ \hline D & B \\ \hline & \bar{A} \\ \hline B.C.F & \end{array} \right| = \left| \begin{array}{c|c} A.\bar{C} & \\ \hline D.B & \\ \hline D.A & BCF \\ \hline D.C.F & \end{array} \right| = \left| \begin{array}{c|c} A & \bar{A} \\ \hline D & B \\ \hline & C \end{array} \right| = \left| \begin{array}{c|c|c|c} A & A & A & \bar{A} \\ \hline D & D & D & B \\ \hline & B & C & \bar{C} \end{array} \right|$$

## 2-6 SIMPLIFICATION PAR ADJACENCES

La méthode du diagramme de KARNAUGH utilise les adjacences comme mode de recherche des implicants. La méthode des mises en facteurs et celle des consensus la complètent utilement :

Exemple de 4 variable :

On se donne une fonction de 4 variables A,B,C,D qui sera égale à 0 pour les combinaisons (0011), (0111), (1000), (1001), (1110), (1111)

|     |    |    |    |    |
|-----|----|----|----|----|
| C D | 00 | 01 | 11 | 10 |
| A B | 00 |    | 0  |    |
| 01  |    |    | 0  |    |
| 11  |    |    | 0  | 0  |
| 10  | 0  | 0  |    |    |

| A | B | C | D | F |
|---|---|---|---|---|
| 0 | 0 | 1 | 1 | 0 |
| 1 | 0 | 0 | 0 | 0 |
| 1 | 1 | 1 | 0 | 0 |

On obtient :

$$F = \left| \begin{array}{c|c|c} A & \bar{A} & \bar{A} \\ \hline C & B & \bar{B} \\ \hline \bar{D} & C & \bar{C} \end{array} \right|$$

On peut aussi utiliser les combinaisons adjacentes par les 1  
Exemple de 5 variables.

On se donne une fonction de 5 variables  $x_5, x_4, x_3, x_2, x_1$  et on leur fait correspondre les puissances de 2, des nombres binaires associés.

Il est demandé d'écrire la fonction binaire "F" égale à l'unité pour les combinaisons 1-3-7-8-10-12-17-20

Les combinaisons disponibles sont les suivantes : 0-5-6-9-11-14-16-18-21-22

| x3x2x1 |    |     |     |     |     |     |     |     |     |
|--------|----|-----|-----|-----|-----|-----|-----|-----|-----|
| x5     | x4 | 000 | 001 | 011 | 010 | 110 | 111 | 101 | 100 |
| 00     |    | ∅   | 1   | 1   |     | ∅   | 1   | ∅   |     |
| 01     |    | 1   |     | ∅   | 1   | ∅   |     |     | 1   |
| 11     |    |     |     |     |     |     |     |     |     |
| 10     |    | ∅   | 1   |     | ∅   | ∅   |     | ∅   | 1   |

TABLE DE VERITE

|             | x5 | x4 | x3 | x2 | x1 | F |
|-------------|----|----|----|----|----|---|
| 1.3.7.5     | 0  | 0  | ∅  | ∅  | 1  | 1 |
| 8.10.12.14  | 0  | 1  | ∅  | ∅  | 0  | 1 |
| 16.17.21.20 | 1  | 0  | ∅  | 0  | ∅  | 1 |

$$F = \begin{vmatrix} \bar{x}_5 \cdot \bar{x}_4 \cdot x_1 \\ \bar{x}_5 \cdot x_4 \cdot \bar{x}_1 \\ x_5 \cdot \bar{x}_4 \cdot \bar{x}_2 \end{vmatrix} = \begin{vmatrix} \bar{x}_5 & \bar{x}_4 \cdot \bar{x}_1 \\ & \bar{x}_1 \cdot x_4 \\ \bar{x}_4 \cdot x_5 \cdot \bar{x}_2 \end{vmatrix}$$

.../...

On applique le théorème fondamental.

$$F = \left| \begin{array}{c|c|c} \bar{x}_5 & x_1 & \bar{x}_4 \\ & x_4 & \bar{x}_1 \\ \hline \bar{x}_2 \cdot x_5 \cdot \bar{x}_4 & & \end{array} \right| = \left| \begin{array}{c|c|c|c} \bar{x}_5 & x_1 & \bar{x}_1 & \bar{x}_4 \\ & x_4 & \bar{x}_4 & \bar{x}_5 \\ \hline \bar{x}_2 & x_5 & x_5 & \end{array} \right|$$

On peut de la même façon opérer pour les zéros de la fonction.

## 2.7 SIMPLIFICATIONS PAR TRANSPOSITIONS, MISES EN FACTEURS ET ADJACENCES

La méthode qui suit pour la simplification des fonctions binaires, réunit les 3 moyens exposés précédemment à savoir. La transposition, la mise en facteur, et l'adjacence.

### 2.7.1 CAS GENERAL :

Une forme canonique est en général une fonction carrée biforme, lorsque l'une des variables a été mise en facteur partielle (La mise en facteur partielle correspond à une disjonction)

$$F(x_1, x_2, \dots, x_i, \dots, x_n) = \left| \begin{array}{c|c} x_i & G \\ \hline H & \bar{x}_i \end{array} \right| = \left| \begin{array}{c|c} x_i & G \\ \hline H & \bar{x}_i \end{array} \right|$$

IMPORTANT: Si  $f$  est une fonction canonique "H" et "G" qui sont déterminées à partir de  $F$  sont également des fonctions canoniques qui ne contiennent plus la variable  $x_i$

$$G = G(x_1, \dots, x_{i-1}, x_{i+1}, \dots, x_n)$$

$$H = H(x_1, \dots, x_{i-1}, x_{i+1}, \dots, x_n)$$

H et G sont aussi des fonctions carrées biformes, les fonctions diagonales résiduelles sont toujours des fonctions canoniques sur lesquelles on peut encore effectuer des transpositions.

P : Nombre de produits ou produels

n : Nombre de variables independantes

alors P.n represente le nombre total des variables litterales qui apparaissent dans la fonction.

Le nombre total de variables litterales qui apparaissent après la mise en facteur partielle de la variable  $x_i$  est égale à

$$p(n-1)+2 \quad \text{si } x_i \text{ est une variable biforme}$$

$p(n-1)+1$  si  $x_i$  est une variable monoforme.

Une fonction Binaire peut être simplifiée, en opérant successivement des mises en facteurs partielles, des transpositions et des réductions par adjacences.

Supposons en effet que la fonction des "n" variables  $F(x_1, x_2, x_3, \dots, x_n)$  elle contient  $p$  termes avec  $p = 2^{n-1} - m$  ( $m$  entier positif,  $m < 2^{n-1}$ ).

Cette fonction partielle de la variable binaire  $x_i$  De cette manière, les 2 fonctions diagonales "H" et "G" contiennent  $p_0$  et  $p_1$  termes (produits ou produits)

Dans ce cas on peut écrire  $p_0 + p_1 = 2^{n-1} - m$

$p_0$  et  $p_1$  contiennent chacun  $(n-1)$  variables  $(x_1, x_2, \dots, x_i; x_{i+1}, \dots, x_n)$

1 er cas : Si  $p_0 < 2^{n-2}$  et  $p_1 < 2^{n-2}$

- On ne peut effectuer aucune transposition.

Seulement s'il existe a telque  $a < p_0$  et  $a < p_1$

(a étant le nombre d'adjacences relatives à la variable " $x_i$ " c'est à dire un nombre "a" de termes communs à "H" et "G")

On peut dans ce cas opérer une simplification par adjacences

Le nombre total réduit des variables sera :

$$N_1 = (p-a)(n-1)+2 \quad \text{si } p_1 \text{ et } p_0 \neq 0$$

Si  $N_1 = p(n-1)+2$  dans le cas où " $x_i$ " est monoforme et où l'une des valeurs  $p_0$  ou  $p_1$  est nulle ainsi que a.

La simplification par adjacence relative à la variable " $x_i$ " après mise en facteur partielle, fournit donc une réduction de variables : telleque.

$$\Delta N_1 = P(n-1) + 2 - 2 - (p-a)(n-1)$$

$$\Delta N_1 = a \cdot (n-1)$$

.../...

2<sup>e</sup> cas : si  $p_0 > 2^{n-2}$  ( $p_0 = 2^{n-2} + k$   $k > 0$ )  $k < 2^{n-2}$

Dans ces conditions, la fonction diagonale "H" qui comprend  $p_0 = 2^{n-2} + k$  termes peut être transposée.

le Nombre de termes, après transposition  $p_2 = 2^{n-1} - p_0 = 2^{n-2} - k$

Détermination du nombre total des variables littérales apparaissant dans F simplifiée :

$$N_2 = (P_2 + P_1)(n-1) + 2 \quad \text{si } x_i \text{ est biforme}$$

$$N_2 = p_2 (n-1) + 1 \quad \text{si } x_i \text{ est nomoforme}$$

La simplification par transposition après mise en facteur partielle de la variable  $x_i$  fournit donc une réduction des variables égale à :

$$\Delta N_2 = p(n-1) + 2 - (p_2 + p_1)(n-1) - 2$$

$$= (p_0 - p_2) (n-1)$$

$$\text{Soit } \Delta N_2 = 2k (n-1)$$

$\Delta N_2$  sera maximal ; lorsque  $k$  est maximal, et si on considère le module de  $p_0 - p_1$  on a :

$$|p_0 - p_1| = |2p_0 - (p_0 + p_1)| = |2p_0 - p| = |2(2^{n-2} + k) - 2^{n-1}| = |2k + n|$$

En conclusion on a :

- La simplification optimale par transposition sera obtenue
- Si on fait une mise en facteur partielle par rapport à l'une des variables.
- Si on fait une mise en facteur de la variable pour laquelle

$$|p_0 - p_1| \text{ est maximal}$$

Théorème : soit une fonction binaire mise sous forme canonique simplifiée par mise en facteur partielle d'une variable; suivie d'une réduction par transposition.

La simplification est optimale si  $|p_0 - p_1|$  est maximal

$p_0$  : nombre de fois que la fonction est sous forme directe  
( avant mise en facteur) écrite

$p_1$  : nombre de fois que la fonction est écrite sous forme complétement (avant mise en facteur)

### 2.7.2 Méthode Pratique :

On simplifie l'étude faite dans le cas général par le procédé suivant :

- On écrit la fonction sous forme canonique (si elle ne l'était pas)
- On la transpose : si le nombre de produits ou produits est supérieur à  $2^{n-1}$   
(n : nombre de variables)

- Pour chaque variable, on calcule le module  $|p_0 - p_1|$

- On écrit la fonction carrée biforme relative à  $x_i$  qui correspond à  $M \otimes x_i^{|p_0 - p_1|}$

- On détermine le nombre "a" de termes communs aux fonctions diagonales.

H et G de la fonction carrée biforme F

- Si H et G ne sont pas réductibles par transposition, on simplifie dans ce cas par adjacences en écrivant .

$$\begin{vmatrix} x_i & \cdot & H1 \\ G1 & \cdot & \bar{x}_i \\ & & J1 \end{vmatrix} \quad \text{où} \quad \begin{vmatrix} x_i & | & H1 \\ G1 & | & \bar{x}_i \end{vmatrix} \cdot K1$$

J1 et K1 représentent le produit ou le produit des termes communs ; à H et G .

- Si l'une des fonctions diagonales "H" ou "G" est réductible par transposition ( le nombre de terme de H ou G =  $2^{n-2} + k$ )  
On calcule k que l'on compare au nombre d'adjacences "a"

- Si  $2k \leq a$  on procède comme avant
- Si  $a < 2k$  on transpose "H" ou "G" selon le cas, mais on écrit H1 ou G1 et "J1" ou "K1" en tenant compte des adjacences.

En appelant "Ht" la fonction transposée de "H" ( $H_t = H$ )

On obtient selon le cas :

$$\begin{vmatrix} x_i & \cdot & ht \\ G1 & \cdot & \bar{x}_i \\ & & J_1 \end{vmatrix} \quad \text{ou} \quad \begin{vmatrix} x_i & | & Ht \\ G1 & | & \bar{x}_i \end{vmatrix} \cdot K_1$$

On continue la simplification en repétant les mêmes opérations pour les fonctions canoniques Ht, H1, G1, J1 ou K1 jusqu'à épuisement du nombre des variables.

2.73 EXEMPLES D'APPLICATION:

Simplification de la fonction  $F(a,b,c,d)=1$  pour les combinaisons de ces 4 variables 2-3-4-5-6-7-7-9-10-12-13

- La fonction écrite sous la 1<sup>ère</sup> forme canonique, comprendrait dix produits, alors que le nombre total de combinaisons de valeurs des 4 variables est  $2^4 = 16$

- On choisit de simplifier par transposition en écrivant la fonction sous la 2<sup>ème</sup> forme canonique (combinaisons complémentaires) (16-10=6) pour 0-1-8-11-14-15

TABLE DE VERITE.

| d | c | b | a | F |
|---|---|---|---|---|
| 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 0 | 1 | 1 |
| 1 | 0 | 0 | 0 | 0 |
| 1 | 0 | 1 | 1 | 0 |
| 1 | 1 | 1 | 0 | 0 |
| 1 | 1 | 1 | 1 | 0 |

Soit  $F =$

|   |           |           |           |           |           |
|---|-----------|-----------|-----------|-----------|-----------|
| d | d         | $\bar{d}$ | $\bar{d}$ | $\bar{d}$ | $\bar{d}$ |
| c | c         | c         | c         | $\bar{c}$ | $\bar{c}$ |
| b | b         | b         | b         | b         | b         |
| a | $\bar{a}$ | a         | $\bar{a}$ | a         | $\bar{a}$ |

1<sup>ère</sup> étape :

Calcul des modules  $|p_0 - p_1| :$

pour "a"  $|p_0 - p_1| = 0$  On peut donc mettre "c" ou "d" en facteur dual.

pour "b"  $|p_0 - p_1| = 0$

pour "c"  $|p_0 - p_1| = 2$

pour "d"  $|p_0 - p_1| = 2$



|                          | d | c | b | a | F |
|--------------------------|---|---|---|---|---|
| 0                        | 0 | 0 | 0 | 1 | 0 |
| 1                        | 0 | 0 | 0 | 1 | 0 |
| 8                        | 1 | 0 | 0 | 0 | 0 |
| 11                       | 1 | 0 | 1 | 1 | 0 |
| 14                       | 1 | 1 | 1 | 0 | 0 |
| 15                       | 1 | 1 | 1 | 1 | 0 |
| Valeurs de $ P_0 - P_1 $ | 2 | 2 | 0 | 0 |   |

Adjacence relative à "c" → 11, 14, 15

Valeur choisie pour la mise en facteur dual.

- On prend "c" comme facteur dual.

$$F = \begin{vmatrix} c & \bar{c} \\ \emptyset 1 & \emptyset 2 \end{vmatrix} \times \epsilon 1$$

$\emptyset 1$  correspond à une seule adjacence et s'écrit  $\begin{vmatrix} \bar{a} \\ \bar{b} \\ \bar{d} \end{vmatrix} = C_1$

" $\emptyset 1$ " et " $\emptyset 2$ " ne se simplifient pas par transposition, et nous pouvons établir après réduction par adjacence. Les tables de verité incomplètes suivantes :

|               | d | b | a | $\emptyset 1$ |
|---------------|---|---|---|---------------|
| 9             | 0 | 0 | 0 | 0             |
| 1             | 0 | 0 | 1 |               |
| 8             | 1 | 0 | 0 |               |
| $ P_0 - P_1 $ | 1 | 3 | 1 |               |

|    | d | b | a | $\emptyset 2$ |
|----|---|---|---|---------------|
| 14 | 1 | 1 | 0 | 0             |

Nous tirons de ces tables à mettre en facteur dual

$$\emptyset 1 = \begin{vmatrix} b \\ \emptyset 3 \end{vmatrix} \text{ et } \emptyset 2 = \begin{vmatrix} a \\ \bar{b} \\ \bar{d} \end{vmatrix}$$

La fonction " $\emptyset 3$ " peut être simplifiée par transposition puis qu'elle fait apparaître 3 combinaisons distincts de 2 variables "a" et "d" alors qu'on a  $2^2 = 4$  au total

|   |           |               |
|---|-----------|---------------|
| d | $\bar{d}$ | $\emptyset 3$ |
| 1 | 1         | 1             |

$\emptyset_3 = a.d$  donc

$$F = \left| \begin{array}{c|c|c} b & a & \bar{a} \\ c & b & \bar{b} \\ a,d & c & \bar{d} \end{array} \right|$$

Après mise en facteur dual de  $\left| \begin{array}{c} \bar{b} \\ \bar{d} \end{array} \right|$  nous obtenons :

$$F = \left| \begin{array}{c|c} b & \bar{b} \\ c & \bar{d} \\ a,d & \bar{a}, \bar{c} \end{array} \right| \quad (1)$$

$$F = \left| \begin{array}{c|c} b & \bar{d} \\ \bar{b} & \bar{a}, \bar{c} \\ & c \\ & a,d \end{array} \right| \quad (2)$$

La forme (2) a été obtenue à partir de (1) en utilisant les fonctions carrées bifformes.

### CONCLUSION:

Il résulte de l'étude, que les formes de produits de produits ou vice versa, correspondent rarement à des formes optimales relativement aux variables littérales.

Dans notre cas :

$$F = \left| \begin{array}{c|c|c|c} a & b & \bar{a} & \bar{b} \\ b & c & \bar{b} & \bar{c} \\ c & d & \bar{d} & \bar{d} \end{array} \right| \quad \text{et} \quad F = \left| \begin{array}{c} \bar{b}.c \\ a,b,d; \\ \bar{a},b,\bar{c} \\ b,\bar{d} \end{array} \right|$$

Comprennent respectivement 12 et 10 variables littérales. Elles ne sont pas optimales, puisque par mise en facteur partielle nous pouvons la réduire à 8 variables.

Donc une optimisation poussée passe d'abord par la connaissance approfondie des fonctions binaires et aussi de leurs applications technologiques/...

## 2.8 FONCTIONS CARRÉES

Prologue : La propriété des fonctions carrées biformes qui permet de passer très simplement d'un produit à un produit on vice versa, peut s'étendre à toute fonction carrée sous certaines conditions.

- Recherche des conditions générales

$$F = \begin{vmatrix} f_1 & f_2 \\ f_4 & f_3 \end{vmatrix} \equiv \begin{vmatrix} f_1 \cdot f_2 \\ f_4 \cdot f_3 \end{vmatrix} \quad (1)$$

Cette identité mise sous forme algébrique s'écrit

$$F = 1 - (1-f_1 \cdot f_2) (1-f_4 f_3)$$

$$\Rightarrow f_1 \cdot f_3 (1-f_2) (1-f_4) + f_2 \cdot f_4 (1-f_1) (1-f_3) \equiv 0$$

Théorème :

L'identité (1) sera vérifiée si et seulement si :

$$f_1 \cdot f_3 \cdot f_2 \cdot f_4 = 0 \quad \text{et} \quad f_2 \cdot f_4 \cdot f_1 \cdot f_3 = 0$$

Si on choisit des solutions sous la forme :

$$f_1 = f_2, \quad f_1 = f_4, \quad f_3 = f_2, \quad f_3 = f_4$$

Elle conduisent à des mises en facteur direct on dual simples

$$\begin{aligned} (f_1 \cdot f_3 \equiv 0, \quad \bar{f}_1 \cdot \bar{f}_3 \equiv 0) &\iff (f_1 \equiv \bar{f}_3) \\ (f_2 \cdot f_4 \equiv 0, \quad \bar{f}_2 \cdot \bar{f}_4 \equiv 0) &\iff (f_2 \equiv \bar{f}_4) \end{aligned}$$

Parmi les solutions possibles on a aussi

$$\text{et } \begin{aligned} f_1 \cdot f_3 \equiv f_2 \cdot f_4 \equiv 0 \\ \bar{f}_1 \cdot \bar{f}_3 \equiv \bar{f}_2 \cdot \bar{f}_4 \equiv 0 \end{aligned} \quad \text{Soit } \begin{vmatrix} f_1 \\ f_3 \end{vmatrix} \equiv \begin{vmatrix} f_2 \\ f_4 \end{vmatrix} \equiv 1$$

Si dans une fonction binaire mise sous forme carrée, le produit des termes diagonaux sont nuls, ou leurs produits égaux à l'unité.

on peut écrire :

$$\begin{vmatrix} f_1 & f_2 \\ f_4 & f_3 \end{vmatrix} = \begin{vmatrix} f_1 \cdot f_2 \\ f_4 \cdot f_3 \end{vmatrix}$$

w.../...

Les conditions précédentes sont en particuliers vérifiées lorsque :

$$f_1 = A_0 \cdot \bar{\phi}_0, f_2 = A_1 \cdot \bar{\phi}_1, f_3 = B_0 \cdot \bar{\phi}_0 \text{ et } f_4 = B_1 \cdot \bar{\phi}_1$$

$$\text{où } f_1 = \begin{vmatrix} A_0 \\ \bar{\phi}_0 \end{vmatrix}, f_2 = \begin{vmatrix} A_1 \\ \bar{\phi}_1 \end{vmatrix}, f_3 = \begin{vmatrix} B_0 \\ \bar{\phi}_0 \end{vmatrix}, f_4 = \begin{vmatrix} B_1 \\ \bar{\phi}_1 \end{vmatrix}$$

Cela entraîne différentes égalités qu'il est intéressant d'utiliser au cours de simplification telles les égalités suivantes :

$$\begin{vmatrix} \phi_0 \cdot a_1 \cdot a_2 \dots a_p & \bar{\phi}_1 \\ \phi_1 \cdot b_1 \cdot b_2 \dots b_q & \bar{\phi}_0 \end{vmatrix} = \begin{vmatrix} \phi_0 \cdot a_1 \cdot a_2 \dots a_i & a_{i+1} \dots a_p \bar{\phi}_1 \\ \phi_1 \cdot b_1 \cdot b_2 \dots b_j & b_{j+1} \dots b_q \bar{\phi}_0 \end{vmatrix}$$

$$\begin{vmatrix} \phi_0 & \phi_1 \\ a_1 & b_1 \\ a_2 & b_2 \\ \vdots & \vdots \\ \vdots & \vdots \\ a_i & b_j \\ \vdots & \vdots \\ a_{i+1} & b_{j+1} \\ \vdots & \vdots \\ a_p & b_q \\ \bar{\phi}_1 & \bar{\phi}_0 \end{vmatrix} = \begin{vmatrix} \phi_0 & \phi_1 \\ a_1 & b_1 \\ a_2 & b_2 \\ \vdots & \vdots \\ \vdots & \vdots \\ a_i & b_j \\ \vdots & \vdots \\ a_{i+1} & b_{j+1} \\ \vdots & \vdots \\ a_p & b_q \\ \bar{\phi}_1 & \bar{\phi}_0 \end{vmatrix}$$

Les produits et les produits étant commutatifs, les permutations respectives des facteurs ou des facteurs duals donnent d'autres égalités de même forme à condition d'écrire toujours des termes complémentaires aux extrémités des diagonales des fonctions carrées.

## FONCTIONS MAJORITEES

### CHAP.3.

#### 31. DEFINITION

L'exemple général que nous allons traiter a pour but de montrer surtout la marche à suivre dans l'étude d'un problème particulier.

Etant donnée "N" variables distinctes et "P" un nombre entier inférieur ou égal à N. On appelle fonction majorité, une fonction binaire des "N" variables qui prend la même valeur logique (0 ou 1) lorsque le nombre des variables qui prennent simultanément la même valeur (0 ou 1) fixée à l'avance, est supérieur ou égal à " P ".

Nous désignerons par  $M_N^P$  la fonction majorite de "N" variables qui prend la valeur "1" lorsque le nombre des variables qui prennent en valeur "0" est supérieur ou égal à "P".

Nous en déduisons que  $M_N^P$  est une fonction "majorite" qui prend la valeur "0" lorsque le nombre des variables qui prennent la valeur "1" est supérieur ou égal à "P".

$M_N^P$  est une fonction majorite qui prend la valeur "0" lorsque le nombre des variables qui prennent la valeur la valeur "0" est supérieur ou égal à "P".

Le passage de  $M_N^P$  se fait en remplaçant toutes les variables littérales par leurs compléments.

A partir des définitions, on écrit immédiatement la fonction majorite " $M_N^P$ " sous la forme d'un produit de tous les produits distincts de "P" variables directes prises parmi les "N" variables, ou sous forme d'un produit de tous les produits distincts de "N-P+1" variables directes parmi les "N" variables.

### 32. DECOMPOSITION DU FONCTION MAJORITE

Si on met  $X_i$  en facteur partiel dans la fonction majorite  $M_N^P$  on aura l'égalité suivante :

$$M_N^P = \left| \begin{array}{c} X_i \cdot M_{N-1}^{P-1} \\ M_{N-1}^P \end{array} \right|$$

Les fonctions "majorite"  $M_{N-1}^P$  et  $M_{N-1}^{P-1}$  ne contiennent pas la variable " $N_i$ " mais tous les produits en facteur dual dans  $M_{N-1}^{P-1}$  se retrouvent en facteur direct dans les produits du produit  $M_{N-1}^P$ .

$$\boxed{M_{N-1}^P \cdot \overline{M_{N-1}^{P-1}} = 0}$$

En utilisant la relation

$$\left| \begin{array}{c} \emptyset \\ A \end{array} \right| = \left| \begin{array}{c} \emptyset \\ A \overline{\emptyset} \end{array} \right|, \text{ nous écrivons}$$

$$M_N^P = \left| \begin{array}{c} X_i \cdot M_{N-1}^{P-1} \\ M_{N-1}^P \cdot \overline{X_i} \\ M_{N-1}^P \end{array} \right| = \left| \begin{array}{c} X_i \cdot M_{N-1}^{P-1} \\ M_{N-1}^P \cdot \overline{X_i} \\ M_{N-1}^P \cdot \overline{M_{N-1}^{P-1}} \end{array} \right|$$

$M_N^P$  peut s'exprimer également par la fonction carrée biforme suivante :

$$M_N^P = \left| \begin{array}{c} X_i \cdot M_{N-1}^{P-1} \\ M_{N-1}^{P-1} \cdot \overline{X_i} \end{array} \right|$$

Si on effectue la mise en facteur partielle de la variable  $X_1$  dans  $M_N^P$ , puis la mise en facteur partielle de  $X_2$  dans les 2 fonctions résiduelles.

$$M_N^P = \left| \begin{array}{c} X_1 \cdot M_{N-1}^{P-1} \\ M_{N-1}^P \end{array} \right| \cdot M_{N-1}^P \quad \text{et} \quad M_{N-1}^{P-1} \quad \text{nous obtenons :}$$

$$M_N^P = \left| \begin{array}{c} X_1 \cdot M_{N-1}^{P-1} \\ M_{N-1}^P \end{array} \right| \cdot M_{N-1}^P = \left| \begin{array}{c} X_2 \cdot M_{N-2}^{P-1} \\ M_{N-2}^P \end{array} \right| \cdot M_{N-1}^{P-1} = \left| \begin{array}{c} X_2 \cdot M_{N-2}^{P-1} \\ M_{N-2}^P \end{array} \right| \cdot M_{N-2}^{P-1}$$

$$M_N^P = \left| \begin{array}{c|c} X1 \cdot X2 \cdot M_{N-2}^{P-2} & \\ \hline X1 & M_{N-2}^{P-1} \\ X2 & \\ \hline 1 \cdot & M_{N-2}^P \end{array} \right| = \left| \begin{array}{c} M_2^2 \cdot M_{N-2}^{P-2} \\ M_2^1 \cdot M_{N-2}^{P-1} \\ M_2^0 \cdot M_{N-2}^P \end{array} \right|$$

Dans cette dernière expression les symboles  $M_2^K$  représentent les fonctions "majorite" des 2 variables "X1" et X2 et les symboles  $M_{N-2}^K$ , les fonctions majorite des N-2 variables X3, X4, ..., XN.

La décomposition de la fonction  $M_N^P$  peut être poursuivie par récurrence jusqu'aux termes de la forme  $M_h^h$  et  $H_2^0$ , mais nous obtenons, dans ce cas les  $C_N^P$  produits

Dans cette dernière expression les symboles  $M_2^k$  représentent les fonctions "majorités" des deux variables " $x_1$ " et " $x_2$ " et les symboles  $M_{n-2}^k$ , les fonctions majorités des  $n-2$  variables  $x_3, x_4, \dots, x_n$ .

La décomposition de la fonction  $M_n^p$  peut être poursuivie par récurrence jusqu'aux termes de la forme " $M_n^k$ " et " $M_1^0$ ", mais nous obtiendrons, dans ce cas les " $C_n^p$ " produits " $M_p^p$ " relatifs aux combinaisons des " $n$ " variables variables prises  $p$  à  $p$ .

Il est par contre intéressant, si les temps de fonctionnement n'exigent pas la réalisation de circuit en 2 couches, de séparer l'ensemble des " $n$ " variables en deux sous-ensembles.

- L'un contenant les " $p$ " variables  $x_1, x_2, \dots, x_p \Rightarrow M_p^k$   
 L'autre contenant les  $n-p$  variables  $x_{p+1}, x_{p+2}, \dots, x_n \Rightarrow M_{n-p}^k$

Dans le cas où  $p \leq \frac{n}{2}$  :

$$M_n^p = \begin{vmatrix} M_p^p & \cdot & M_{n-p}^0 \\ M_p^{p-1} & \cdot & M_{n-p}^1 \\ \vdots & \cdot & \vdots \\ M_p^{p-2} & \cdot & M_{n-p}^2 \\ \vdots & \cdot & \vdots \\ M_p^0 & \cdot & M_{n-p}^p \end{vmatrix}$$

Dans le cas où  $\frac{n}{2} < p < n$

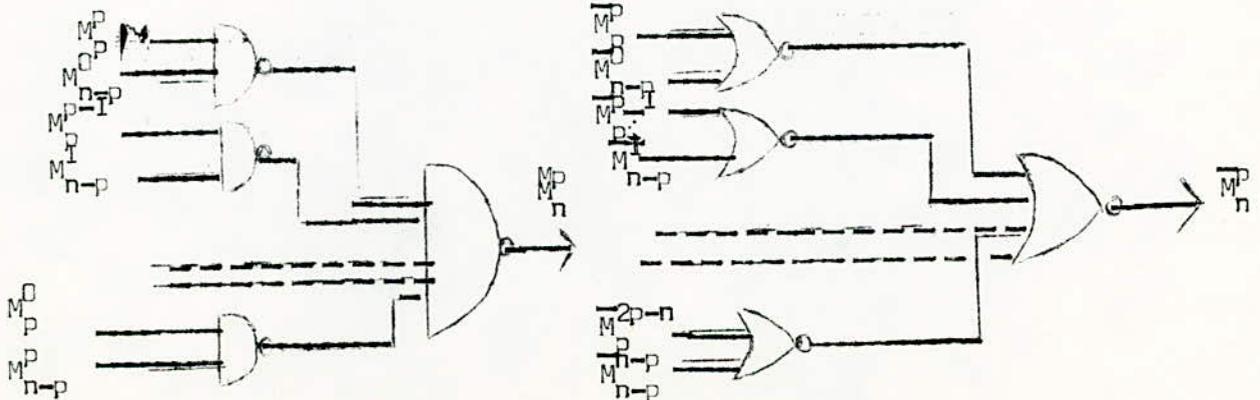
$$M_n^p = \begin{vmatrix} M_p^p & \cdot & M_{n-p}^0 \\ M_p^{p-1} & \cdot & M_{n-p}^1 \\ \vdots & \cdot & \vdots \\ M_p^{p-2} & \cdot & M_{n-p}^2 \\ \vdots & \cdot & \vdots \\ M_p^{2p-n} & \cdot & M_{n-p}^{n-p} \end{vmatrix}$$

Dans les 2 cas le nombre de fonctions "majorité" qui apparaissent dans le produit " $M_n^p$ " est inférieure à  $n$  et le nombre final des éléments du schéma inférieur à " $C_n^p$ ". Le nombre de couches est supérieur à 2 et le temps de réponse est en conséquence plus long.

On peut représenter les 2 cas à partir de circuits "NAND" ou "NOR"

$$p \leq \frac{n}{2}$$

$$\frac{n}{2} < p < n$$



EXEMPLES DE FONCTIONS MAJORITE

$$M_3^I(a,b,c) = \left| \begin{array}{c} a \\ b \\ c \end{array} \right|$$

$$M_3^2(a,b,c) = \left| \begin{array}{c} a.b \\ b.c \\ c.a \end{array} \right|$$

$$M_3^3(a,b,c) = a.b.c$$

$$M_4^2(a,b,c,d) = \left| \begin{array}{c} M_2^2(a,b) \cdot M_2^0 \\ M_2^I(a,b) \cdot M_2^I(c,d) \\ M_2^0 \cdot M_2^2(c,d) \end{array} \right| = \left| \begin{array}{c} a.b.I \\ a \quad c \\ b \quad d \\ I.c.d \end{array} \right| = \left| \begin{array}{c} a.b \\ a.c \\ a.d \\ b.c \\ b.d \\ c.d \end{array} \right|$$

$$M_5^3 = \left| \begin{array}{c} M_3^3(x_1,x_2,x_3) \cdot M_2^0(x_4,x_5) \\ M_3^2(x_1,x_2,x_3) \cdot M_2^I(x_4,x_5) \\ M_3^I(x_1,x_2,x_3) \cdot M_2^2(x_4,x_5) \end{array} \right| = \left| \begin{array}{c} x_1.x_2.x_3 \\ x_1.x_2 \quad x_4 \\ x_2.x_3 \\ x_3.x_1 \quad x_5 \\ x_1 \\ x_2 \quad x_4.x_5 \\ x_3 \end{array} \right|$$

CHAP 4. TRANSCODAGE

41 - FONCTIONS DE TRANSCODAGE

42 - FORMES DE TRANSCODAGE

43 - SIMPLIFICATIONS DES FONCTIONS DE TRANSCODAGE

44 - ETUDE D'UNE FONCTION DE TRANSCODAGE

ADDITION BINAIRE

45 - ETUDE D'UNE FONCTION ITERATIVE DE TRANSCODAGE

46 - MATRICES DE TRANSCODAGE

CHAP 5. DECODAGE

Avant de voir ce que c'est le transcodage, il est utile de définir les 3 familles suivantes : les codeurs, les decodeurs, les transcodeurs.

Un codeur possède autant d'entrées, qu'il ya de symboles différents à CODER, et autant de sorties qu'il ya de digits dans le code.

Un décodeur joue le rôle inverse. On présente les signaux codés, et l'on obtient sur l'une des lignes de sortie un signal indiquant que c'est cette ligne qui correspond au code appliqué à l'entrée.

Lorsque l'on veut passer d'un code à un autre, on emploie un transcodeur ce dispositif peut être réalisé en accouplant un décodeur du 1er code et un codeur du 2e . Ce n'est généralement pas la méthode la plus satisfaisante , et il est préférable de chercher, s'il ya un moyen de réaliser directement les relations cherchées.

#### 4.1. FONCTIONS DE TRANSCODAGE

##### 411 DEFINITIONS :

On appelle fonction de transcodage, toute fonction algébrique discontinue et bornée.

Cette fonction fait correspondre des nombres entiers donnés "Xn" (vecteur variable ou vecteur de commande) des nombres entiers " Yp" appelée vecteur fonction.

$$\begin{array}{l} \{ X_n \} \longrightarrow Y_p \\ x_i \in X_n \longrightarrow y_j \in Y_p \end{array}$$

##### 412. PROPRIETES DES FONCTIONS DE TRANSCODAGE:

Une fonction de transcodage  $Y_p = F(x_n)$  fait correspondre à toute valeur entière du vecteur de commande " Xn", une valeur du vecteur fonction " Yp" et une seule

Nous obtenons dans un système

$$\begin{array}{l} Y_p = Y_p(x_n, x_{n-1}, \dots, x_1) \\ Y_{p-1} = Y_{p-1}(x_n, x_{n-1}, \dots, x_1) \\ Y_1 = Y_1(x_n, x_{n-1}, \dots, x_1). \end{array}$$

On peut représenter graphiquement dans un plan ramené à 2 axes de coordonnées  $ox, oy$  -

Le graphe obtenu se limite à un ensemble fini de points absolument indépendant les uns des autres.

.../....

Ce qui signifie qu'il est toujours possible de choisir pour quelques points ou pour la totalité des points du graphe, un ordre de succession quelconque.

Reciproquement  $Y_p \longrightarrow X_n$  (définit une fonction de transcodage

a) soit à établir par exemple la fonction de transcodage

$$Y_{(6)} = X_{(3)}^2 \quad X = x_3, x_2, x_1 \quad Y = Y_6, Y_5, Y_4, Y_3, Y_2, Y_1$$

L'indice placé au bas du vecteur indique le nombre de composants de ce vecteur.

|   | X  |    |    | Y  |    |    |    |    |    |    |
|---|----|----|----|----|----|----|----|----|----|----|
|   | x3 | x2 | x1 | Y6 | Y5 | Y4 | Y3 | Y2 | Y1 |    |
| 0 | 0  | 0  | 0  | 0  | 0  | 0  | 0  | 0  | 0  | 0  |
| 1 | 0  | 0  | 1  | 0  | 0  | 0  | 0  | 0  | 1  | 1  |
| 2 | 0  | 1  | 0  | 0  | 0  | 0  | 1  | 0  | 0  | 4  |
| 3 | 0  | 1  | 1  | 0  | 0  | 1  | 0  | 0  | 1  | 9  |
| 4 | 1  | 0  | 0  | 0  | 1  | 0  | 0  | 0  | 0  | 16 |
| 5 | 1  | 0  | 1  | 0  | 1  | 1  | 0  | 0  | 1  | 25 |
| 6 | 1  | 1  | 0  | 1  | 0  | 0  | 1  | 0  | 0  | 36 |
| 7 | 1  | 1  | 1  | 1  | 1  | 0  | 0  | 0  | 1  | 49 |

On tire de cette table de vérité

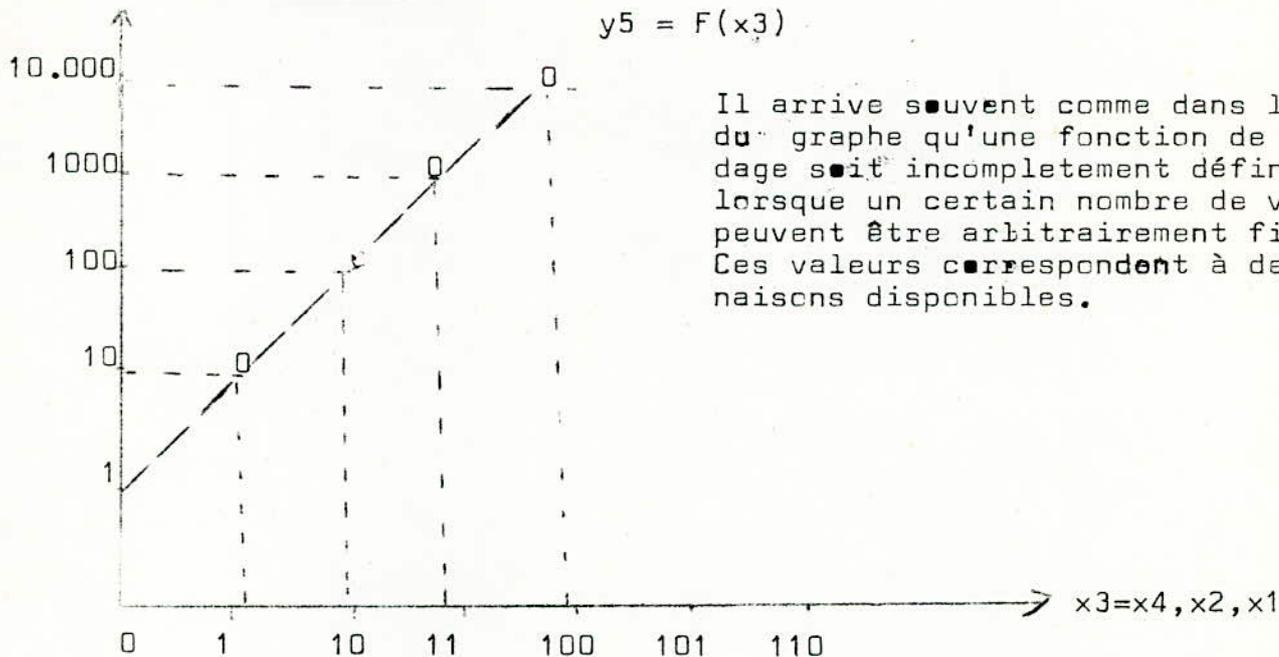
$$Y_1 = x_1 \quad Y_2 = 0 \quad Y_3 = \begin{vmatrix} \bar{x}_3 & x_2 & \bar{x}_1 \\ x_3 & x_2 & \bar{x}_1 \end{vmatrix} = x_2 \cdot \bar{x}_1$$

$$Y_4 = \begin{vmatrix} \bar{x}_3 & x_2 & x_1 \\ x_3 & \bar{x}_2 & x_1 \end{vmatrix} = x_1 \cdot \begin{vmatrix} \bar{x}_3 & x_2 \\ \bar{x}_2 & x_3 \end{vmatrix}$$

$$Y_5 = \begin{vmatrix} x_3 \cdot \bar{x}_2 \cdot \bar{x}_1 \\ x_3 \cdot \bar{x}_2 \cdot x_1 \\ x_3 \cdot x_2 \cdot x_1 \end{vmatrix} = x_3 \cdot \begin{vmatrix} \bar{x}_2 & x_1 \\ \bar{x}_2 & \bar{x}_1 \\ x_2 & x_1 \end{vmatrix} = x_3 \cdot \begin{vmatrix} \bar{x}_2 \\ x_1 \end{vmatrix}$$

$$Y_6 = \begin{vmatrix} x_3 \cdot x_2 \cdot \bar{x}_1 \\ x_3 \cdot x_2 \cdot x_1 \end{vmatrix} = x_2 \cdot x_3$$

b) Tracé du graphe



Il arrive souvent comme dans le cas du graphe qu'une fonction de transcodage soit incomplètement définie, lorsque un certain nombre de valeurs peuvent être arbitrairement fixées. Ces valeurs correspondent à des combinaisons disponibles.

|   | x4 | x2 | x1 | y4 | y3 | y2 | y1 | y0 |                |
|---|----|----|----|----|----|----|----|----|----------------|
| 0 | 0  | 0  | 0  | 0  | 0  | 0  | 0  | 1  | 1              |
| 1 | 0  | 0  | 1  | 0  | 0  | 0  | 0  | 0  | 2              |
| 2 | 0  | 1  | 0  | 0  | 0  | 0  | 0  | 0  | 4              |
| 3 | 0  | 1  | 1  | 0  | 1  | 0  | 0  | 0  | 8              |
| 4 | 1  | 0  | 0  | 1  | 0  | 0  | 0  | 0  | 16             |
| 5 | 1  | 0  | 1  | 1  |    |    | 1  |    | Comb.<br>Disp. |
| 6 | 1  | 1  | 0  | 1  |    | 1  |    |    |                |
| 7 | 1  | 1  | 1  | 1  | 1  |    |    |    |                |

Dans cet exemple, on constate qu'en utilisant au mieux les combinaisons disponibles

On peut simplifiés  $y_1$ ,  $y_2$ ,  $y_3$  et  $y_4$ .

Ainsi " $y_1$ " peut être simplifié par adjacence en associant 1 et 5

" $y_2$ " en associant 2 et 6

" $y_3$ " en associant 3 et 7

" $y_4$ " en associant 4 - 5 - 6 - 7

Ce qui donne :

$$y_0 = \bar{x}_4 \cdot \bar{x}_2 \cdot \bar{x}_1 \qquad y_1 = \left| \begin{array}{ccc} \bar{x}_4 & \bar{x}_2 & x_1 \\ x_4 & \bar{x}_2 & x_1 \end{array} \right| = \bar{x}_2 \cdot x_1$$

$$y_2 = \left| \begin{array}{ccc} \bar{x}_4 \cdot x_2 & \bar{x}_1 \\ x_4 \cdot x_2 & \bar{x}_1 \end{array} \right| = x_2 \cdot \bar{x}_1 \qquad y_3 = \left| \begin{array}{ccc} \bar{x}_4 & x_2 & x_1 \\ x_4 & x_2 & x_1 \end{array} \right| = x_2 \cdot x_1$$

$$y_4 = x_4$$

Notons que la fonction de transcodage considérée correspond à  $y(5) = 2 \cdot x$

|            |            |     |                       |
|------------|------------|-----|-----------------------|
| $x(3) = 0$ | $y(5) = 1$ | ⇒⇒⇒ | $y(5) = 2 \cdot x(3)$ |
| $x(3) = 1$ | $y(5) = 2$ |     |                       |
| $x(3) = 2$ | $y(5) = 4$ |     |                       |

#### 42 FORMES DE TRANSCODAGE

Etant donnée une fonction de transcodage constituée de fonction binaires, si les fonctions binaires sont exprimées séparément en fonction de " $x_i$ "; on dit que la fonction de transcodage se présente sous sa forme développée.

Si  $y_i \in Y_p / y_i = f(x_i) \quad i=1 \dots n$  ; fonction de transcodage est sous forme développée.

Autres formes de transcodage :

- Forme maillée ou arborescente
- Forme paramétrique
- Forme itérative

421. Forme Maillée ou Arborescente:

Fonctions

Procédé : mise en facteur sur plusieurs binaires groupées appartenant à un système de transcodage.

Exemple :

$$\begin{aligned} y_0 &= \bar{x}_4 \cdot \bar{x}_2 \cdot \bar{x}_1 \\ y_1 &= \bar{x}_4 \cdot \bar{x}_2 \cdot x_1 \\ y_2 &= \bar{x}_4 \cdot x_2 \cdot \bar{x}_1 \\ y_3 &= \bar{x}_4 \cdot x_2 \cdot x_1 \\ y_4 &= x_4 \cdot \bar{x}_2 \cdot \bar{x}_1 \end{aligned}$$

$$\left. \begin{array}{l} \bar{x}_4 \cdot \bar{x}_2 \cdot \bar{x}_1 = y_0 \\ \bar{x}_4 \cdot \bar{x}_2 \cdot x_1 = y_1 \\ \bar{x}_4 \cdot x_2 \cdot \bar{x}_1 = y_2 \\ \bar{x}_4 \cdot x_2 \cdot x_1 = y_3 \\ x_4 \cdot \bar{x}_2 \cdot \bar{x}_1 = y_4 \end{array} \right\}$$

$$\left. \begin{array}{l} \bar{x}_1 \cdot \bar{x}_2 \cdot \bar{x}_4 = y_0 \\ \bar{x}_1 \cdot \bar{x}_2 \cdot x_4 = y_4 \\ \bar{x}_1 \cdot x_2 \cdot \bar{x}_4 = y_2 \\ x_1 \cdot \bar{x}_2 \cdot \bar{x}_4 = y_1 \\ x_1 \cdot x_2 \cdot \bar{x}_4 = y_3 \end{array} \right\}$$

L'intérêt de la forme arborescente apparaît lorsque les fonctions binaires élémentaires sont des produits.

422. FORME PARAMETRIQUE:

Elle se caractérise par la substitution de fonctions ou paramètres à des groupes fonctionnels de variables qui apparaissent simultanément dans plusieurs fonctions binaires élémentaires du même système de transcodage.

Dans certains cas le paramètre est une fonction binaire du système lui même.

exemple :

$$y_0 = \bar{x}_1 \cdot \bar{x}_2 \quad ; \quad y_1 = x_1 \cdot \bar{x}_2 \quad ; \quad y_2 = \bar{x}_1 \cdot x_2$$

On peut représenter  $y_1$  et  $y_2$  suivant les produits :

$$y_1 = x_1 \cdot \bar{x}_2 = \begin{vmatrix} x_1 \\ x_2 \end{vmatrix} \cdot \bar{x}_2 \quad \quad y_2 = \begin{vmatrix} x_1 \\ x_2 \end{vmatrix} \cdot \bar{x}_1$$

Dans le cas où on pose  $a = \begin{vmatrix} x_1 \\ x_2 \end{vmatrix}$

on obtient

$$y_0 = \bar{a} \quad ; \quad y_1 = a \cdot \bar{x}_2 \quad ; \quad y_2 = a \cdot \bar{x}_1$$

Dans le cas où  $y_0$  sera considéré comme paramètre :

$y_0 = \bar{x}_1 \cdot \bar{x}_2$  on peut exprimer  $y_1$  et  $y_2$  à partir de  $y_0$

soit  $y_0 = \bar{x}_1 \cdot \bar{x}_2$

$$y_1 = \bar{y}_0 \cdot \bar{x}_2$$

$$y_2 = \bar{y}_0 \cdot \bar{x}_1$$

ou  $\begin{vmatrix} \bar{x}_1 \cdot \bar{x}_2 = y_0 \\ \bar{x}_1 = y_2 \\ \bar{x}_2 = y_1 \end{vmatrix}$

#### 423 FORME ITERATIVE

C'est une forme paramétrique particulière, qui s'établit lorsque les fonctions élémentaires d'un système de transcodage sont ulicés entre elles par une loi de récurrence.

Exemple :

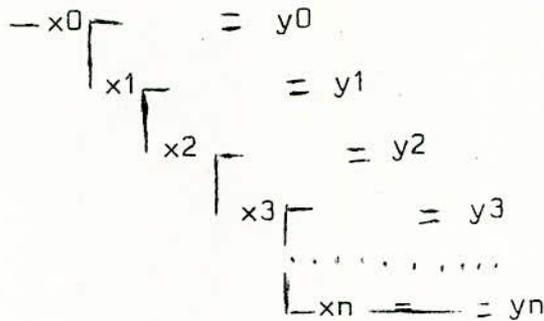
on pose  $y_0 = x_0$

$y_p = y_{p-1} \cdot x_p$  on aura  $y_1 = y_0 \cdot x_1$

$$y_2 = y_1 \cdot x_2 = y_0 \cdot x_1 \cdot x_2 = x_0 \cdot x_1 \cdot x_2$$

$$y_n = y_{n-1} \cdot x_n = y_{n-2} \cdot x_{n-1} \cdot x_n$$

On peut établir une forme maillée :



L'avantage d'une forme itérative est de pouvoir être déterminée à partir de tables de vérité très simples ; où les fonctions binaires apparaissent également comme des variables selon la valeur de l'indice considéré.

| VARIABLES |           | FONCTION |
|-----------|-----------|----------|
| $x_p$     | $y_{p-1}$ | $y_p$    |
| 1         | 1         | 1        |

La forme itérative est la forme rencontrée le plus souvent en pratique . Elle résulte du fait que la recherche des algorithmes dans les systèmes de traitement numérique de l'information , procède le plus souvent des lois de récurrence liées à la distribution des fonctions.

#### 4.3. SIMPLIFICATION DES FONCTIONS DE TRANSCODAGE:

Théorème 1: Tous les facteurs ou implicants communs à "p" fonctions binaires élémentaires  $y_1, \dots, y_p$  sont facteurs ou implicants du produit de ces fonctions

soit le produit  $\Pi f = \left| \begin{array}{c} y_1 \\ y_2 \\ \vdots \\ y_p \end{array} \right|$

$\Pi f$  est un implicant de toutes les fonctions "y<sub>i</sub>"

$$\left( \Pi_f = \begin{vmatrix} y_1 \\ \vdots \\ y_p \end{vmatrix} \right) \Rightarrow (y_i = \Pi_f \cdot y_i), \quad \forall i = 1, 2, \dots, p)$$

En effet on peut écrire :

$$f = 1 - \prod_{i=1}^n (1 - y_i) \Rightarrow \Pi_f \cdot y_i = y_i - \prod_{l=1}^n y_l (1 - y_i)$$

$$\Pi_f \cdot y_i = y_i - \prod_{l=1}^n y_l \cdot \bar{y}_i = y_i$$

Tout facteur "f" commun aux fonctions "y<sub>i</sub>" est réciproquement facteur de  $\Pi_f$   $y_1 = f \cdot h_1$   $y_2 = f \cdot h_2, \dots$   $y_p = f \cdot h_p$

$$= \Pi_f = f \cdot \begin{vmatrix} h_1 \\ \vdots \\ h_p \end{vmatrix}$$

### Théorème 2

Tous les facteurs ou implicants duals communs à "p" fonctions binaires élémentaires  $y_1, y_2, \dots, y_p$  sont facteurs ou implicants duals du produit de ces fonctions.

soit le produit  $\Pi_f = (y_1 y_2 \dots y_p) \Rightarrow (y_i = \begin{vmatrix} y_i \\ \Pi_f \\ f \end{vmatrix} \quad \forall i=1, 2; \dots, p)$

Réciproquement :

$$\left( y_1 = \begin{vmatrix} f \\ y_1 \end{vmatrix}, y_2 = \begin{vmatrix} f \\ g_2 \end{vmatrix}, \dots, y_p = \begin{vmatrix} f \\ g_p \end{vmatrix} \right) \Rightarrow \left( \Pi_f = \begin{vmatrix} f \\ y_1 & g_2 & \dots & g_p \end{vmatrix} \right)$$

Corollaire: soient 2 fonctions binaires

$$y_1(x_1, x_2, \dots, x_n) \text{ et } y_2(x_1, x_2, \dots, x_n)$$

Supposons connues en totalité les "p" combinaisons repérées par les  $a_p$  pour lesquelles  $y_1 = 1$  et  $y_2 = 1$

On calcule les "p" produits  $f_1, f_2, \dots, f_p$  qui sont respectivement nuls pour les  $a_p$ , et les "q" produits respectivement égaux à 1 pour les  $b_q$ .

$$y_2 = \begin{vmatrix} y_1 \cdot \bar{f}_1 \dots \bar{f}_p \\ \bar{\phi}_1 \\ \dots \\ \bar{\phi}_q \end{vmatrix} \quad y_1 = \begin{vmatrix} y_2 \cdot \bar{\phi}_1 \dots \bar{\phi}_q \\ f_1 \\ \dots \\ f_p \end{vmatrix}$$

#### 4-4 - ETUDE D'UNE FONCTION DE TRANSCODAGE.

Une des fonctions de transcodage couramment utilisée dans les calculateurs numériques est l'addition binaire. Dans le cas où l'on opère avec des registres, on verra apparaître deux procédés pour effectuer l'addition binaire, qui sont l'addition série et l'addition parallèle. Seulement l'étude qu'on entreprendra fera uniquement appel aux diverses notions déjà vues.

On opère une décomposition suivant les fonctions plus simples, en analysant les particularités du système, connues généralement à l'origine. La décomposition doit se faire en rassemblant au mieux les fonctions élémentaires qui admettent des produits ou des produits communs. Il est indiqué surtout de faire apparaître des relations de récurrence qui peuvent mener à des formes itératives faciles à traiter.

ex : fonction de transcodage qui correspond à l'addition binaire.

2 nombres binaires de "n" chiffres.

$$A_n = a_n a_{n-1} \dots a_1$$

$$B_n = b_n b_{n-1} \dots b_1$$

$$S_n = S_n S_{n-1} \dots S_1 \quad \text{somme binaire}$$

$S_n$  : définit une fonction de transcodage

$$S_n = T(A_n, B_n) = A_n + B_n$$

$$A_n : 001011101 \quad (93)_{10}$$

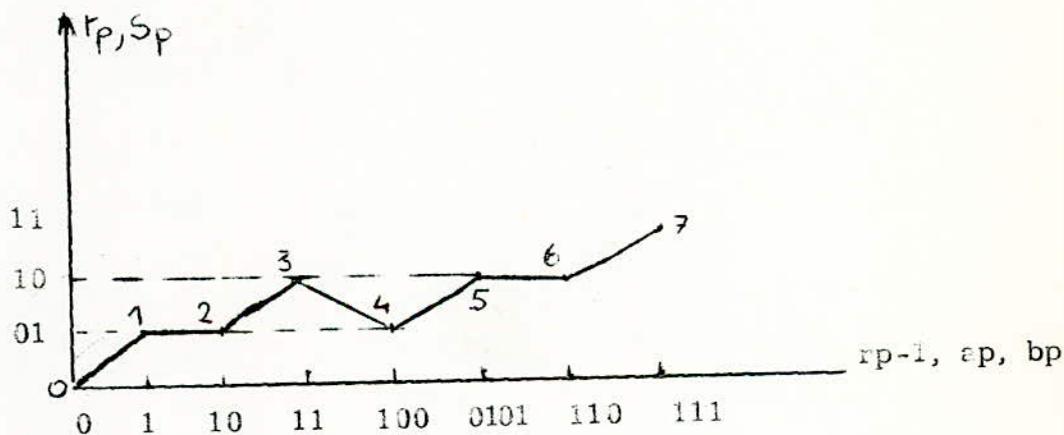
$$B_n : 000100111 \quad (39)_{10}$$

$$\begin{array}{r} 001011101 \\ 000100111 \\ \hline 01000100 \end{array} \quad S_n$$

$$\boxed{\begin{array}{c} : \\ : \\ S_p = E_{p-1} + a_p + b_p \\ : \\ : \end{array}}$$

Table de vérité.

|   | rp-1 | ap | bp | rp | sp |
|---|------|----|----|----|----|
| 0 | 0    | 0  | 0  | 0  | 0  |
| 1 | 0    | 0  | 1  | 0  | 1  |
| 2 | 0    | 1  | 0  | 0  | 1  |
| 3 | 0    | 1  | 1  | 1  | 0  |
| 4 | 1    | 0  | 0  | 0  | 1  |
| 5 | 1    | 0  | 1  | 1  | 0  |
| 6 | 1    | 1  | 0  | 1  | 0  |
| 7 | 1    | 1  | 1  | 1  | 1  |



On constate sur le graphe que les points 1, 2, 4 et 3, 5, 6 correspondent respectivement à une même valeur du vecteur fonction "rp, sp". Le vecteur "rp, sp" est donc nul pour les combinaisons 3, 5, 6 des variables ce qui signifie que les produits correspondants à ces combinaisons sont des facteurs communs aux fonctions binaires  $\bar{r}_p$  et  $s_p$ .

$$\bar{r}_p = \left| \begin{array}{c} r_{p-1} \\ \bar{a}_p \\ \bar{b}_p \end{array} \right| \left| \begin{array}{c} \bar{r}_{p-1} \\ a_p \\ \bar{b}_p \end{array} \right| \left| \begin{array}{c} \bar{r}_{p-1} \\ \bar{a}_p \\ b_p \end{array} \right| \left| \begin{array}{c} \bar{r}_{p-1} \\ \bar{a}_p \\ \bar{b}_p \end{array} \right| = \left| \begin{array}{c} \bar{a}_p \\ \bar{b}_p \end{array} \right| \left| \begin{array}{c} \bar{r}_{p-1} \\ a_p \\ \bar{b}_p \end{array} \right| \left| \begin{array}{c} b_p \\ \bar{a}_p \end{array} \right|$$

De même qu'on a une relation donnant Sp.

$$S_p = \left| \begin{array}{c|c} \text{rp-1} & \bar{\text{rp-1}} \\ \hline \bar{\text{ap}} & \text{ap} \\ \text{bp} & \bar{\text{bp}} \end{array} \right| = \left| \begin{array}{c|c} \text{rp-1} & \bar{\text{rp-1}} \\ \hline \bar{\text{ap}} & \text{ap} \\ \text{bp} & \bar{\text{bp}} \end{array} \right|$$

en posant  $\alpha_p = \left| \begin{array}{c|c} \bar{\text{ap}} & \text{bp} \\ \hline \bar{\text{bp}} & \text{ap} \end{array} \right|$  on peut écrire le système d'addition binaire sous une forme qui est à la fois itérative, paramétrique et maillée.

Démonstration de rp

$$\bar{\text{rp}} = \left| \begin{array}{c|c} \bar{\text{ap}} & \bar{\text{rp-1}} \\ \hline \bar{\text{bp}} & \text{ap} \end{array} \right| \left| \begin{array}{c|c} \bar{\text{rp-1}} & \text{bp} \\ \hline \text{ap} & \bar{\text{ap}} \end{array} \right| = \left| \begin{array}{c|c} \bar{\text{ap}} & \bar{\text{rp-1}} \\ \hline \bar{\text{bp}} & \text{ap} \end{array} \right|$$

On peut écrire en développant le produit des 2 produits

$$\bar{\text{rp}} = \left| \begin{array}{c} \bar{\text{rp-1}} \cdot \bar{\text{ap}} \\ \bar{\text{bp}} \cdot \bar{\text{ap}} \\ \bar{\text{rp-1}} \cdot \bar{\text{bp}} \\ \bar{\text{bp}} \cdot \bar{\text{ap}} \end{array} \right| \Rightarrow \text{rp} = \left| \begin{array}{c} \bar{\text{rp-1}} \cdot \bar{\text{ap}} \\ \bar{\text{bp}} \cdot \bar{\text{ap}} \\ \bar{\text{rp-1}} \cdot \bar{\text{bp}} \\ \bar{\text{bp}} \cdot \bar{\text{ap}} \end{array} \right|$$

en complémentant le produit on a :

$$= \left| \begin{array}{c|c} \text{rp-1} & \text{bp} \\ \hline \text{ap} & \text{ap} \end{array} \right| \left| \begin{array}{c} \text{rp-1} \\ \text{bp} \end{array} \right|$$

On obtient une forme telle que :

$$\left| \begin{array}{c} \cancel{f1} \\ \cancel{f2} \\ f1f2 \end{array} \right| = \left| \begin{array}{c|c} f1 & \cancel{f1} \\ \hline \cancel{f2} & f2 \end{array} \right|$$

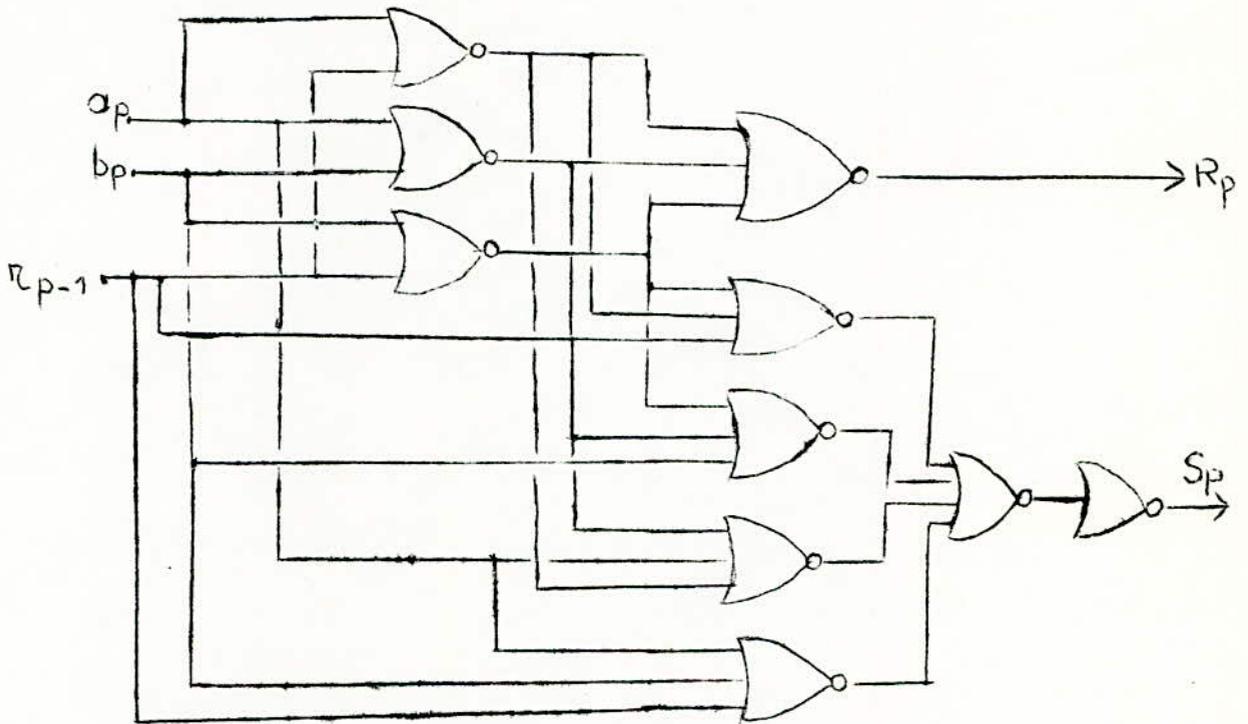
Donc on peut écrire que

$$\text{rp} = \left| \begin{array}{c} \text{rp-1} \cdot \text{ap} \\ \text{rp-1} \cdot \text{bp} \\ \text{ap} \cdot \text{bp} \end{array} \right|$$

Dans le cas où l'on ne dispose que de circuits "NI" on représente  $r_p$  et  $S_p$  sous forme d'un produit de produits.

$$r_p = \begin{array}{|c|c|c|} \hline a_p & r_{p-1} & r_{p-1} \\ \hline b_p & a_p & b_p \\ \hline \end{array} \quad S_p = \begin{array}{|c|c|c|c|} \hline \bar{r}_{p-1} \cdot \bar{a}_p & \bar{r}_{p-1} \bar{b}_p & \bar{a}_p \bar{b}_p & r_{p-1} \\ \hline \bar{r}_{p-1} \cdot \bar{b}_p & \bar{a}_p \cdot \bar{b}_p & \bar{r}_{p-1} \bar{a}_p & a_p \\ \hline r_{p-1} & b_p & a_p & b_p \\ \hline \end{array}$$

Si l'on ne dispose que de variables <sup>directes</sup>, on constate qu'il ne faut que 9 circuits "NI"



#### Autre décomposition différente.

Dans le cas où l'on considère deux additions successives, il est possible d'envisager une décomposition différente de la fonction de transcodage.

1ère addition :  $a_p + b_p = x_p, z_p$  ( $x_p = 1^e$  retenue,  $z_p$  : somme)

2ème addition:  $r_{p-1} + z_p = y_p, s_p$  ( $y_p = 2^e$  retenue,  $s_p = 2^e$  somme)

Retenue  $x_p + y_p = r_p$

Ces additions correspondent aux tables de vérité suivantes :

| ap | bp | xp | zp |
|----|----|----|----|
| 0  | 0  | 0  | 0  |
| 0  | 1  | 0  | 1  |
| 1  | 0  | 0  | 1  |
| 1  | 1  | 1  | 0  |

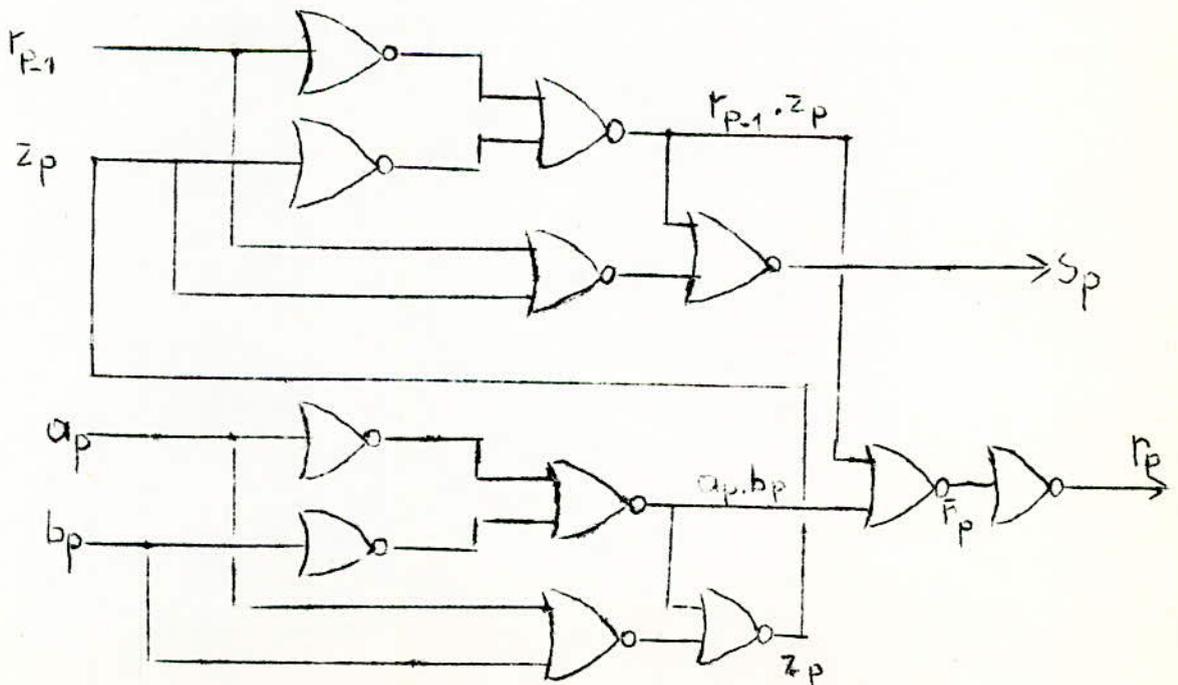
| rp-1 | zp | yp | sp |
|------|----|----|----|
| 0    | 0  | 0  | 0  |
| 0    | 1  | 0  | 1  |
| 1    | 0  | 0  | 1  |
| 1    | 1  | 1  | 0  |

D'où les fonctions

$$z_p = \begin{vmatrix} a_p & \bar{a}_p \\ b_p & \bar{b}_p \end{vmatrix} \quad x_p = a_p \cdot b_p$$

$$s_p = \begin{vmatrix} r_{p-1} & \bar{r}_{p-1} \\ z_p & \bar{z}_p \end{vmatrix} \quad y_p = r_{p-1} \cdot z_p \quad r_p = \begin{vmatrix} x_p \\ y_p \end{vmatrix}$$

d'où les schémas suivants :



4-5 - ETUDE D'UNE FONCTION DE TRANSCODAGE ITERATIVE.

Il s'agit d'étudier la fonction de transcodage  $y_n = y_n^n, y_n^{n-1}, y_n^{n-2}, \dots, y_n^1, \dots, y_n^0$  dans laquelle chaque composante " $y_n^p$ " représente une fonction binaire de " $n$ " variables  $x_n, x_{n-1}, \dots, x_1 = X_n$  telle que " $y_n^p$ " prenne la valeur unité lorsque " $p$ " variables et " $p$ " seulement appartenant à " $X_n$ " sont égales à l'unité.

Il y a lieu de rechercher, d'abord une loi de récurrence qui permette de résoudre simplement le problème de transcodage en écrivant la fonction sous forme itérative. Dans ce but, nous supposons le vecteur fonction :

$$Y_{n-1} = Y_{n-1}^{n-1}, y_{n-1}^{n-2}, \dots, Y_{n-1}^0$$

qui comprend une fonction et une variable binaire de moins que le vecteur " $Y_n$ ".

Un raisonnement simple permet de constater que  $Y_n^p = 1$  si  $x_n = 0$ , si  $x_n = 1$   $Y_{n-1}^{p-1} \Rightarrow Y_n^p = 1$

Dans tous les autres cas  $Y_n^p = 0$ , et on peut en conséquence établir la table de vérité suivante

| $x_n$ | $Y_{n-1}^{p-1}$ | $Y_{n-1}^p$ | $Y_n^p$ |
|-------|-----------------|-------------|---------|
| 0     | 0               | 1           | 1       |
| 1     | 1               | 0           | 1       |

Nous pouvons tirer la fonction carrée biforme de récurrence

$$y_n^p = \begin{matrix} \bar{x}_n \cdot y_{n-1}^p \\ y_{n-1}^{p-1} \cdot x_n \end{matrix} = \begin{matrix} \bar{x}_n & y_{n-1}^p \\ y_{n-1}^{p-1} & x_n \end{matrix}$$

Les fonctions extrêmes se simplifient et s'écrivent :

$$y_n^n = x_n \cdot y_{n-1}^{n-1} \quad y_n^0 = \bar{x}_n \cdot y_{n-1}^0$$

On peut déduire le vecteur  $Y_n$  à partir du vecteur  $Y_{n-1}$ , en mettant la fonction de transcodage sous forme itérative et maillée.

$$\left. \begin{array}{l}
 \left. \begin{array}{l}
 y_{n-1}^0 - \bar{x}_n = y_n^0 \\
 y_{n-1}^1 - x_n = y_n^1 \\
 y_{n-1}^2 - \bar{x}_n = y_n^2 \\
 \dots \\
 y_{n-1}^{n-2} - x_n = y_n^{n-1} \\
 y_{n-1}^{n-1} - x_n = y_n^n
 \end{array} \right\} Y_n \\
 Y_{n-1}
 \end{array} \right\}$$

La fonction de transcodage Y4 exprimée sous forme millée

$$\begin{array}{l}
 \bar{x}_4 - = y_4^0 \\
 \bar{x}_3 x_4 - = y_4^1 \\
 \bar{x}_2 x_3 \bar{x}_4 - = y_4^2 \\
 \bar{x}_1 x_2 \bar{x}_3 x_4 - = y_4^3 \\
 x_1 \bar{x}_2 x_3 \bar{x}_4 - = y_4^4 \\
 x_2 \bar{x}_3 x_4 - = y_4^5 \\
 x_3 \bar{x}_4 - = y_4^6 \\
 x_4 - = y_4^7
 \end{array}$$

Il existe une relation entre les fonctions "Yn" et les fonctions binaire majorité.

La fonction "majorite"  $M_n^p$  est égale au produit des fonctions

$$Y_n^p, Y_n^{p+1}, \dots, Y_n^{n-1}, Y_n^n$$

$$M_n^p = \begin{vmatrix} Y_n^n \\ \vdots \\ Y_n^p \end{vmatrix}$$

#### 4.6 - MATRICES DE TRANSCODAGE

##### 4.61 - a.) Preliminaires :

On va spécifier la définition d'une fonction de transcodage ainsi, nous dirons qu'une fonction de décodage est du genre produit, quand toutes les composantes du vecteur fonction sont des produits, et qu'elle est du genre produit si toutes les composantes du vecteur sont des produits.

##### 4.62 - Décomposition des formes de transcodage développés

Le transcodage est une opération qui possède la propriété de transitivité. Considérons les 2 fonctions de transcodage suivantes.

$$Y_p = F(Z_q) \quad Z_q = G(X_n)$$

Nous pouvons en mettant "Zq" sous forme développée, remplacer dans la fonction "Yp" chaque composante Zi ( $\in E_01$ ) par son expression binaire en fonction du composants du vecteur "Xn"

Donc on peut écrire  $Y_p = F[G(x_n)] = \psi(x_n)$

La fonction  $Y_p = \psi(x_n)$  est également une fonction de transcodage d'où la propriété de transitivité

$$\text{Si } Y_p \text{ est transcodée de } Z_q \quad \Big/ \quad \Rightarrow \quad Y_p \text{ est transcodée de } X_n \\ \text{et } Z_q \text{ est transcodée de } X_n \quad \Big/$$

cette propriété entraîne les conséquences suivantes :

la décomposition d'une fonction de transcodage en 2 ou plusieurs (au moins) fonctions qui seront aussi des fonctions de

transcodage. Il y a 2 décompositions particulières, qui ne font intervenir que 2 fonctions de décodage différentes en genre et associées en cascade. L'existence de 2 possibilités de choix des décodages résulte de la propriété de dualité des fonctions binaires. En effet chaque composante binaire yi ( $\in E_01$ ) d'une vecteur fonction de transcodage "yp" peut d'une façon générale, s'exprimer sous forme développée  
Soit par un produit de produits (1<sup>e</sup> forme canonique), soit par un produit de produits (2<sup>e</sup> forme canonique) des composants du vecteur variable "Xn".

./.

Dans le 1<sup>e</sup> cas, chaque produit en facteur dual correspond à une combinaison, et une seule, associée à une valeur du vecteur "Xn".  
 Si nous considérons la fonction intermédiaire  $Z_q = G(x_n)$  dans laquelle chaque fonction composante  $Z_i$  ( $\sum E_{01} / Z_i = 1$  pour une valeur et une seule de  $X_n = X_n^i$ ) chaque composante "Zi" est alors un produit des variables binaires du vecteur "Xn" et la fonction  $Z_q = G(x_n)$  est une fonction de décodage du genre produit.

THEOREME

Toute fonction de transcodage peut-être décomposée suivant 2 fonctions de décodage intermédiaire, il existe 2 possibilités de décomposition

- produits de produits
- produit de produits

qui dépendent de la forme canonique des expressions binaires respectives, choisies dans le développement des composants du vecteur fonction.

En pratique, il est possible de réaliser toute fonction de transcodage  $Y_p = f(x_n)$  en associant 2 matrices de décodage  $Z_q = G(x_n)$  et  $Y_p = F(Z_q)$  de genres différents : L'ensemble obtenu constitue une matrice de "transcodage" (dans le langage ordinaire - mémoires mortes).

Avantage

La décomposition qui mène aux matrices de transcodage ne correspond pas à une réalisation optimale son avantage est plutôt de fournir des solutions systématiques qui sont valables est applicable dans tous les cas.

tiques

./.

Exemple de matrice de transcodage :

On reprend la fonction qui correspond à l'addition Binaire, et on la développe sous forme de produits de produits.

$$\bar{r}p = \left| \begin{array}{c|c|c} \bar{a}p & \bar{r}p-1 & \bar{r}p-1 \\ \bar{b}p & ap & bp \\ \bar{b}\bar{p} & \bar{a}\bar{p} & \end{array} \right| = \left| \begin{array}{c|c|c|c|c|c} \bar{r}p-1 & \bar{r}p-1 & \bar{r}p-1 & \bar{r}p-1 & \bar{r}p-1 & \bar{r}p-1 \\ p & ap & \bar{a}\bar{p} & \bar{a}\bar{p} & ap & ap \\ \bar{b}\bar{p} & \bar{b}\bar{p} & bp & \bar{b}\bar{p} & bp & bp \\ \hline & 3 & 5 & 6 & 7 & 0 \end{array} \right| \left| \begin{array}{c|c|c|c} \bar{r}p-1 & \bar{r}p-1 & \bar{r}p-1 & \bar{r}p-1 \\ ap & ap & \bar{a}\bar{p} & \bar{a}\bar{p} \\ \bar{b}p & \bar{b}p & bp & bp \\ \hline & 1 & 2 & 4 \end{array} \right| = rp$$

$$SP = \left| \begin{array}{c|c|c|c} \bar{r}p-1 & \bar{r}p-1 & \bar{r}p-1 & \bar{r}p-1 \\ ap & \bar{a}\bar{p} & ap & \bar{a}\bar{p} \\ \bar{b}p & \bar{b}p & bp & bp \\ \hline & 0 & 3 & 5 & 6 \end{array} \right| , \bar{S}p = \left| \begin{array}{c|c|c|c} \bar{r}p-1 & \bar{r}p-1 & \bar{r}p-1 & \bar{r}p-1 \\ ap & \bar{a}\bar{p} & ap & \bar{a}\bar{p} \\ \bar{b}p & \bar{b}p & bp & bp \\ \hline & 1 & 2 & 4 & 7 \end{array} \right|$$

Il existe au total  $2^3 = 8$  produits différents qui sont respectivement :

$$z_0 = \left| \begin{array}{c} \bar{r}p-1 \\ ap \\ bp \end{array} \right| , z_1 = \left| \begin{array}{c} \bar{r}p-1 \\ ap \\ \bar{b}p \end{array} \right| , z_2 = \left| \begin{array}{c} \bar{r}p-1 \\ ap \\ bp \end{array} \right| , z_3 = \left| \begin{array}{c} \bar{r}p-1 \\ \bar{a}\bar{p} \\ \bar{b}p \end{array} \right| , z_4 = \left| \begin{array}{c} \bar{r}p-1 \\ ap \\ bp \end{array} \right|$$

$$z_5 = \left| \begin{array}{c} \bar{r}p-1 \\ ap \\ \bar{b}p \end{array} \right| , z_6 = \left| \begin{array}{c} \bar{r}p-1 \\ \bar{a}\bar{p} \\ bp \end{array} \right| , z_7 = \left| \begin{array}{c} \bar{r}p-1 \\ \bar{a}\bar{p} \\ \bar{b}p \end{array} \right|$$

CHAP 6 - LES ALÉAS DANS LES SYSTEMES COMBINATOIRES61 Préliminaires : Nature du problème.

Dans l'étude des systèmes combinatoires, nous avons fait implicitement une hypothèse fondamentale, à savoir que l'algèbre des circuits à relais, à diodes, à transistors était l'algèbre de Boole du moins en ce qui concerne l'axiomatique.

Pour cela, nous avons toujours supposé que ces organes technologiques étaient parfaits ce qui n'est pas le cas dans la réalité.

Ainsi pour un relais qui avait 2 positions ou 2 contacts travail et repos; et on a supposé que la vitesse de commutation est infinie.

Or dans tout système de commutation, il ya toujours un retard aussi faible qu'il soit à l'excitation. De même que les crêteaux présentent toujours une certaine pente; des inclusions parasites.

Donc faut-il rechercher une algèbre plus complexe, qui tienne mieux compte de la réalité, de même les transitions ont-elles une influence sur les systèmes combinatoires c'est là l'objet de ce problème.

Les systèmes combinatoires se caractérisent uniquement par la valeur du signal de sortie. Les aléas de fonctionnement seront classés en diverses catégories selon le régime transitoire de cette sortie. Nous distinguerons 3 types d'aléas.

- Les aléas statiques
- Les aléas dynamiques
- Les aléas de courses.

62 Aléas statiques :

Définition : On dit qu'un système combinatoire présente un aléa statique si, pour 2 entrées adjacentes, la sortie du système doit être constante (0 ou 1) mais qu'il existe un régime transitoire durant lequel la sortie prend une valeur différente (1 ou 0).

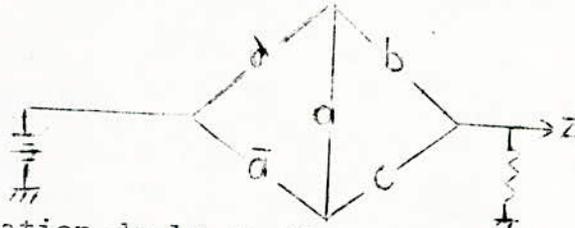
Supposons que la variable booléenne d'entrée "a" distingue les 2 entrées adjacentes, la fonction de sortie peut s'écrire  $z = f(a, x)$ .

Etant un vecteur dont les composantes sont les variables booléennes d'entrée différentes de "a"

.../...

### 6.3 NOTIONS DE GROUPE D'OUVERTURE ET DE GROUPE DE FERMETURE

- Pour introduire les notions importantes de groupe d'ouverture et groupe de fermeture, qui s'avèreront dans la suite nécessaire pour établir les conditions d'élimination des aléas statiques; on va considérer un système à relais



L'équation de la sortie peut s'écrire sous la forme d'un produit :

$$z = \begin{vmatrix} \bar{a} \cdot c \\ a \cdot c \cdot d \\ b \cdot d \\ a \cdot \bar{a} \cdot b \end{vmatrix} = \begin{vmatrix} a & \bar{a} & b & a \\ c & d & c & \bar{a} \\ d & & & b \end{vmatrix}$$

63.1 Définition : On appelle groupe de fermeture un ensemble de contacts tel que si l'on ferme, la sortie correspondante soit égale à 1 (bd par exemple est un groupe de fermeture); Un groupe de fermeture est dit instable, si une même variable y apparaît sous ses 2 (deux) formes (complémentée et non complémentée), et stable dans les cas contraire  
exemple : bd est un groupe de fermeture stable et a,  $\bar{a}$ , b un groupe de fermeture instable.

63.2 Définition : On appelle groupe d'ouverture un ensemble de contacts du circuit tels que, si on les ouvre, la valeur de sortie soit nulle. Un groupe d'ouverture est dit instable si une même variable y apparaît sous ses 2 formes (complémentée et non complémentée) et stable en cas contraire.

Sous la 2<sup>ème</sup> forme donnée de en constate que les produits  $\begin{vmatrix} b \\ c \end{vmatrix}$  et  $\begin{vmatrix} a \\ \bar{a} \\ b \end{vmatrix}$  représente respectivement un groupe d'ouverture instable.

Remarque : Sur une table de Karnaugh, un groupe de fermeture stable correspond à un groupement de "1" tandis qu'un groupe d'ouverture stable correspond à un groupement de "0"

On peut écrire aussi :

$$z = \begin{bmatrix} a f(1,x) \\ \bar{a} f(0,x) \end{bmatrix} \quad (1) \quad \text{ou} \quad z = \begin{bmatrix} a & f(1,x) \\ f(0,x) & \bar{a} \end{bmatrix} \quad (2) \quad \left( \begin{array}{l} \text{Propriété de la} \\ \text{fonction carrée} \\ \text{biforme} \end{array} \right)$$

Nous allons étudier  $z$  sous l'une de ses deux formes :

- Par exemple pour la forme (1)
- Supposons que pour une certaine valeur  $x_0$  de  $X$  on ait :

$$f(1, x_0) = 1 \quad \text{et} \quad f(0, x_0) = 1$$

Pour l'entrée  $x_0$  la valeur de la sortie s'écrit  $z = \begin{bmatrix} a \\ \bar{a} \\ a \end{bmatrix}$

La condition nécessaire et suffisante pour que, durant le régime transitoire correspondant un changement de valeur de  $a$  la sortie prenne la valeur 0 est que la relation suivante soit vérifiée :  $z = 0 = \begin{bmatrix} a \\ \bar{a} \end{bmatrix} \quad (1)'$

- De la même façon, si l'on avait la relation

$$f(1, x_0) = f(0, x_0) = 0$$

Considérons la forme (2)

La condition nécessaire et suffisante pour que  $z$  prenne la valeur 1 : durant la commutation de  $a$  est que la relation suivante soit vérifiée :

$$a \cdot \bar{a} = 1 \quad (2)'$$

Les relations (1)' et (2)' sont les causes des aléas statiques

#### 64 Recherche des aléas statiques :

- Toute équation booléenne de la sortie d'un circuit exprimée par rapport à une variable  $a$  peut s'écrire :

$$z = \begin{bmatrix} Aa \\ B\bar{a} \\ C \\ a\bar{a} \end{bmatrix} \quad (2) \quad \text{ou} \quad z = \begin{bmatrix} H \\ a \\ K \\ \bar{a} \\ M \\ a \\ \bar{a} \\ L \end{bmatrix} \quad (3)$$

Il ya deux (2) types d'aléas :

- Les aléas sur les groupes de fermeture qui correspondent à :  $a+\bar{a} = 0$

La sortie qui a pour valeur une (1) prend la valeur 0 durant le régime transitoire.

- Les aléas sur les groupes d'ouverture qui correspondent à :  $a.\bar{a} = 1$  la sortie qui a pour valeur 0 prend la valeur 1 durant le régime transitoire.

Suivant ces deux (2) cas, on envisage une expression de la sortie de la forme (2) ou (3).

#### 64.1 - Aléas sur les groupes de fermeture :

Pour se ramener à une équation de la forme  $z = a+\bar{a}$ , nous aurons selon que  $z$  a pour expression (2) ou (3) à résoudre l'un ou l'autre des systèmes.

Pour (2)  $z = a+\bar{a}$  si  $A = 1$   $B = 1$   $C = D = 0$

Pour (3)  $z = a+\bar{a}$  si  $H = 1$   $K = 1$   $M = 0$

Si le système envisagé a des solutions, le circuit aura des aléas sur le groupe de fermeture.

Dans le cas du schéma proposé au début ; on a les relations :

$$A = c.d \quad B = c \quad c = b.d \quad D = b$$

Le système s'écrit :

$$\begin{array}{l} cd = 1 \\ c = 1 \\ bd = 0 \\ b = 0 \end{array} \Rightarrow \text{Solution} \quad \begin{array}{l} c = d = 1 \\ b = 0 \end{array}$$

#### 64.2 Aléas sur les groupes d'ouverture :

- Pour se ramener à une équation de la forme  $z = a\bar{a}$  et dans le cas du système envisagé nous aurons à résoudre le système suivant :

...../.....

$$A = B = C = 0$$

$$D = 1$$

$$H = K = 0$$

$$L = M = 1$$

Si ce système là admet des solutions, le système aura des aléas sur le groupe d'ouverture. Pour le schéma proposé; le système s'écrit :

$$cd = 0, c = 0, bd = 0, h = 1$$

On en déduit la solution :  $b = 1, d = 0, c = 0$

### 64.3 Elimination des Aléas statiques :

- On va essayer de voir qu'elles conditions doivent satisfaire les équations binaires d'un système combinatoire pour que le circuit correspondant soit exempt d'Aléas statiques.

On a les équations précédentes :

$$z = Aa + B\bar{a} + C \quad (1)$$

$$z = (H+a)(K+\bar{a}) L \quad (2)$$

On élimine les aléas sur les groupes d'ouverture à l'aide de (1), ou les aléas sur les groupes de fermeture à l'aide de deux (2).

Notons que  $AE$  (1) et  $\begin{matrix} H \\ K \end{matrix}$  dans (2) représentent respectivement le consensus direct et le consensus dual.

Travaux Pratiques

SYSTEMES COMBINATOIRES

TP N° 1 : INITIATION AUX SYSTEMES COMBINATOIRES

( T P PREVU POUR 1 HEURE )

TP N° 2 : TRANSCODAGE ET DECODAGE

( T P PREVU POUR 3 HEURES ).

## Travaux Pratiques

### INITIATION AUX SYSTEMES COMBINATOIRES

On donne le schéma suivant :

a - Ecrire la fonction binaire "y" de sortie correspondant au schéma proposé.

Réaliser 2 schémas à l'aide de circuits "ON" uniquement et comparer ces 2 schémas (nombre de circuits mis en jeu et rapidité d'exécution)

b - Simplifier la fonction "Y" par mise en facteur, et l'écrire sous la forme d'un produit de 2 produits. Donner aussi la fonction complémentée  $\bar{Y}$

c - Réaliser le schéma à l'aide de 2 circuits "OU" et d'un circuit "Et" puis à l'aide de trois circuits "NI" seulement.

#### SOLUTION

a. On dispose de 4 circuits "ET" et d'un circuit "OU"

- Un circuit ET donne le produit binaire des éléments d'entrée tandis que le circuit OU donne le produit des éléments d'entrée.

$$\text{Soit } y = \begin{array}{|l} A.B \\ A.C \\ C.D \\ B.D \end{array}$$

Pour réaliser le schéma uniquement à l'aide des circuits "ON" il faut que la fonction binaire "y" soit sous la forme d'un produit de produits, ce qui est le cas.

$$\text{On a } \bar{y} = \begin{array}{|l|l|l|l|} \hline \bar{A} & \bar{A} & \bar{D} & \bar{B} \\ \hline B & C & C & D \\ \hline \end{array} = \begin{array}{|l|l|} \hline \bar{A} & D \\ \hline \bar{B}C & \bar{B}C \\ \hline \end{array} = \begin{array}{|l|} \hline \bar{A}\bar{B} \\ \hline \bar{B}C \\ \hline \end{array}$$
$$y = \overline{\bar{y}} = \begin{array}{|l|} \hline \overline{\bar{A}\bar{B}} \\ \hline \overline{\bar{B}C} \\ \hline \end{array} = \begin{array}{|l|l|} \hline A & B \\ \hline D & C \\ \hline \end{array} = \begin{array}{|l|} \hline AB \\ AC \\ DB \\ DC \\ \hline \end{array}$$

Si on suppose qu'on a des variables déjà complémentées disponibles à l'entrée. On peut envisager un 2<sup>ème</sup> schéma.

La difference qu'il ya entre les 2 logigrammes, c'est que le 1 er est réalisé en 2 couches, ce qui réduit le temps d'action des circuits à 2 fois seulement le temps de propagation d'un élément, tandis que le 2 ème schéma est réalisé en 3 couches ====> temps d'action des circuits = 3 fois le temps de propagation d'un élément.

b) Simplification de la fonction "Y"

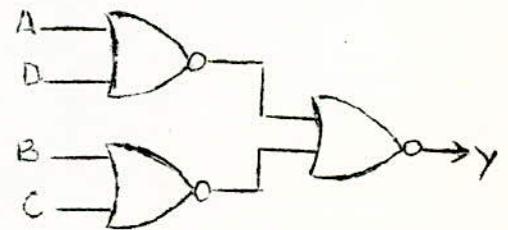
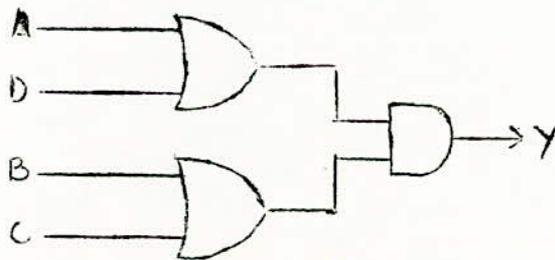
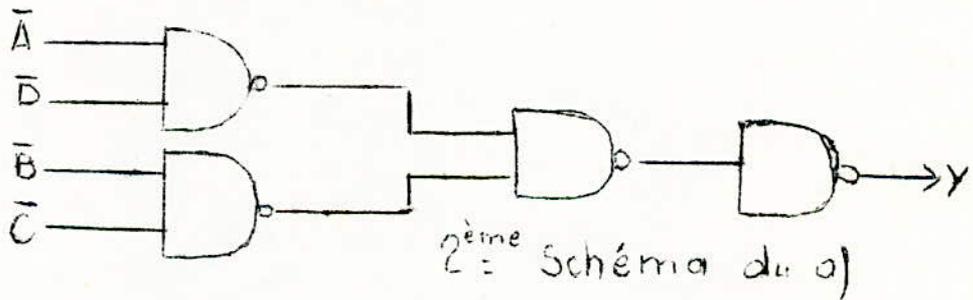
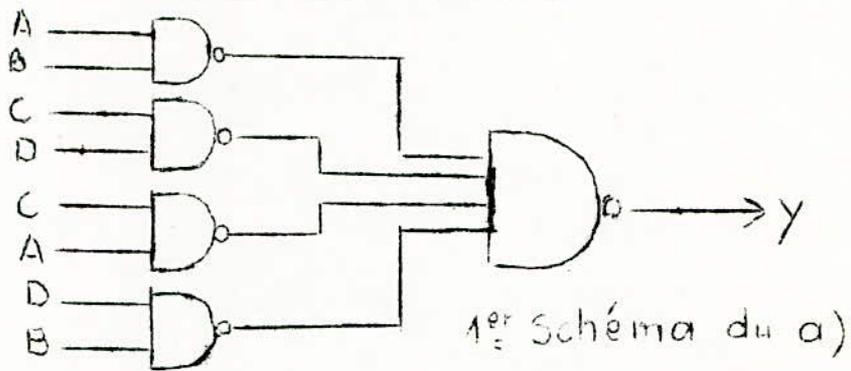
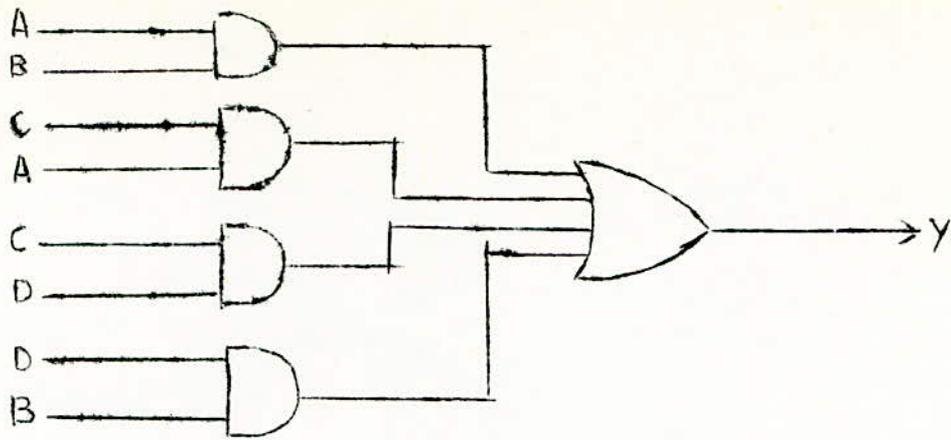
$$y = \begin{vmatrix} AB \\ AC \\ CD \end{vmatrix} = \begin{vmatrix} A & B \\ & C \\ D & B \\ & C \end{vmatrix} = \begin{vmatrix} A & B \\ D & C \end{vmatrix}$$

$$\bar{y} = \begin{vmatrix} \overline{AB} \\ AC \\ CD \\ BD \end{vmatrix} = \begin{vmatrix} \bar{A} & \bar{A} & \bar{C} & B \\ \bar{B} & \bar{C} & \bar{D} & D \\ \bar{A} & \bar{B} \cdot \bar{C} \\ \bar{B} \cdot \bar{C} & D \end{vmatrix} = \begin{vmatrix} A \cdot \bar{D} \\ \bar{B} \cdot \bar{C} \end{vmatrix}$$

Pour réaliser "Y" uniquement à l'aide des circuits "NI", il faut que "y" soit sous la forme d'un produit de produits ce qui est le cas :

$$Y = \begin{vmatrix} A & B \\ D & C \end{vmatrix}$$

.../...



Schémas du b)

## TRAVAUX PRATIQUES.

### TRANSCODAGE ET DECODAGE

1°) Etablir la fonction de décodage développée et simplifiée

$Y_{10} = Y_9 \cdot Y_8 \dots \dots \dots Y_0$  relative au code de stibitz (code excédant "z") dont les états sont rappelés dans de verite.

Faire le schéma de la matrice de décodage utilisant des - - - circuits "NI" en supposant les variables  $x_1, \bar{x}_1, x_2, x_3, x_4, x_4, x_2, x_3$  disponibles sur des barres de distribution OMNIBUS.

2°) Ecrire la fonction de décodage du code Stibitz, précédent sous forme maillée en faisant apparaître les groupements respectifs  $(y_0, y_4, y_8)$ ,  $(y_1, y_5, y_9)$ ,  $(y_2, y_6)$ ,  $(y_2, y_6)$ ,  $(y_3, y_7)$ .

En déduire une matrice de décodage à diodes montées en fonction 'ET', en supposant que les variables directes et complémentées sont disponibles sur des barres omnibus.

3°) Etablir respectivement les fonctions simplifiés de transcoding  $y_4 = f(x_4)$  et  $X_4 = \emptyset(Y_4)$  qui permettent le passage d'un code de stibitz à un code décimal binaire, et vice versa selon la correspondance établie par les tableaux ci-après et en utilisant au mieux les combinaisons disponibles.

- Montrer que la 1 ère fonction de transcoding peut être réalisée à l'aide de portes "NI" à 2 entrées quand on l'écrit sous forme paramétrique ; en posant  $a = x, x_2$

- Montrer, de même, que la seconde fonction peut être réalisée à l'aide de portes "ON" à 2 entrées en posant  $b = \begin{array}{|l} y_1 \\ \hline y_2 \end{array}$  on supposera les variables disponibles, sous leurs deux formes, directe et complémentée

...../.....

TABLE DE VERITE :

|    | $x_4$ | $x_3$ | $x_2$ | $x_1$ | Y 1D                        |
|----|-------|-------|-------|-------|-----------------------------|
| 0  | 0     | 0     | 1     | 1     | $Y_0 = 1$                   |
| 1  | 0     | 1     | 0     | 0     | $Y_1 = 1$                   |
| 2  | 0     | 1     | 0     | 1     | $Y_2 = 1$                   |
| 3  | 0     | 1     | 1     | 0     | $Y_3 = 1$                   |
| 4  | 0     | 1     | 1     | 1     | $Y_4 = 1$                   |
| 5  | 1     | 0     | 0     | 0     | $Y_5 = 1$                   |
| 6  | 1     | 0     | 0     | 1     | $Y_6 = 1$                   |
| 7  | 1     | 0     | 1     | 0     | $Y_7 = 1$                   |
| 8  | 1     | 0     | 1     | 1     | $Y_8 = 1$                   |
| 9  | 1     | 1     | 0     | 0     | $Y_9 = 1$                   |
| 10 | 1     | 1     | 0     | 1     | Combinaisons<br>disponibles |
| 11 | 1     | 1     | 1     | 0     |                             |
| 12 | 1     | 1     | 1     | 1     |                             |
| 13 | 0     | 0     | 0     | 0     |                             |
| 14 | 0     | 0     | 0     | 1     |                             |
| 15 | 0     | 0     | 1     | 0     |                             |

1°) Détermination des formes développées du décodage :

- On associe les combinaisons 0.14.15 (en effet dans ce cas il n'y a changement que pour un seul digit)

Donc  $x_2$  et  $x_1$  qui varient pour les combinaisons 0.14.15 ne seront pas prises en considération pour déterminer  $Y_0$ .

$$\text{Soit } Y_0 = \bar{x}_4 \cdot \bar{x}_3$$

- On associe les combinaisons 1 et 13 pour déterminer  $Y_1$

On constate que seul  $x_3$  varie donc il ne sera pris en compte

$$\text{Soit } Y_1 = \bar{x}_4 \cdot \bar{x}_2 \cdot \bar{x}_1$$

- On associe les combinaisons 2 et 14 pour déterminer  $Y_2$ . Dans ce cas  $x_3$  sera écarté soit  $Y_2 = \bar{x}_4 \cdot \bar{x}_2 \cdot x_1$ .

- On associe les combinaisons 3 et 15 pour déterminer  $Y_3$

$$\text{soit } Y_3 = \bar{x}_4 \cdot \bar{x}_2 \cdot \bar{x}_1$$

...../..'

- On associe les combinaisons 4 et 12 pour déterminer  $y_4$   
 $y_4 = x_3.x_2.x_1.$
- On associe les combinaisons 5 et 13 pour déterminer  $y_5$   
 $y_5 = \bar{x}_3.\bar{x}_2.\bar{x}_1$
- On associe les combinaisons 6 et 14 . Pour déterminer  $y_6$   
 $y_6 = \bar{x}_3.\bar{x}_2.x_1$
- On associe les combinaisons 7 et 15 pour déterminer  $y_7$   
 $y_7 = \bar{x}_3.x_2.\bar{x}_1$
- On associe les combinaisons 8 et 12 pour déterminer  $y_8$   
 $y_8 = x_4.x_2.x_1$
- On associe les combinaisons 9-10 et 11 pour déterminer  $y_9$   
 $y_9 = x_4.x_3$

D'où la forme développée du decodage.

$$\begin{array}{llll}
 y_0 = \bar{x}_4.\bar{x}_3 & y_3 = \bar{x}_4.x_2.\bar{x}_1 & y_5 = \bar{x}_3.\bar{x}_2.\bar{x}_1 & y_8 = x_4.x_2.x_1 \\
 y_1 = \bar{x}_4.\bar{x}_2.\bar{x}_1 & y_4 = x_3.x_2.x_1 & y_6 = \bar{x}_3.\bar{x}_2.x_1 & y_9 = x_4.x_3 \\
 y_2 = \bar{x}_4.\bar{x}_2.x_1 & & y_7 = \bar{x}_3.x_2.\bar{x}_1 & 
 \end{array}$$

3°) - Etablir respectivement les fonctions simplifiées de Transcodage  $y_4 = f(x_4)$  et  $y_4 = \emptyset (Y_4)$  qui permettent le passage d'un code de stibitz à un code décimal code binaire et vice vers a

| x4 | x3 | x2 | x1 |                           | y4 | y3 | y2 | y1 |
|----|----|----|----|---------------------------|----|----|----|----|
| 0  | 0  | 1  | 1  | ----- 0 -----             | 0  | 0  | 0  | 0  |
| 0  | 1  | 0  | 0  | ----- 1 -----             | 0  | 0  | 0  | 1  |
| 0  | 1  | 0  | 1  | ----- 2 -----             | 0  | 0  | 1  | 0  |
| 0  | 1  | 1  | 0  | ----- 3 -----             | 0  | 0  | 1  | 1  |
| 0  | 1  | 1  | 1  | ----- 4 -----             | 0  | 1  | 0  | 0  |
| 1  | 0  | 0  | 0  | ----- 5 -----             | 0  | 1  | 0  | 1  |
| 1  | 0  | 0  | 1  | ----- 6 -----             | 0  | 1  | 1  | 0  |
| 1  | 0  | 1  | 0  | ----- 7 -----             | 0  | 1  | 1  | 1  |
| 1  | 0  | 1  | 1  | ----- 8 -----             | 1  | 0  | 0  | 0  |
| 1  | 1  | 0  | 0  | ----- 9 -----             | 1  | 0  | 0  | 1  |
| 1  | 1  | 0  | 1  | Combinaisons disponibles. | 1  | 0  | 1  | 0  |
| 1  | 1  | 1  | 0  |                           | 1  | 0  | 1  | 1  |
| 1  | 1  | 1  | 1  |                           | 1  | 1  | 0  | 0  |
| 0  | 0  | 0  | 0  |                           | 1  | 1  | 0  | 1  |
| 0  | 0  | 0  | 1  |                           | 1  | 1  | 1  | 0  |
| 0  | 0  | 1  | 0  |                           | 1  | 1  | 1  | 1  |

Code de STIBITZ

Code D.C.B

La 1 ère fonction de transcodage peut être réalisée à l'aide de portes "NI" quand on l'écrit sous forme paramétrique en posant  $a = x1.x2$ .

On a :  $Y1 = \bar{x}1$

- D'autre part en considérant les combinaisons (1-5-7), (2-6-8) (3-5-7) ; (4-6-8), on obtient :

$$y2 = \begin{vmatrix} \bar{x}1 & x1 \\ \bar{x}2 & x2 \end{vmatrix} \quad \text{C'est à dire } y2 = \bar{a} \quad \begin{vmatrix} x1 \\ x2 \end{vmatrix}$$

Fonction  $Y_4$

$$y_1 = \bar{x}_1$$

$$y_2 = \begin{vmatrix} \bar{x}_2 & x_1 \\ \bar{x}_1 & x_2 \end{vmatrix}$$

$$y_3 = \begin{vmatrix} x_3 & x_1 \cdot x_2 \\ \bar{x}_2 & \bar{x}_3 \\ \bar{x}_1 & \bar{x}_3 \end{vmatrix}$$

$$y_4 = x_4 \begin{vmatrix} x_3 \\ x_1 \cdot x_2 \end{vmatrix}$$

Forme paramétrique

$$a = x_1 \cdot x_2$$

$$y_1 = \bar{x}_1 \quad y_3 = \begin{vmatrix} x_3 & a \\ a & x_3 \end{vmatrix}$$

$$y_2 = \bar{a} \begin{vmatrix} x_1 \\ x_2 \end{vmatrix} \quad y_4 = x_4 \begin{vmatrix} a \\ x_3 \end{vmatrix}$$

Fonction  $X_4$

$$x_1 = \bar{y}_1$$

$$x_2 = \begin{vmatrix} \bar{y}_2 \cdot \bar{y}_1 \\ y_2 \cdot y_1 \end{vmatrix}$$

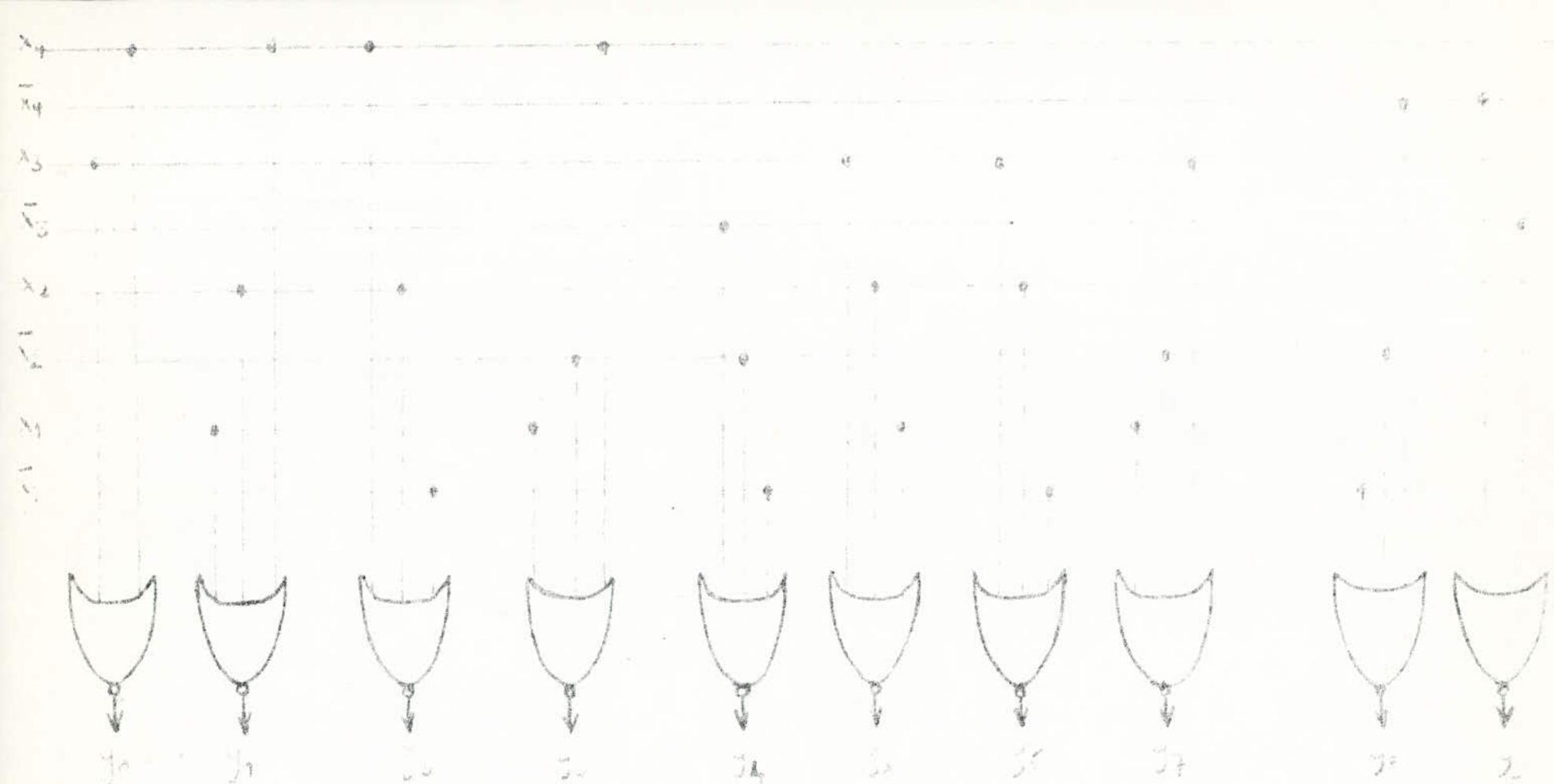
$$x_3 = \begin{vmatrix} y_3 \cdot \bar{y}_2 \cdot \bar{y}_1 \\ y_1 & \bar{y}_3 \\ y_2 & \bar{y}_3 \end{vmatrix}$$

$$x_4 = \begin{vmatrix} y_4 \cdot \bar{y}_3 \\ y_3 & y_1 \\ y_3 & y_2 \end{vmatrix}$$

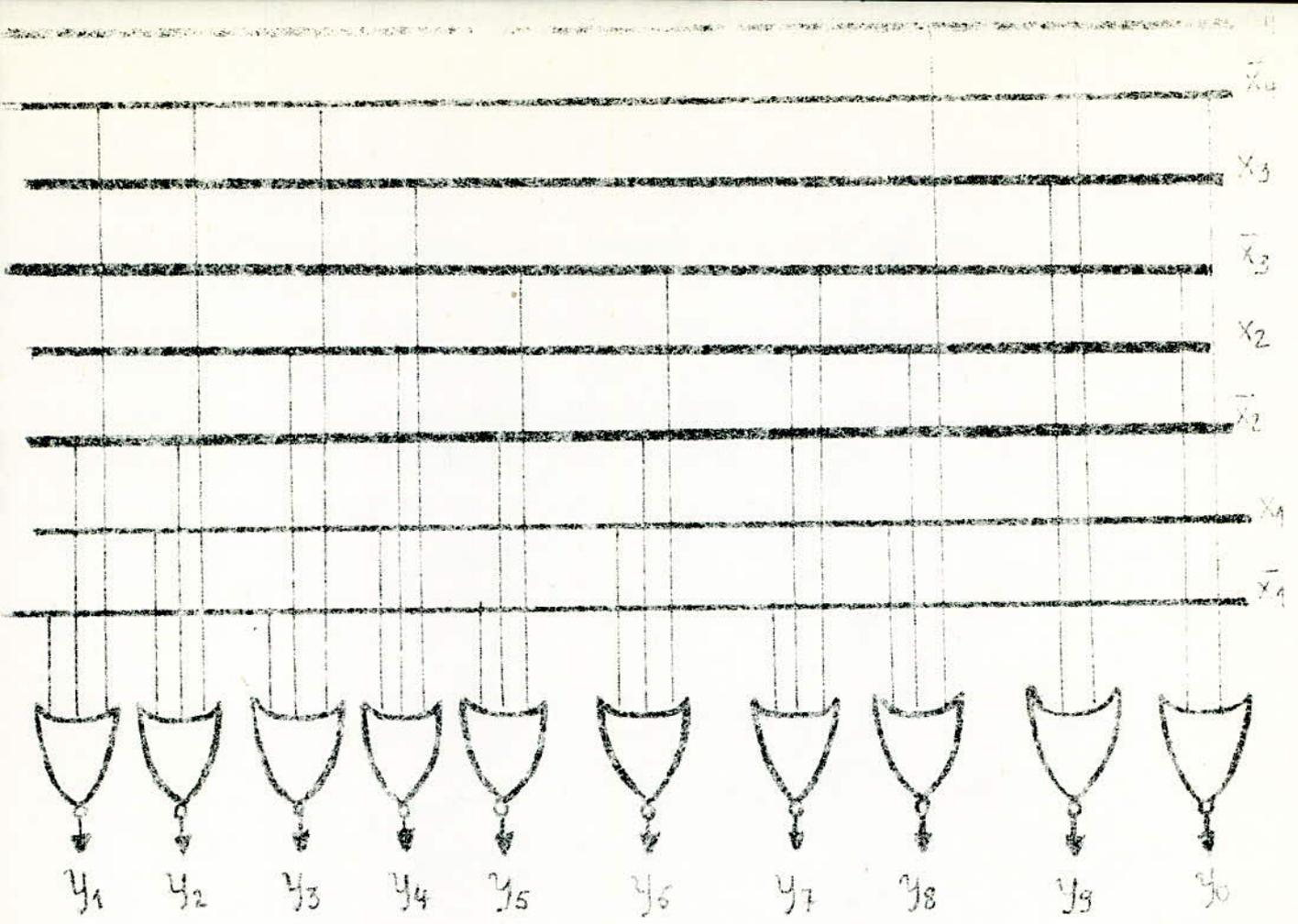
$$b = \begin{vmatrix} y_1 \\ y_2 \end{vmatrix} \quad x_3 = \begin{vmatrix} y_3 \cdot b \\ b \cdot \bar{y}_3 \end{vmatrix}$$

$$x_1 = \bar{y}_1 \cdot b \quad x_4 = \begin{vmatrix} y_4 \cdot \bar{y}_3 \\ y_3 \cdot b \end{vmatrix}$$

$$x_2 = \begin{vmatrix} \bar{b} \\ y_1 \cdot y_2 \end{vmatrix}$$



SCHEMA DE LA MATRICE DE DECODAGE  
 AVEC DES "NOR"

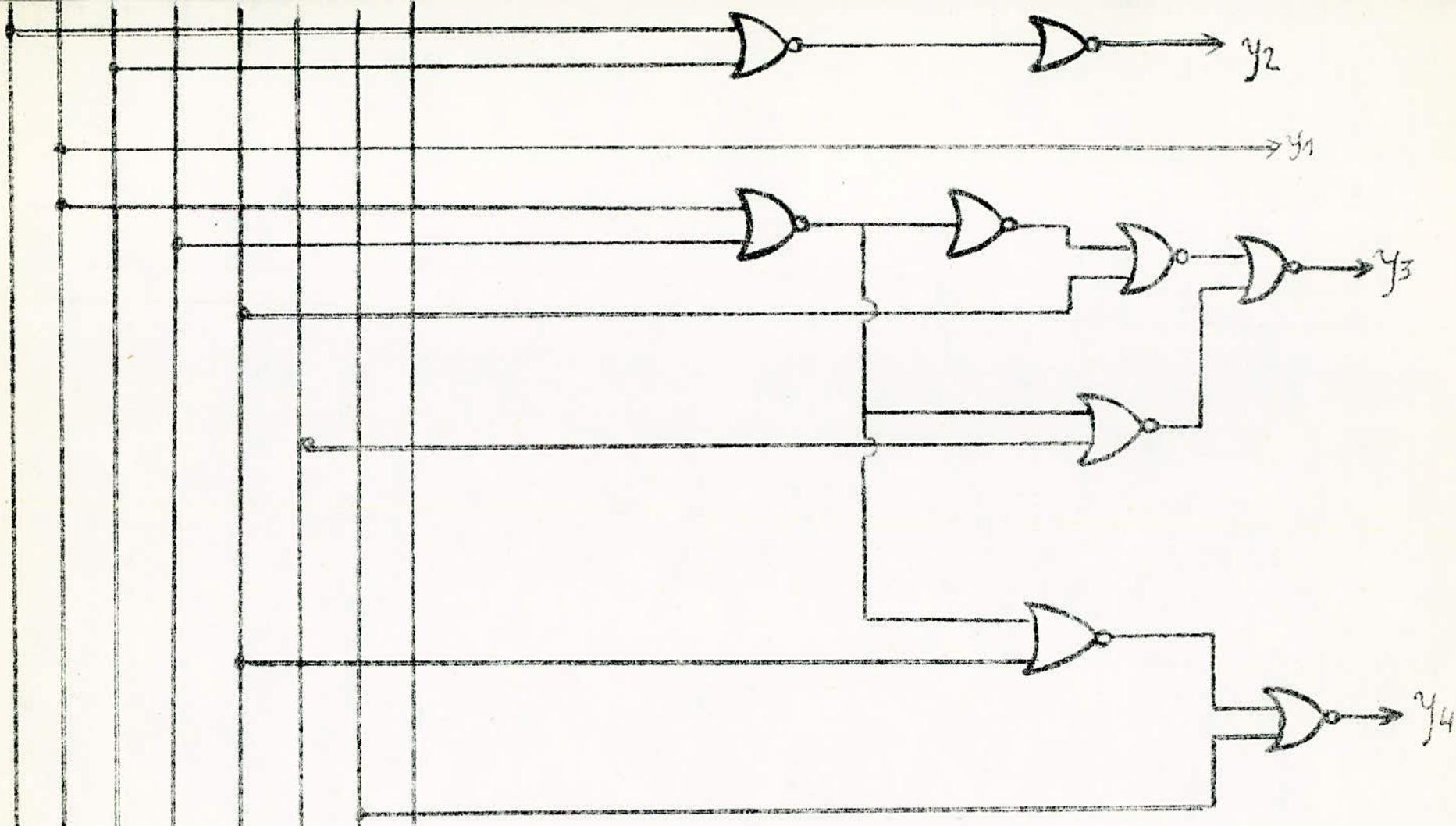


SCHEMA DE LA MATRICE

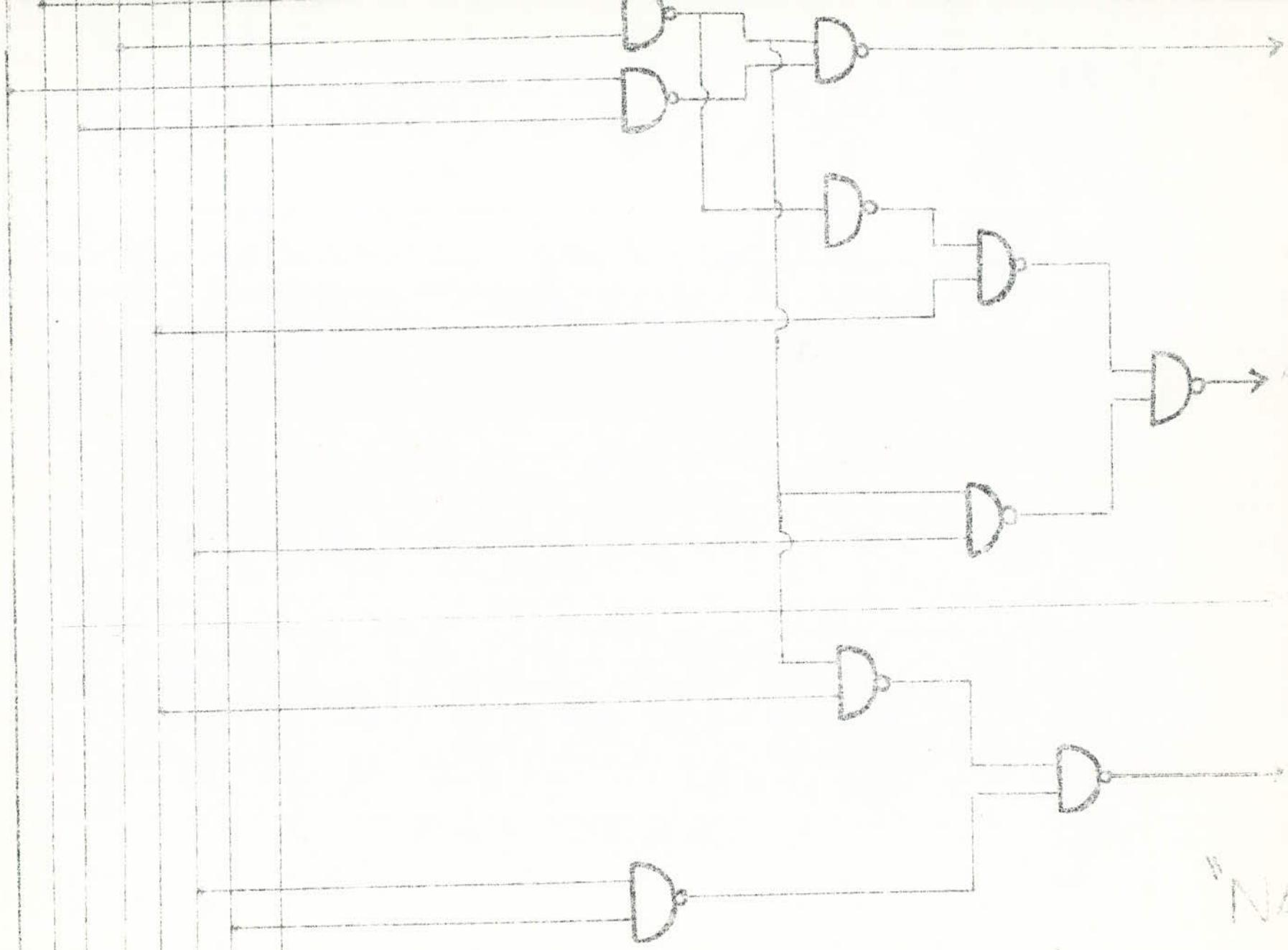
DE DECODAGE UTILISANT

DES CIRCUITS

"NOR"



REPRESENTATION  
 DE  $Y_4 = F(X_1, \bar{X}_2, \bar{X}_3, \bar{X}_4)$   
 AVEC DES PORTES "NOR"



REPRESENTATION DE X4: (Y4) PAR

"N4

- 1 - INTRODUCTION DES PRINCIPALES FONCTIONS SEQUENTIELLES
  - 12 - FONCTIONS REFLEXES
  - 13 - FONCTIONS MEMOIRES
  - 14 - ETUDE SUR LES REGISTRES ~~MEMOIRES~~ .
  - 15 - LES REGISTRES " MEMOIRES " .
  - 16 - LES MATRICES "MEMOIRES" .
-

## 1 - INTRODUCTION DES PRINCIPALES FONCTIONS SEQUENTIELLES -

L'information, véhicule des messages n'est toujours pas accessible directement à notre entendement. Elle subit une évolution dans le temps, et ne sera pas à notre portée en tant que connaissance, à cause du rythme de son déroulement.

Pour cela au niveau de l'émission, ou de la transmission, il est impératif de transformer l'information suivant un certain schéma, c'est ce qu'on est convenu d'appeler CODAGE.

Le codage habituellement choisi consiste en une application de l'ensemble des informations vers un ensemble numérique.

Après mémorisation et traitement, la transmission se fait sur un mode que l'on nommera " série-parallèle "

Dans cette seconde partie, qui traite des outils nécessaires à l'étude de systèmes sequentiels. L'analyse binaire sequentielle, tout en incluant les fonctions de transcodage, va faire apparaître 2 classes complémentaires de fonctions essentielles.

Ce sont les fonctions réflexes  $Y = \phi(x, y)$  susceptibles d'une représentation binaire intimement liée à la notion de settil de commutation et à la variable horloge. Tandis que les fonctions génératrices ne peuvent pas être développées en termes binaires, mais illustrent ce qu'on appelle séries de commutation liées ou non à des variables indépendantes parmi, ces classes de fonctions, en étudiera :

- Les fonctions "mémoires "
- Les fonctions dibinaires
- Les fonctions impulsions
- Les fonctions délais

Il s'agit donc de faire une décomposition des systèmes selon des fonctions élémentaires. De tels systèmes, comportent des fonctions de différents types qui dépendent d'un vecteur variable d'entrée " X " et

d'une fonction Autogénérative " H " comprenant un ou plusieurs éléments horloge.

## 1.2. FONCTIONS REFLEXES

### 1.2-1 Définition :

On écrit une fonction réfléxe sous une forme semi implicite :  
 $Y_p = \phi (X_n, Y_p)$  . Le vecteur fonction  $Y_p$  admet pour composantes " p " fonctions binaires.

$Y_p, Y_{p-2}, \dots, Y_2, Y_1$ , le vecteur variable de commande  $X_n$ , n variables binaires  $x_n, x_{n-2}, \dots, x_2, x_1$  .  $X_n \in E_01, \forall i = 1, 2, \dots, p$ . et  $x_j \in E_01 \forall j = 1, \dots, n$ .

Les valeurs que prennent les vecteurs "  $Y_p$  " et "  $X_n$  " sont entièrement déterminés par des nombres binaires constitués de chiffres associés aux composantes.

### 1.2.-2 Concept de Base :

Le vecteur fonction n'est jamais directement accessible. Il y a une distinction fondamentale entre variable et fonction dont les relations reciproques ne sont pas symétriques.

En ce qui concerne les fonctions reflexes, la séparation se fait en définissant comme composante d<sup>u</sup> vecteur fonction, tout élément binaire qui n'est pas entièrement indépendant des états propres du système, limité bien entendu à la fonction étudiée.

Une fonction reflexe  $Y_p = \phi (x_n, y_p)$  possède la propriété spécifique de pouvoir faire correspondre plusieurs valeurs du vecteur fonction "  $Y_p$  " à une seule et même valeur du vecteur variable  $X_n$ . Ceci n'est pas le cas des fonctions de transcodage.

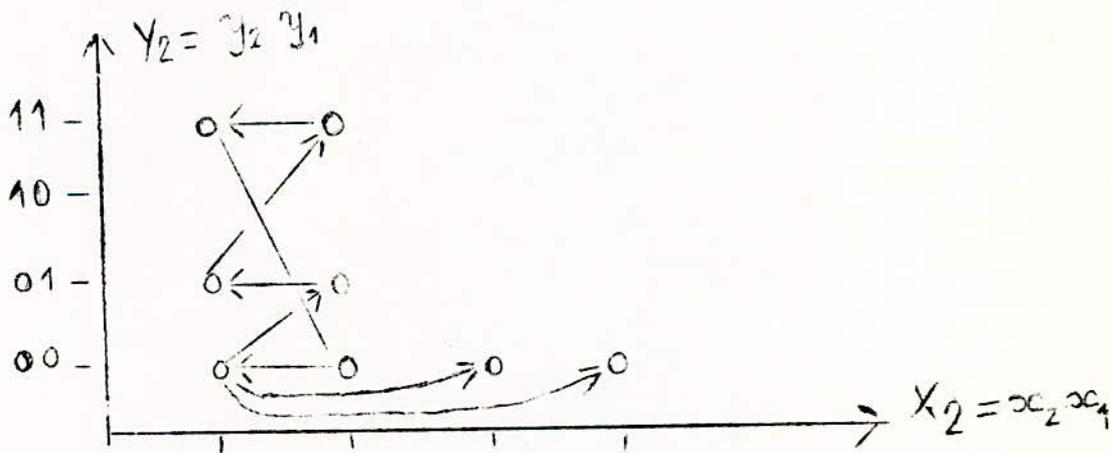
Comme pour les fonctions de transcodage, on peut faire une représentation graphique dans un système d'axes " XOY ". On porte en abscisses  $X_n$ , et  $Y_n$  en ordonnées. Le graphe séquentiel obtenu est discontinu. Il est fini; le nombre de points reliés par ordre de succession, le graphe est orienté.

Toute modification ou variation de " $X_n$ " modifie la fonction  $Y_p$  dont la valeur finale va dépendre également de sa propre valeur, immédiatement, avant la modification. Il est exclu que le vecteur fonction puisse changer de valeur spontanément si le vecteur de commande n'a subi aucune variation.

Il n'y a donc pas de passage direct d'un point à un autre, lorsque ces points sont situés tous deux, sur une même verticale.

Cela résulte de la distinction fondamentale faite entre variable et fonction.

Exemple de graphe séquentiel :



1.2-3 Condition des états:

Si nous savons, en effet, exprimé par des nombres binaires les vecteurs fonctions " Yp " et variable " Xn " d'un ensemble séquentiel, nous pouvons définir un état "  $\mathcal{E}_k$  " comme le nombre binaire associé à l'ensemble ordonné des composantes réunies des vecteurs " Yp " et " Xn " pour une combinaison particulière  $\mathcal{E}_k = Xn^k, Yp^k$

$$N \leq 2^{n+p}$$

N : nombre total des états "  $\mathcal{E}_k$  " nombre de composantes binaires du vecteurs variable. " p " : nombre de composantes binaires du vecteur c'est une condition nécessaire, à laquelle on adjoint une autre condition pour chaque valeur du vecteur " Xn " le nombre d'états  $N_x < 2^p$ , nombre maximal d'états distincts pouvant être différenciés par le vecteur fonction " Yp ".

" N " représente l'ensemble des états stables et des états de commutation. Nous dirons que  $\mathcal{E}_1 = Xn^1, Yp^1$  est un état stable, lorsque le vecteur Yp conserve sa valeur aussi longtemps que le vecteur variable Xn reste égal à Xn

Si  $\mathcal{E}_1 = Xn^1, Yp^1$  et  $\mathcal{E}_2 = Xn^2, Yp^2$  sont 2 états stables consécutifs, le passage de  $Xn^1$  à  $Xn^2$  entraîne le passage de l'état  $\mathcal{E}_1$  à l'état  $\mathcal{E}_2$  en passant au moins pas un état intermédiaire  $\mathcal{E}_{12}$ , selon les sequences.

$$\mathcal{E}_1 = Xn^1, Yp^1 \rightarrow \mathcal{E}_{12} = Xn^2, Yp^1 \rightarrow \mathcal{E}_2 = Xn^2, Yp^2$$

Par définition :  $\mathcal{E}_{12}$  qui est un état fatigace (sommaire), est appelé état de commutation pour une table de verite sequentielle complète, il est nécessaire de compter les états de commutation dans le nombre total d'états N.

Il faut s'assurer que le nombre de composantes du vecteur fonction est suffisant pour permettre la résolution pratique du problème

Donc, il faut contrôler que  $N \leq 2^{n+p}$  et  $Nx \geq 2^p$  est vérifiée dans le cas où  $N > 2^{n+p}$  ou bien  $Nx < 2^p$ . Le problème ne peut être abordé qu'à la condition d'ajouter " K " fonctions supplémentaires.

Le nombre d'états " N " étant fini, il faut pour pouvoir envisager un fonctionnement permanent que le système séquentiel soit bouclé.

Chaque composante binaire doit donc, pour intervenir dans un cycle subir au moins 2 transitions  $0 \rightarrow 1$  et  $1 \rightarrow 0$ , ou bien  $1 \rightarrow 0$  et  $0 \rightarrow 1$ .

Afin de retrouver la même valeur lorsque se présente à nouveau l'état initial choisi comme début du cycle. Chaque composante binaire ajoutée fait donc apparaître au moins 2 états supplémentaires.

Pour " K " composantes ajoutées le nombre d'états " N " est alors tel que  $N \geq N + 2k$

$$N + 2k \leq 2^{n+p+k}$$

On peut déterminer le nombre optimal " k " de composantes binaires.

### 1.3 FONCTIONS MÉMOIRES

On distingue 3 types de fonctions mémoires, parmi les fonctions mémoires élémentaires, c'est à dire celles dont le vecteur fonction ne comprend qu'une seule composante binaire

$$Y = \phi(Y, X) \text{ avec } Y \in E_01$$

Si on considère les fonctions carrées biformes, on constate que  $Y = \phi(y, x)$  peut se mettre sous la forme d'une fonction carrée biforme ( en y ).

$$\text{En effet sont } Y = \phi(y, x) = \begin{vmatrix} Y.A(x) \\ - \\ Y.B(x) \end{vmatrix} \text{ dans laquelle } (A(x), B(x)) \in E_{01}$$

Seulement, il faut que l'une des 2 implications suivantes soit vérifiée :

$$\begin{aligned} [A(x) = 0] &\implies [B(x) = 0] \\ [B(x) = 1] &\implies [A(x) = 1] \end{aligned}$$

A partir de la fonction mémoire élémentaire envisagée, mise sous la forme d'une fonction carrée biforme, et suivant le choix de  $A(x)$  et  $B(x)$  on aura 3 types de fonctions mémoires.

### 1.3 - 1 Fonction Mémoire à mise à zéro prioritaire (R prioritaire)

Considérons la 1<sup>ère</sup> implication  $[A(x) = 0] \implies [B(x) = 0]$   
 cette implication entraîne  $B(x) = A(x) \cdot S(x)$

$$\text{soit } Y = \begin{vmatrix} Y.A(x) \\ Y.A(x) \cdot S(x) \end{vmatrix} = A(x) \begin{vmatrix} Y \\ \bar{Y} \cdot S(x) \end{vmatrix}$$

$$\text{Si on pose } A(x) \cdot \bar{R} \implies Y = \bar{R} \begin{vmatrix} Y \\ \bar{Y} \cdot S \end{vmatrix}$$

La solution d'instabilité  $Y = Y'$  est éliminée, on aura ainsi :

$$\begin{aligned} (S = 1, R = 0) &\implies Y = 1 \\ (S = 0; R = 0) &\implies Y = Y \end{aligned}$$

La dernière égalité signifie que la fonction "Y" conserve la valeur ( 0 ou 1 ) qui lui est imposée par l'état qui précède immédiatement le passage à ( R = S = 0 )

D'où l'appellation de fonction mémoire.

D'autre part, nous remarquons que quelque soit la valeur donnée à S ou à Y = 0. C'est à dire que si ( R = 1 ; S = 0 )  $\implies$  ( Y = 0 )

On dira dans ce cas que la fonction mémoire est à " R " prioritaire.

### 1.3 - 2 Fonction Mémoire à armement prioritaire ( S prioritaire )

La 2<sup>ème</sup> implication ( B ( x ) = 1 )  $\implies$  ( A(x) = 1 ) conduit à l'égalité suivante :

$A(x) = \left| \begin{array}{c} B(x) \\ \bar{R}(x) \end{array} \right|$  Si on reporte cette valeur de A ( x ) dans y sous forme de fonction carrée biforme; on en déduit :

$$Y = \left| \begin{array}{c} y \\ \bar{Y} \cdot B(x) \end{array} \right| \left| \begin{array}{c} B(x) \\ \bar{R}(x) \end{array} \right| = \left| \begin{array}{c} Y \cdot \bar{R}(x) \\ \bar{Y} \cdot B(x) \end{array} \right| = \left| \begin{array}{c} Y \cdot R(x) \\ B(x) \end{array} \right|$$

En posant B ( X ) = S ( x ) nous aurons  $Y = \left| \begin{array}{c} Y \cdot \bar{R} \\ S \end{array} \right|$

La solution  $Y = \bar{Y}$  se trouve également éliminée dans ce cas, et nous avons successivement :

$$( S = 0 ; R = 1 ) \implies ( Y = 0 )$$

$$( S = 0 ; R = 0 ) \implies ( Y = Y )$$

Cette dernière implication caractérise aussi une fonction "mémoire"

Quelque soit la valeur de " R " nous avons

$$( S = 1, R = 0 ) \implies ( Y = 1 )$$

La fonction mémoire obtenue est à armement prioritaire ou à "S" prioritaire.

1.3. - 3 Fonction Mémoire sans priorité où R - S Symétrique

Dans le cas où on considère les 2 implications données au préalable.

Si on pose  $A(x) = \left| \begin{array}{c} S \\ \bar{R} \end{array} \right|$  et  $B(x) = S.\bar{R}$ , les 2 implications sont satisfaites.

C'est à dire que si  $A(x) = 0 \implies B(x) = 0$   
 et si  $B(x) = 1 \implies A(x) = 1$

En effet,  $A(x).B(x) = S.\bar{R} = B(x)$  le facteur  $A(x)$  est bien un implicant de  $B(x)$

L'égalité  $\left| \begin{array}{c} A(x) \\ B(x) \end{array} \right| = \left| \begin{array}{c} S \\ \bar{R} \end{array} \right| = A(x) \implies B(x)$  est un implicant dual de  $A(x)$ .

Si nous remplaçons dans " Y "  $A(x)$  et  $B(x)$  par leurs expressions en S et R, nous obtenons successivement :

$$Y = \left| \begin{array}{c} S \\ \bar{R} \\ \bar{Y}.S.\bar{R}. \end{array} \right| = \left| \begin{array}{c} Y \\ \bar{Y}.\bar{R} \\ \bar{R}.Y.S \end{array} \right| = \left| \begin{array}{c} Y \\ \bar{R} \\ \bar{R}.Y.S \end{array} \right| = \left| \begin{array}{c} Y \\ S.\bar{R} \\ \bar{R} \end{array} \right|$$

Ce qui entraîne les implications suivantes.

$$\begin{aligned} (S = 1, R = 0) &\implies (Y = 1) \\ (S = 0, R = 0) &\implies (Y = Y) \text{ fonction mémoire} \\ (S = 0, R = 1) &\implies (Y = 0) \\ (S = 1, R = 1) &\implies (Y = Y) \text{ fonction mémoire} \end{aligned}$$

Il n'existe dans ce cas aucune priorité, et nous dirons que la fonction " Mémoire " est sans priorité où à " R - S " symétrique.

### 13.4 PROPRIETES GENERALES DES FONCTIONS MEMOIRES ELEMENTAIRES

Une fonction mémoire élémentaire est une fonction reflexe binaire  $(y = \emptyset(y, x)) \in E01$  que l'on fait dependre de 2 variables binaires "R" et "S" considérées comme independante l'une de l'autre est telleque.

$$(R=S=0) \rightleftarrows (y = y)$$

Dans ce cas la valeur de la fonction est identique à celle qui lui a été imposée, dans l'état immédiatement précédent.

Si l'état précédent était  $(R=0; S=1)$  alors  $y = 1$  pour  $R=S=0$   
Si l'état précédent était  $(R=1, S=0)$  alors  $y = 0$  pour  $R=S=0$

La combinaison  $R=0, S=1$  des variables entraine la transition  $0 \rightarrow 1$  de la fonction  $y$ .

La combinaison  $R = 1, S=0$  des variables entraine la transition  $1 \rightarrow 0$  de la fonction  $y$

NOTONS que les fonctions "mémoires" élémentaires peuvent être établies également en partant d'une table de verite sequentielle.

Nous ferons apparaître dans la table de verite sequentielle,  $y$  qui sera considérée comme une variable pour l'établissement des produits et produits intervenant.

Les transitions de la fonction "y" qui correspondent aux états de commutations seront précisés.

Les états stables sont repérées par toutes les combinaisons où une même valeur des fonctions apparait à droite et à gauche du trait vertical double.

Les états de commutation correspondent aux autres cas, où cette dernière condition n'est pas réalisée.

A partir d'une table de verite sequentielle, on va établir les 3 types de fonctions mémoires vues précédemment, et ceci en appliquant les conditions nécessaires aux états stables et aux états de commutations ou de transition.

.../...

|   | R | S | Y | Y |                                                      |
|---|---|---|---|---|------------------------------------------------------|
| 0 | 0 | 0 | 0 | 0 | st                                                   |
| 2 | 0 | 1 | 0 | 1 | Co                                                   |
| 3 | 0 | 1 | 1 | 1 | st                                                   |
| 1 | 0 | 0 | 1 | 1 | st                                                   |
| 5 | 1 | 0 | 1 | 0 | Co                                                   |
| 4 | 1 | 0 | 0 | 0 | st                                                   |
| 6 | 1 | 1 | 0 | ∅ | Combinaisons à préciser dans le choix de la fonction |
| 7 | 1 | 1 | 1 | ∅ |                                                      |

- On constate que la condition des états est vérifiée

$$N = 6 (0,2,3,1,5,4) \text{ avec } 2^{n+p} = 8$$

$$\text{Donc } N < 2^{n+p} \quad (6 < 8)$$

Parmi les combinaisons successives écrites horizontalement, les lignes qui correspondent aux commutations ont été repérées par les lettres "Co" et les lignes qui correspondent aux états stables, par les lettres "St"

( C'est à dire qu'on peut revenir en sens inverse et retrouver le même état)

Par contre les flèches dirigés dans un seul sens indiquent que la séquence correspondante est irréversible

1°) Si nous associons les combinaisons 1,2 et 3 pour lesquelles la fonction "y" (colonne de droite) est égale à 1, ce qui revient à donner à "y" la valeur (0) pour les combinaisons 6 et 7

$$y = \begin{vmatrix} \bar{R} \cdot \bar{S} \cdot \bar{y} \\ R \cdot S \cdot y \\ \bar{R} \cdot \bar{S} \cdot y \end{vmatrix}_{\bar{R}} \begin{vmatrix} S \cdot \bar{y} \\ S \cdot y \\ \bar{S} \cdot y \end{vmatrix} = \bar{R} \begin{vmatrix} S \\ \bar{S} \cdot y \end{vmatrix} = \bar{R} \begin{vmatrix} S \\ y \end{vmatrix}$$

.../...

On constate que la forme obtenue correspond à une fonction mémoire à R. prioritaire .

2°) Dans le cas, où on associe les combinaisons 0-4-5 qui correspondent aux valeurs nulles de la fonction "y" ce qui revient à donner à 6 et 7 la valeur. 1

On écrit y sous forme de produits de produits :

$$y = \left| \begin{array}{c|c|c|c} \bar{R} & \bar{R} & \bar{R} & \\ \hline S & S & S & \\ \hline y & \bar{y} & y & \end{array} \right| = \left| \begin{array}{c|c|c} R & \bar{R} & \bar{R} \\ \hline S & S & S \\ \hline y & \bar{R} & y \end{array} \right| = \left| \begin{array}{c|c} R.y & \bar{R} \\ \hline S & S \\ \hline y.\bar{R} & y \end{array} \right| = \left| \begin{array}{c} S \\ \hline y.\bar{R} \end{array} \right|$$

On a donc une fonction mémoire à "S" prioritaire.

3°) Nous pouvons en plus associer à cette dernière fonction, la combinaison "6" (R =1, S=1 y =0) "y" est alors égal à 1 l'unité pour la combinaison "7"

$$y = \left| \begin{array}{c|c|c|c} \bar{R} & \bar{R} & \bar{R} & \bar{R} \\ \hline S & S & S & S \\ \hline y & \bar{y} & y & y \end{array} \right| = \left| \begin{array}{c|c} y.\bar{R} & \bar{R} \\ \hline S & \bar{S} \\ \hline y & y \end{array} \right| = \left| \begin{array}{c|c} y.\bar{R} & \\ \hline S.\bar{R} & \\ \hline S.y & \end{array} \right| = \left| \begin{array}{c|c} y & \bar{R} \\ \hline S & S \\ \hline S.\bar{R} & S \end{array} \right| = \left| \begin{array}{c} y.\bar{R} \\ \hline S.\bar{R} \\ \hline S \end{array} \right|$$

La fonction obtenue est celle d'une fonction mémoire symétrique

4°) Une quatrième solution consisterait à associer à la fonction

$\left| \begin{array}{c} y.\bar{R} \\ \hline S \end{array} \right|$ , le produit qui correspond à la combinaison "7" (R=1, S=1, y=1) "y" est alors égale à 1 pour la combinaison "6"

$$y = \left| \begin{array}{c|c} y.\bar{R} & \bar{R} \\ \hline S & \bar{S} \\ \hline & \bar{y} \end{array} \right| = \left| \begin{array}{c|c} y.\bar{R} & \\ \hline S.\bar{R} & \\ \hline S.y & \end{array} \right| = \left| \begin{array}{c|c} \bar{R} & S \\ \hline & y \\ \hline \bar{y} & S \end{array} \right| = \left| \begin{array}{c|c} \bar{R} & S \\ \hline & \\ \hline \bar{y} & y \end{array} \right|$$

Cette solution est à rejeter parce que l'on a :

$$(R = S = 1) \Rightarrow (y = \bar{y}) \Rightarrow y \notin \text{EO1}$$

### 13.5 ETABLISSEMENT DES FONCTIONS MEMOIRES (a partir des tables de KARNAUGH)

- Bascule à 2 entrées :

| y/RS | 00 | 01 | 11 | 10 |
|------|----|----|----|----|
| 0    | 0  | 1  | ∅  | ∅  |
| 1    | 1  | 1  | ∅  | 0  |

à partir de cette table établit d'après la table de verite de séquentielle, on peut distinguer 4 cas.

∅ = 0 ; ∅ = 1 ; deux autres cas sont à prévoir; dont l'un donnera une solution d'instabilité du type  $y = \bar{y}$  et sera de ce fait éliminé.

1 er cas : ∅ = 0

| y/RS | 00 | 01 | 11 | 10 |
|------|----|----|----|----|
| 0    | 0  | 1  | 0  | 0  |
| 1    | 1  | 1  | 0  | 0  |

$$y = \left. \begin{array}{l} \bar{R} \\ S \\ y \end{array} \right| \begin{array}{l} \text{Fonction mémoire à} \\ R \text{ préritaire.} \end{array}$$

2 éme cas : ∅ = 1

| y/RS | 00 | 01 | 11 | 10 |
|------|----|----|----|----|
| 0    | 0  | 1  | 1  | 0  |
| 1    | 1  | 1  | 1  | 0  |

$$y = \left. \begin{array}{l} S \\ y \cdot \bar{R} \end{array} \right| \begin{array}{l} \text{Fonction memoire à S} \\ \text{préoritaire.} \end{array}$$

3 éme cas : ∅ = 0 ; ∅ = 1

| y/Rs | 00 | 01 | 11 | 10 |
|------|----|----|----|----|
| 0    | 0  | 1  | 1  | 0  |
| 1    | 1  | 1  | 0  | 0  |

$$y = \left. \begin{array}{l} \bar{y} \cdot S \\ y \cdot \bar{R} \\ \bar{R} \cdot S \end{array} \right| = \left. \begin{array}{l} \bar{y} \cdot S \\ \bar{R} \cdot y \end{array} \right|$$

( On peut supprimer  $\bar{R}S$  qui est le consensus de  $\bar{y}S$  et  $y.\bar{R}$ )

ce cas est impossible, en effet

$$S = 1, R = 0 \implies y = 1$$

$$S = 0, R = 1 \implies y = 0$$

$$S = 0, R = 0 \implies y = y \quad \text{fonction mémoire}$$

$$S = 1, R = 1 \implies y = \bar{y} \quad (\text{Solution d'instabilité})$$

4<sup>ème</sup> cas :  $\emptyset = 1$  :  $\emptyset = 0$

| y/RS | 00 | 01 | 11 | 10 |
|------|----|----|----|----|
| 0    | 0  | 1  | 0  |    |
| 1    | 1  | 1  | 1  |    |

$$y = \begin{vmatrix} \bar{R}.S \\ y.S \\ \bar{R}.y \end{vmatrix}$$

$$S = 1, R = 0 \implies y = 1$$

$$S = 0, R = 1 \implies y = 0$$

$$\left. \begin{array}{l} S = 0, R = 0 \implies y = y \\ S = 1, R = 1 \implies y = y \end{array} \right\} \text{fonction mémoire.}$$

136 - CIRCUITS ET REPRESENTATION GRAPHIQUE DES FONCTIONS MEMOIRES

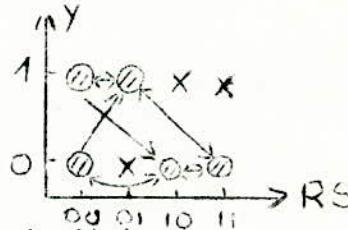
1°) - Circuits :

Les fonctions mémoires déjà vu peuvent être réalisés à l'aide de générateurs de relaxation du type : Bistable - flip-flop, etc... Nous étudierons ce problème là qui est purement technologique, pour nous consacrer aux logigrammes, représentatifs des différentes fonctions mémoires.

- Fonction mémoire à mise à zéro prioritaire :

Circuits: Fig. 1

GRAPHE

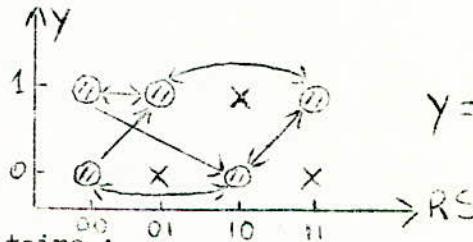


$$Y = \left| \begin{array}{c} Y \\ S \end{array} \right| \bar{R}$$

- Fonction mémoire à armement prioritaire :

Circuits: Fig. 2

GRAPHE

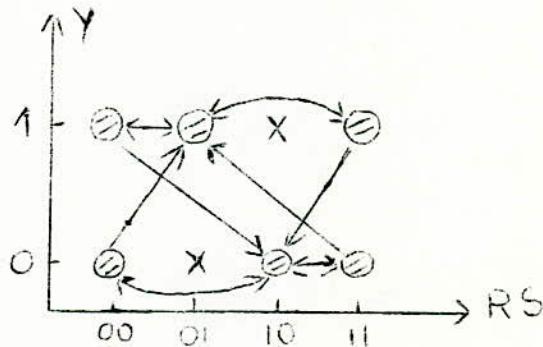


$$Y = \left| \begin{array}{c} Y \cdot \bar{R} \\ S \end{array} \right|$$

- Fonction mémoire sans prioritaire :

Circuits: Fig. 3

GRAPHE



$$Y = \left| \begin{array}{c} Y \\ S \cdot \bar{R} \\ S \end{array} \right| \bar{R}$$

A partir d'un théorème très puissant et des conditions d'applications de ce théorème ; on essayera de déterminer l'intérêt qu'il y a à construire des fonctions mémoires à partir de fonctions binaires sequentielles. Le théorème qu'on va envisager ne concerne pas les fonctions mémoires plus compliquées et d'ordre général. Aussi, nous nous bornerons uniquement à des bascules à 2 entrées ou 3 entrées (la 3ème étant la variable horloge).

S'il s'avère qu'une fonction mémoire peut être utilisée dans un circuit, il suffit de calculer les éléments binaires d'entrée "R" et "S" de cette fonction pour la définir totalement. Seul reste à faire ensuite un choix de la forme (prioritaire ou non) qui résulte de la technologie envisagée.

Théorème :

Pour qu'une fonction binaire  $y(x_n) \in E01$  qui dépend de "n" variables binaires constituant le vecteur " $x_n$ " soit une fonction "mémoire", il faut et il suffit qu'il existe 3 groupes  $C_0, C_1, C_2$ , distincts de combinaisons de valeurs des variables tels que toute combinaison du groupe :

$$C_0 \implies y = 0$$

$$C_1 \implies y = 1$$

$$C_2 \implies y = y$$

Dans ce dernier cas la fonction "y" doit lorsqu'une combinaison du groupe  $C_2$  apparait, conserver la valeur qu'elle avait dans l'état précédant immédiatement la commutation du vecteur de commande " $x_n$ ".  $C_0, C_1$ , et  $C_2$  ne doivent en aucun cas présenter des combinaisons communes.

Condition nécessaire :

Si une fonction binaire est une fonction "mémoire", il existe nécessairement 2 fonctions binaires d'entrée  $R(x_n)$  et  $S(x_n)$  telle que :

$$(R = 1 ; S = 0) \implies y = 0$$

$$(R = 0 ; S = 1) \implies y = 1$$

$$(R = S = 0) \implies y = y$$

ainsi que l'identité  $R.S = 0$

- Lorsque la fonction mémoire est à mise à zéro prioritaire

$$(R' = 1 ; S' = \emptyset) \implies y = 0$$

$$(R' = 0 ; S' = 1) \implies y = 1$$

$$(R' = S' = 0) \implies y = y$$

Il suffit de poser  $R = R'$  et  $S = S'\bar{R}'$  pour que  $R.S = 0$

- Lorsque la fonction mémoire est à armement prioritaire :

$$(R' = 1 ; S' = 0) \implies y = 0$$

$$(R' = \emptyset ; S' = 1) \implies y = 1$$

$$(R' = S' = 0) \implies y = y$$

Il suffit de poser  $R = \bar{S}'R'$  et  $S = S'$

- Dans le cas de la fonction mémoire symétrique

$$(R' = 1 ; S' = 0) \implies y = 0$$

$$(R' = 0 ; S' = 1) \implies y = 1$$

$$(R' = S') \implies y = y$$

Il suffit de poser  $R = R'\bar{S}'$  et  $S = S'\bar{R}'$

L'identité  $R(X_n) \cdot S(X_n) = 0$  signifie que les 2 fonctions d'entrées  $R(X_n)$  et  $S(X_n)$  n'ont aucun facteur dual commun.

- Condition suffisante :

Réciproquement, s'il existe 3 groupes distincts  $C_0$ ,  $C_1$  et  $C_2$  de combinaisons de  $X_n$  tels que les conditions précédentes soient vérifiées,  $y(X_n)$  est une fonction mémoire dans laquelle, il suffit de choisir

$R = 1$  dans la combinaison  $C_0$

$S = 1$  dans la combinaison  $C_1$

Les groupes  $C_0$ ,  $C_1$  et  $C_2$  qui identifient une fonction mémoire, sont relatifs à des Etats Stables.

Le calcul des fonctions mémoires n'exige pas que les états de commutateur soient exprimés.

I4 - LES REGISTRES A DECALAGE :

14 - ETUDE SUR LES REGISTRES A MEMOIRES.

14.1- PRELIMINAIRES .

- On essayera de mettre en évidence dans ce chapitre, l'intérêt fondamental des fonctions mémoires. Cet intérêt sera mesuré à l'aide des matrices mémoires, et des registres.
- Pour cela, on va calculer les fonctions reflexes itératives et synchrones qui dépendent de la variable horloge H.

Un registre n'assure de décalage que sous l'effet de la variable horloge

|   |    |                     |                     |                     |                     |   |
|---|----|---------------------|---------------------|---------------------|---------------------|---|
| ∴ | H. | ∴ Q <sub>2p-2</sub> | ∴ Q <sub>2p-1</sub> | ∴ Q <sub>2p</sub> . | ∴ Q <sub>2p+1</sub> | ∴ |
| ∴ | ∴  | ∴                   | ∴                   | ∴                   | ∴                   | ∴ |
| ∴ | 0  | ∴ 1                 | ∴ 0                 | ∴ 0                 | ∴ 0                 | ∴ |
| ∴ | 1  | ∴ 1                 | ∴ 1                 | ∴ 0                 | ∴ 0                 | ∴ |
| ∴ | 0  | ∴ 1                 | ∴ 1                 | ∴ 0                 | ∴ 0                 | ∴ |
| ∴ | 1  | ∴ 0                 | ∴ 1                 | ∴ 1                 | ∴ 0                 | ∴ |
| ∴ | 0  | ∴ 0                 | ∴ 1                 | ∴ 1                 | ∴ 0                 | ∴ |
| ∴ | 1  | ∴ 0                 | ∴ 0                 | ∴ 1                 | ∴ 1                 | ∴ |
| ∴ | 0  | ∴ 0                 | ∴ 0                 | ∴ 1                 | ∴ 1                 | ∴ |

- On pose 2p=k, on constate que Q<sub>k</sub>=1 si Q<sub>k-1</sub>=1 et H=1 ainsi que Q<sub>k-2</sub> =0 et que Q<sub>k</sub> =0 si H=0 et Q<sub>k+1</sub>=1.
- Ces conditions permettent de conclure que Q<sub>k</sub> peut être réalisée à l'aide d'une fonction mémoire itérée dans laquelle.

$$S = H. Q_{k-1}. \bar{Q}_{k-2} \quad R = \bar{H}. Q_{k+1}.$$

- Si on considère une fonction mémoire à " R " prioritaire on a :

$$\bar{R} \left| \begin{array}{c} Q_k \\ S \end{array} \right. = Q_k = \left| \begin{array}{c} \bar{Q}_k \\ H.Q_{k-1}.\bar{Q}_{k-2} \end{array} \right| \left| \begin{array}{c} H \\ \bar{Q}_{k+1} \end{array} \right.$$

- Le calcul d'une fonction mémoire donne un résultat qui n'est pas toujours unique on peut faire un raisonnement différent sur les conditions de transition et simplifier les fonctions.

...../.....

- On peut par exemple séparer, les fonctions de rang pair  $Q_{2p-2}, Q_{2p}, Q_{2p+2}$  des Fonctions de rang impair  $Q_{2p-1}, Q_{2p+1}$  et constater que pour satisfaire aux conditions de fonctionnement proposé. Il suffit que chaque fonction de rang pair prenne la valeur de la fonction de rang impair qui la précède lorsque  $H = 1$  et que chaque fonction de rang impair prenne la valeur de la fonction de rang pair qui la précède pour  $H = 0$ . Ceci nous donne une table de vérité séquentielle réduite, différente de la précédente mais qui répond aux conditions imposées.

| H. | ..... | $Q_{2p-2}$ | $Q_{2p-1}$ | $Q_{2p}$ | $Q_{2p+1}$ |
|----|-------|------------|------------|----------|------------|
| 0  |       | 1          | 1          | 0        | 0          |
| 1  |       | 0          | 1          | 1        | 0          |
| 0  |       | 0          | 0          | 1        | 1          |
| 1  |       | 0          | 0          | 0        | 1          |
|    |       |            |            |          |            |
|    |       |            |            |          |            |

- Les fonctions cherchées sont réalisables à l'aide de fonctions mémoires :

- Pour les fonctions de rang pair " $Q_{2p}$ " :

$$S_{2p} = H \cdot Q_{2p-1} \quad , \quad \text{soit } Q_{2p} = \left| \begin{array}{c|c} Q_{2p} & \bar{H} \\ \hline H \cdot Q_{2p-1} & Q_{2p-1} \end{array} \right|$$

$$R_{2p} = H \cdot \bar{Q}_{2p-1}$$

- Pour les fonctions de rang impair " $Q_{2p+1}$ " :

$$S_{2p+1} = \bar{H} \cdot Q_{2p} \quad , \quad \text{Soit } Q_{2p+1} = \left| \begin{array}{c|c} Q_{2p+1} & H \\ \hline \bar{H} \cdot Q_{2p} & Q_{2p} \end{array} \right|$$

$$R_{2p+1} = \bar{H} \cdot \bar{Q}_{2p}$$

- Cette solution fait apparaître successivement des fonctions carrées biformes en "H" et ont l'avantage d'avoir 2 à 2 un produit et un produit commun.

Ce qui simplifie l'exécution technologique des circuits

#### Avantage:

- Il réside dans la possibilité, sachant qu'on a inscrit un nombre binaire dans les mémoires de même parité de rang, de retrouver ce nombre décalé d'un rang de parité après chaque impulsion de l'horloge. Nous obtenons ainsi un registre à glissement dont le rôle s'est révélé depuis longtemps primordial dans l'élaboration des opérateurs de calcul.

.../...

15 - LES REGISTRES " MEMOIRES " :

- On va examiner maintenant les modes de lecture <sup>et d'écriture</sup> qu'on peut effectuer dans un premier temps sur un registre à mémoire puis sur une matrice à mémoire.  
 Etant donné un vecteur variable de commande  $X_{n+2} = V_2$ ,  $X_n$  constitué de 2 vecteur associés  $V_2 = e, 1$  et  $X_n = x_n, x_{n-1}, \dots, x_2, x_1$ , on réalise le système séquentiel itératif composé d'une fonction reflexe et d'une fonction de transcodage  $y_n = R(X_{n+2}, Y_n)$   $Z_n = F(V_2, y_n)$  dans lesquelles :

$$\begin{aligned} V_2 = 0 &\Rightarrow (Y_n = Y_n) \text{ et } (Z_n = 0) \\ V_2 = 1 &\Rightarrow (Y_n = Y_n) \text{ et } (Z_n = Y_n) \\ V_2 = 2 &\Rightarrow (Y_n = X_n) \text{ et } (Z_n = 0) \end{aligned}$$

Nous imposons à "V2" de ne jamais prendre la valeur  $V_2 = 3 = 11_2$   
 cela signifie que chaque composante binaire  $y_p \in E01$  du vecteur "Yn" doit répondre aux implications suivantes :

$$\forall p = 1, 2, \dots, n$$

$$\begin{aligned} (V_2 = 0, x_p = \emptyset) &\Rightarrow (y_p = y_p) \\ (V_2 = 1, x_p = \emptyset) &\Rightarrow (y_p = y_p) \\ (V_2 = 2, x_p = 0) &\Rightarrow (y_p = 0) \\ (V_2 = 2, x_p = 1) &\Rightarrow (y_p = 1) \end{aligned}$$

$x_p \in E01$  est une composante du vecteur variable "Xn". On conséquence chaque composante "yp" est une fonction "mémoire" qui obéit à la table de verite séquentielle réduite et itérative suivante :

|                                            | e | 1 | x <sub>p</sub> | y <sub>p</sub> |                          |
|--------------------------------------------|---|---|----------------|----------------|--------------------------|
| 4 (V <sub>2</sub> =2, x <sub>p</sub> = 0)  | 1 | 0 | 0              | 0              | groupe Co                |
| 0.1 (V <sub>2</sub> =0, x <sub>p</sub> =∅) | 0 | 0 | ∅              | ∅              |                          |
| 2.3 (V <sub>2</sub> =1, x <sub>p</sub> =∅) | 0 | 1 | ∅              | ∅              | groupe C2                |
| 5 (V <sub>2</sub> =2, x <sub>p</sub> = 1)  | 1 | 0 | 1              | 1              |                          |
| 6 (V <sub>2</sub> = 3)                     | 1 | 1 | 0              |                | groupe: C1               |
| 7 (V <sub>2</sub> = 3)                     | 1 | 1 | 1              |                |                          |
|                                            |   |   |                |                | Combinaisons disponibles |

De cette table de verite, il en ressort  $R_p = e.\bar{x}_p$  en associant les combinaisons 4-6 et  $S_p = e.x_p$  en associant les combinaisons 5.7 . Chaque fonction binaire "yp" peut donc être réalisée à l'aide d'une fonction mémoire d'expression.

$$y_p = \begin{array}{|c|} \hline y_p \\ \hline e.x_p \\ \hline \end{array} \quad \begin{array}{|c|} \hline \bar{e} \\ \hline x_p \\ \hline \end{array}$$

Sa fonction de transcodage  $Z_n = F(V_2, Y_n)$  est entièrement définie par les implications.

$$\begin{array}{l} V_2 = 0 \implies Z_n = 0 \\ V_2 = 1 \implies Z_n = Y_n \\ V_2 = 2 \implies Z_n = 0 \end{array}$$

Ceci nous donne la table de vérité itérative complète.

|           | e  | 1 | $\bar{y}_p$ | $Z_p$ |
|-----------|----|---|-------------|-------|
| $(V_2=0)$ | 0. | 0 | 0           | 0     |
|           | 1. | 0 | 1           | 0     |
| $(V_2=1)$ | 2. | 0 | 1           | 0     |
|           | 3. | 0 | 1           | 1     |
| $(V_2=2)$ | 4. | 1 | 0           | 0     |
|           | 5. | 1 | 0           | 1     |
| $(V_2=3)$ | 6. | 1 | 1           | 0     |
|           | 7. | 1 | 1           | 1     |

Combinaisons disponibles

En associant les combinaisons 3 et 7 nous obtenons.  $Z_p = 1.Y_p$ .  
Le système séquentiel ainsi, définit un registre qui conserve pour  $e=0$  la valeur binaire du vecteur " $X_n$ " enregistrée.

La variable "e" représente donc la commande de l'écriture dans le registre mémoire " $Y_n$ " de la valeur prise, au moment de l'opération d'écriture ( $e=1$ ) par le vecteur variable " $X_n$ ". Pour  $e=1$ , la variable binaire "1" entraîne  $Z_n=Y_n$ , la fonction  $Z_n$  prend alors la valeur de  $Y_n$ .

"1" : Commande la lecture du registre mémoire. (Fig. 5)

La sortie  $S_p, \bar{y}_p$  est égale à :

$$-107- \quad \left| \begin{array}{|c|} \hline \bar{e} \\ \hline \bar{x}_p \\ \hline \end{array} \right| \left| \begin{array}{|c|} \hline \bar{y}_p \\ \hline e.\bar{x}_p \\ \hline \end{array} \right| = \left| \begin{array}{|c|} \hline \bar{y}_p \\ \hline e.\bar{x}_p \\ \hline \end{array} \right| \left| \begin{array}{|c|} \hline \bar{e} \\ \hline \bar{x}_p \\ \hline \end{array} \right| = \bar{y}_p$$

L'opération se fera d'après le logigramme suivant : Fig. 5

16. MATRICES A MEMOIRES

L'association de plusieurs "mémoires" rend possible la constitution de matrices. considérons un système de q registres mémoires  $Yn^1, Yn^2, \dots, Yn^q$  associés aux transcodages.

$$\begin{aligned}
 Z_n^1 &= F_1 (V_2^1, Y_n^1) & 1 \leq k \leq q & & Z_n^k &= z_n^k, z_n^{k-1}, \dots, z_n^1, z_n^k \in E_0 \\
 Z_n^2 &= F_2 (V_2^2, Y_n^2) & & & & \\
 \dots & & & & & \\
 Z_n^k &= F_k (V_2^k, Y_n^k) & & & & V_2^k = e_k, l_k \\
 \dots & & & & & \\
 Z_n^q &= F_q (V_2^q, Y_n^q) & & & & Y_n^k = Y_n^k, Y_n^{k-1}, \dots, Y_n^1, y_j^k \in E_0
 \end{aligned}$$

Considérons d'autre part un vecteur de commande  $A_m = a_m, a_{m-1}, \dots, a_2, a_1$  dans lequel  $2^m = q$  Donnons nous également les 2 fonctions de décodage.

$$\begin{aligned}
 L_q &= \Delta_0 (A_m, \lambda) \text{ et } E_q = \Delta_1 (A_m, \xi) \text{ dans lesquelles} \\
 L_q &= l_q, l_{q-1}, \dots, l_2, l_1, l_k \in E_0 \text{ signal de lecture du registre d'indice } k \\
 E_q &= e_q, e_{q-1}, \dots, e_2, e_1, e_k \in E_0 \text{ signal d'écriture du registre d'indice } k
 \end{aligned}$$

La fonction de décodage  $L_q = \Delta_0 (A_m, \lambda)$  est définie de telle sorte que  $(A_m = A_m^k, \lambda = 1) \Rightarrow (l_k = 1 \text{ et } l_i = 0 \text{ pour } i \neq k)$

La fonction de décodage  $E_q = \Delta_1 (A_m, \xi)$  est définie de telle sorte que  $(A_m = A_m^k, \xi = 1) \Rightarrow (e_k = 1 \text{ et } e_i = 0 \text{ pour } i \neq k)$

Chaque registre d'indice  $k$

$$\text{telle que } (A_m = A_m^k, \xi = 1) \Rightarrow Y_n^k = F_k (V_2^k, X_n, Y_n) \text{ est une fonction reflexe telle que } Y_n^k = X_n$$

Donc il est possible d'inscrire dans le registre  $k$ , la valeur de "Xn" en faisant  $\xi = 1$

Posons enfin la fonction de transcodage.

$$\begin{aligned}
 S_n &= L_{q_n} (Z_n^1, Z_n^2, \dots, Z_n^k, \dots, Z_n^q) \\
 \text{telle que } (A_m = A_m^k, \lambda = 1) &\Rightarrow (S_n = Z_n^k)
 \end{aligned}$$

On peut tirer des conclusions intéressantes de l'étude du système séquentiel que nous avons défini, et que nous appellerons "matrice" mémoire".

- Lorsque la matrice est lue ( $\lambda=1$ )  
 $(\lambda=1, Am = Am^k) \quad (lk = 1, Zn^k = Yn^k, Sn = Zn^k)$ .
- A chaque valeur donnée du vecteur  $Am = Am^k$ , que nous appellerons vecteur adresse correspond donc une valeur et une seule du vecteur fonction  $Sn = Yn^k$  nous appellerons vecteur contenu le vecteur  $Yn^k$ .
- Lorsque la matrice est utilisée en écriture. ( $\xi = 1$ ).  
 $(\xi = 1, Am = Am^k) \implies (ek = 1, Yn^k = Xn)$ .
- Pour chaque valeur de  $Am = Am^k$ , le vecteur fonction  $Yn^k$  prend alors la valeur affichée à ce moment là par le vecteur variable  $Xn$ .
- Une matrice mémoire peut fournir selon un choix décidé au moment de l'écriture, toute fonction de transcodage  $Yn = F(Am)$  contenant un nombre total de points égal au nombre de registres ou d'adresses distinctes que sélectionne le vecteur variable "Am" et dont  $Yn$  contient un nombre de composantes égales à "n" fonctions "mémoires"

- Nous avons jusque ici considéré 2 types de mémoires.b

- \$ les mémoires élémentaires, qui permettent de garder trace d'un digit et qui, par suite seront très utilisées dans les circuits de commande pour indiquer que l'on doit, ou non, exécuter un ordre.
- \$ les registres, soit statiques, soit à glissement, qui permettent de loger un mot . Ce sont généralement des mémoires temporaires, auxiliaires directes de l'équipement de traitement.

Les mémoires possèdent un certain nombre de caractéristiques, en plus de leur capacité, qui définissent leurs possibilités d'utilisation.

- durée
- modalités d'écriture
- modalités de lecture
- temps d'accès
- mode d'adressage.

Pour trouver l'information stockée dans une mémoire, on utilise son adresse, c'est-à-dire l'information permettant d'identifier la position des cellules contenant les informations cherchées. On peut effectuer cette désignation au moyen de coordonnées, si la distribution spatiale des cellules rend celle-ci plus parlante. L'accès sera sélectif si la donnée du numéro d'ordre permet d'effectuer aussitôt la lecture (ou l'écriture) de la cellule ainsi désignée. Dans le cas de l'accès séquentiel, les informations sont logées à la suite les unes des autres et l'adresse peut-être vérifiée par un procédé de comptage, soit d'intervalles entre les blocs, soit de marques spéciales d'identification placées en tête des blocs d'information. Certaines informations peuvent-être formées de 2 parties : un argument et une fonction et il est possible d'effectuer une recherche amenant à l'identification de l'argument qui constitue l'adresse de la fonction correspondante : ce mode d'adressage est dit associatif.

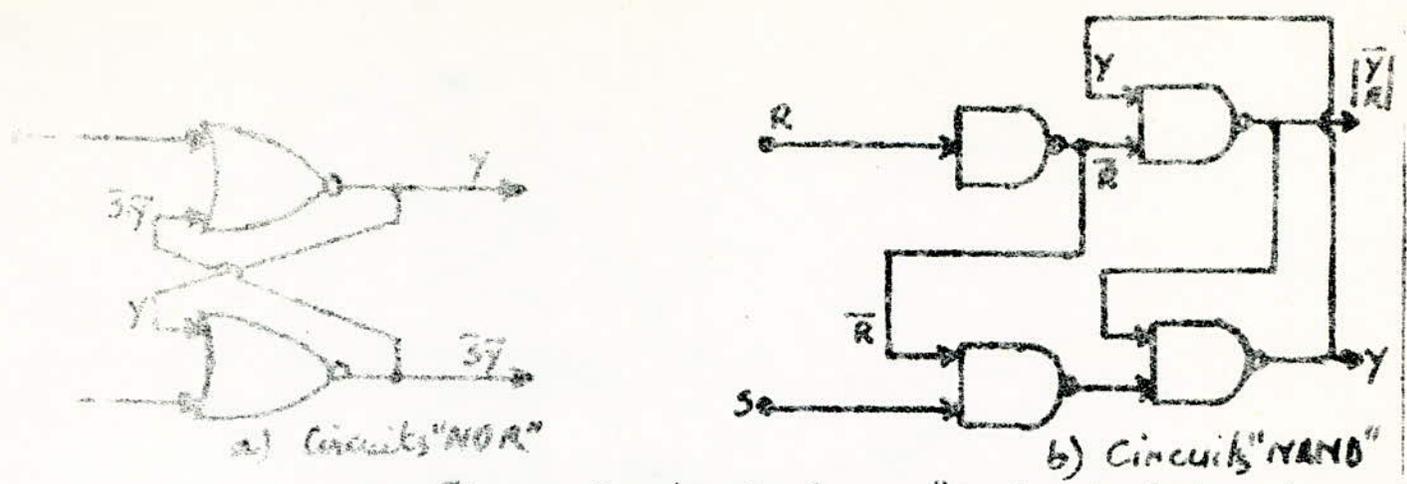


Fig 1 : fonctions "mémoires" à mise à zéro prioritaire

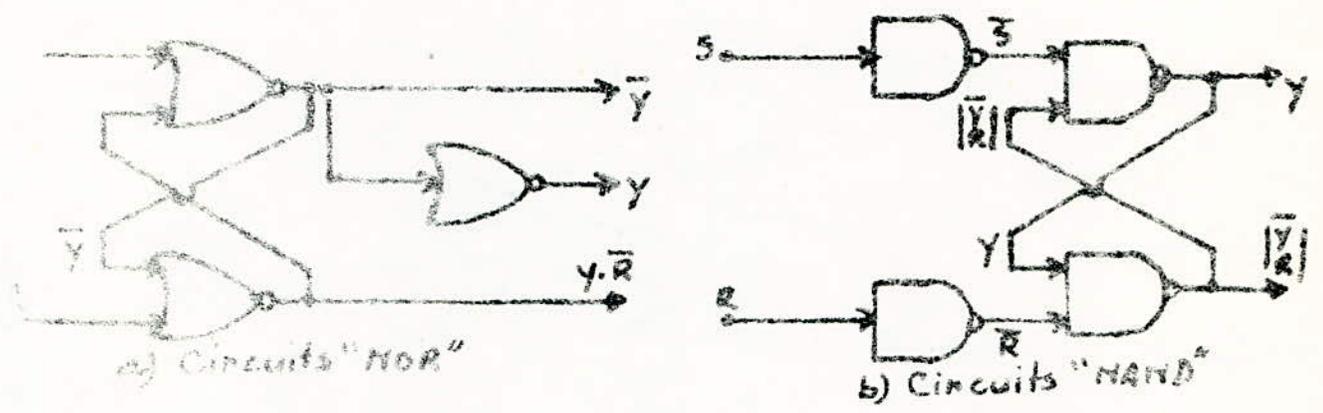


Fig 2 : fonctions "mémoires" à armement (ou 3) Prioritaire

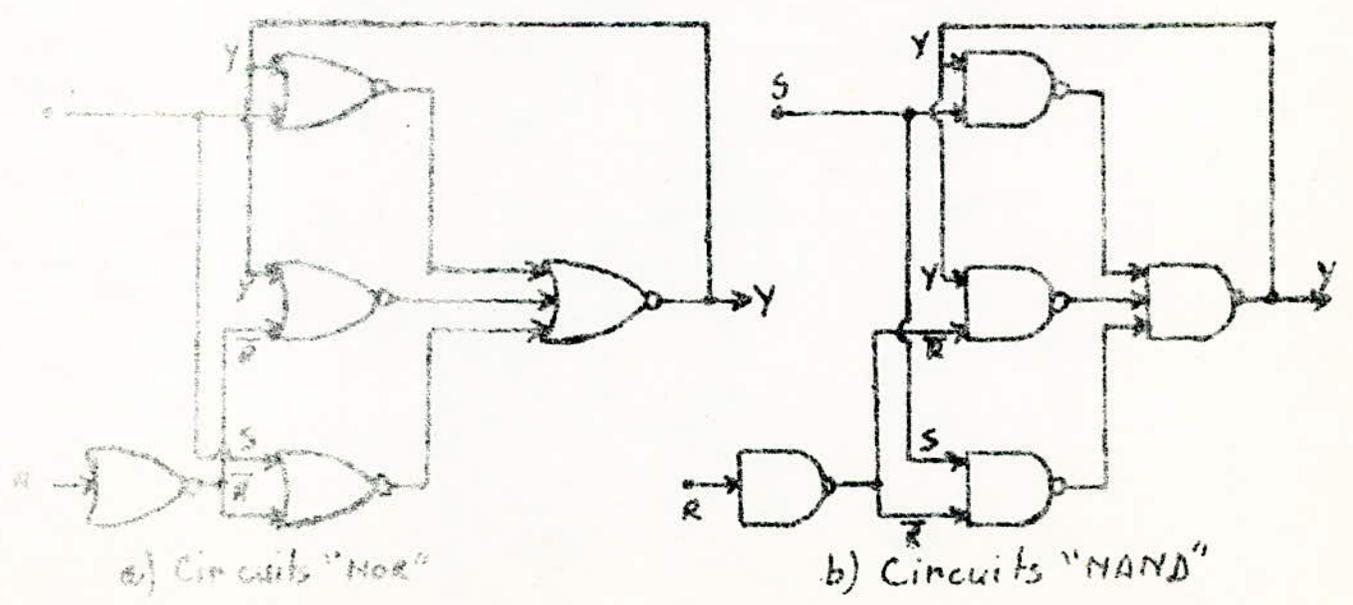


Fig 3 : Fonctions "Mémoires" Symétriques

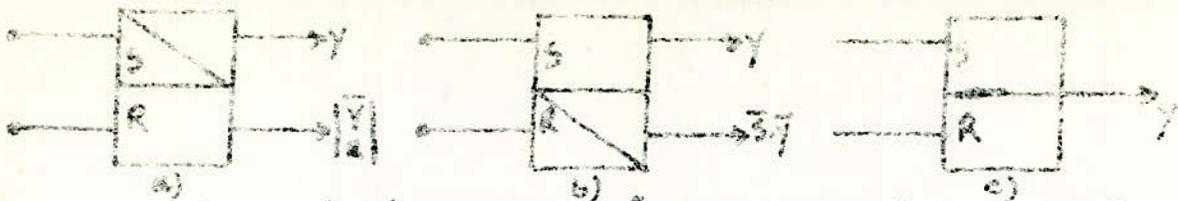


Fig. 4 : Fonctions "mémoires" a) à "S" prioritaire ; b) "R" prioritaire c) symétrique

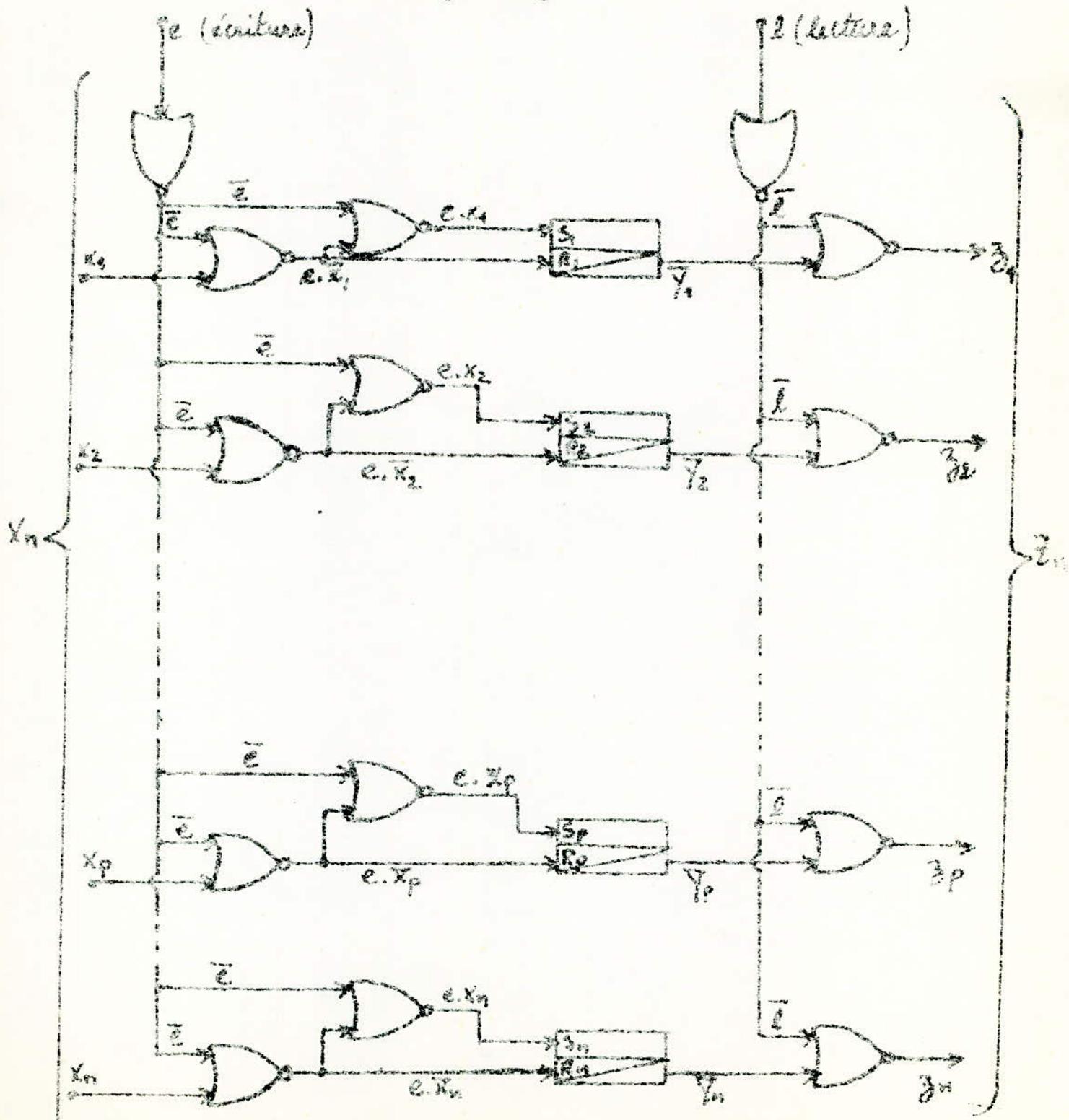


Fig. 5 : Schéma du registre mémoire réalisé à l'aide de Circuits "NOR"

## 2. LES FONCTIONS DIBINAIRES

- 21 DEFINITION
- 22 PROPRIETES
- 23 ECHELLES ASYNCHRONES
- 24 SYSTEMES DES EQUATIONS DES FONCTIONS
- 25 RECHERCHE DES EQUATIONS DES FONCTIONS DIBINAIRES
- 26 CARACTERISATION ET CHOIX DES FONCTIONS DIBINAIRES.

## 2 LES FONCTIONS BINAIRES

### 2.1 Préliminaires :

Ce sont des fonctions réflexes élémentaires définies à partir de graphes de quantités simples.

On considère pour cela la classe des fonctions réflexes  $Z' = f(Z, z)$  dont les vecteurs variables et fonction n'ont respectivement chacun qu'une seule composante binaire

$(Z, z)$

- Le graphe associé à  $Z = f(Z, z)$  ne peut comprendre que (4) points  $O, A, B, C$ , qui correspondent à :

$O : z = 0 ; Z = 0$        $B : z = 0 ; Z = 1$

$A : z = 1 ; Z = 1$        $C : z = 1 ; Z = 0$

Évidemment les états associés aux points situés sur une même verticale  $OB$  et  $CA$  ne sont pas des états consécutifs (La fonction réflexe ne peut changer spontanément) de valeur sans modification du vecteur de commande.

Définition : à partir du graphe.

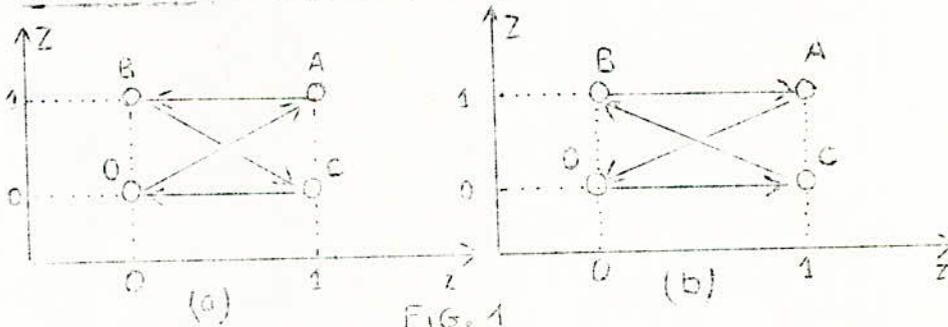


Schéma : Fonctions (a)  $Z = B(Z, z)$  fonction directe  
 (b)  $Z = Bi(Z, z)$  fonction inverse

La fonction qui correspond au parcours  $O, A, B, C$ , est appelée par définition fonction d'inaire directe et s'écrit  $Z = B(Z, z)$  celle qui correspond au parcours  $O, C, B, A$  est appelée fonction d'inaire inverse et s'écrit  $Z = Bi(Z, z)$

Intérêt : L'intérêt réside dans le fait que l'écriture mathématique adoptée admet implicitement que les problèmes pratiques, de commutation interne sont résolus, alors que les expressions binaires développées, ne peuvent en tenir compte puisque ces expressions ignorent dans leurs définitions

Les variations physiquement continues, obtenues en pratique; pour les variables et fonctions binaires, lors de leurs transitions  $0 \rightarrow 1$  ou  $1 \rightarrow 0$ .

## 22 Propriétés des fonctions dibinaires :

On peut changer le sens de parcours d'un groupe, transformer une fonction dibinaire directe, en fonction dibinaire inverse, ou vice versa en complétant la variable de commande " z "

$$\text{Donc } B(Z, \bar{z}) = B_i(Z, z) \quad ; \quad B_i(Z, \bar{z}) = B(Z, z)$$

Par contre la complémentation de la fonction "Z" ne change pas le sens de parcours, ce qui permet d'écrire également le groupe de relations.

$$B(\bar{Z}, z) = B(Z, z) \quad B_i(\bar{Z}, z) = B_i(Z, z)$$

\* Les fonctions dibinaires sont des DIVISEURS BINAIRES on peut en effet partant des graphes de définition, établir le diagramme.

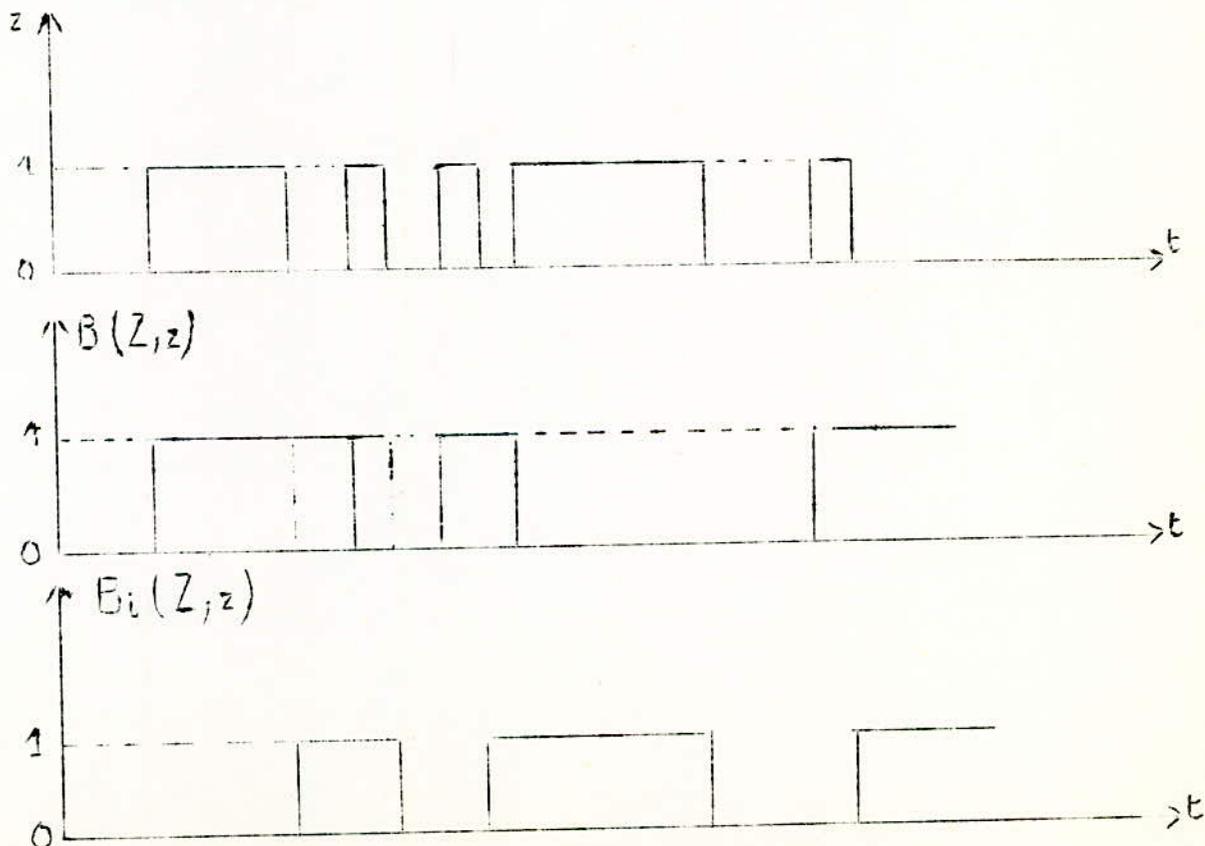


FIG.2

Nous constatons que lorsque la variable "z" change 2n fois de valeur, les fonctions binaires changent seulement "n" fois de valeur. Il faut noter que la fonction binaire directe change de valeur les transitions 0 → 1 de la variable de commande z, et que la fonction binaire inverse change de valeur pour les transitions 1 → 0 de z.

### 23. Echelles asynchrones :

La propriété de division par deux permet d'écrire immédiatement les équations d'une échelle de comptage ou de décomptage binaire "N" de poids  $2^N$ , et d'en établir la représentation graphique à partir des graphes de définition.

Dans le cas, où on utilise une variable horloge de commande "H" les équations d'une échelle de comptage binaire peuvent s'écrire sous forme itérative.

$$\begin{array}{ll}
 Q_1 = Bi(Q_1, H) & Q_1 = B(Q_1, H) \\
 Q_2 = Bi(Q_2, Q_1) & Q_2 = B(Q_2, \bar{Q}_1) \\
 \dots & \dots \\
 Q_N = Bi(Q_N, Q_{N-1}) & Q_N = B(Q_N, \bar{Q}_{N-1})
 \end{array}$$

De même les équations d'une échelle binaire de décomptage "N" peuvent revêtir les deux formes suivantes

$$\begin{array}{ll}
 Q_1 = B(Q_1, H) & Q_1 = Bi(Q_1, H) \\
 Q_2 = B(Q_2, Q_1) & Q_2 = Bi(Q_1, \bar{Q}_1) \\
 \dots & \dots \\
 Q_N = B(Q_N, Q_{N-1}) & Q_N = Bi(Q_N, Q_{N-1})
 \end{array}$$

(VOIR FIG. 3)

Dans ces cas particuliers, les échelles binaires de comptage et de décomptage sont d'ordre "3" et de poids "8".

Il est à noter que les circuits "Echelles" obtenus sont asynchrones, c'est-à-dire que le temps de fonctionnement est variable et dépend du nombre de bascules qui changent d'état lors d'une même commutation d'ensemble.

### 23.1 REMISE A ZERO DES ECHELLES ASYNCHRONES

Il est possible de calculer des échelles de comptage asynchrones dont les  $p_i$  ne sont plus des puissances de deux. Pour cela, il suffit de déterminer les fonctions binaires d'entrée qui entraînent la remise à zéro que l'on désire.

Dans le cas d'une échelle asynchrone constituée de fonctions binaires inverses, la forme itérative et paramétrique peut s'écrire :

$$Q_p = B_i(Q_p, z_p) \quad z_p =: Q_{p-1} \quad p = 1, 2, \dots, n$$

$Q_{p-1} = 1$  Constitue la condition normale de préparation de basculement pour une fonction dib inverse.

$Q_{p-1} = 0$  Constitue la condition normale de préparation de bascule pour une fonction dib directe.

Dans l'état qui précède immédiatement la remise à zéro il faut que toutes les fonctions d'entrée des fonctions conservent la même valeur qu'elles avaient auparavant

- Si  $Q_p = Q_{p-1}$  la fonction d'entrée sera  $z_p = Q_p - 1$
- Si  $Q_p = 1$  et  $Q_{p-1} = 0$  il faut mettre en facteur dual dans  $z_p$ , le produit associé à la combinaison de valeurs, qui précède la remise à zéro, des fonctions binaires  $Q_n, Q_{n-1}, \dots, Q_p, Q_e \ll p$

représente la 1<sup>ère</sup> fonction non nulle rencontrée après dans l'ordre inverse des indices.

dans le cas où toutes les fonctions sont nulles ; on met en facteur dual le produit correspondant par  $Q_n, Q_{n-1}, \dots, Q_1, Q_0$  et  $H$  dans l'état qui précède la remise à zéro.

- Si  $Q_p = 0$  et  $Q_{p-1} = 1$  Il faut mettre en facteur dans " $z_p$ " le produit associé à la combinaison de valeurs, précédant la remise à zéro, des fonctions d'indice supérieur à " $p$ "  $Q_n, Q_{n-1}, \dots, Q_{p+2}$

Remarque : Si l'échelle de comptage envisagée doit être constituée de fonctions binaires directes il suffit de choisir comme fonction d'entrée, les compléments de celles qui seraient calculées dans le cas d'utilisation des fonctions binaires inverses.

.../...

23.2 Exemple de calcul de la remise à zéro d'échelles asyn-  
chrones :

On se propose de déterminer une échelle de comptage asyn-  
chrone de poids "60".

- On écrit d'abord le dernier nombre binaire enregistré  
par l'échelle, avant la remise à zéro

$$\text{soit } 59_{10} = 111\ 011_2$$

- On choisit des fonctions dibinaires inverses  $Q_6, Q_5, Q_4, Q_3, Q_2, Q_1$  qui correspondent respectivement à cha-  
que chiffre binaire du nombre compte

$p$  : est un indice qui représente le poids du chiffre  
associé.

- Nous constatons qu'il n'existe dans l'état précédant la  
remise à zéro que 2 fonctions binaires telles que  $Q_p \neq Q_{p-1}$   
il s'agit de ( $Q_4=1, Q_3=0$ ) et de ( $Q_3=0, Q_2=1$ )

Dans tous les autres cas on a  $Q_p = Q_{p-1}$

Si nous appelons  $z_6, z_5, z_4, z_3, z_2, z_1$  les fonctions d'entrées  
respectives des fonctions dibinaires inverses du même indice

$$z_4 = \frac{Q_3}{Q_6 \cdot Q_5 \cdot Q_4 \cdot Q_2} = \frac{Q_3}{Q_6 \cdot Q_5 \cdot Q_4 \cdot Q_2}$$

$$z_3 = Q_2 \frac{\bar{Q}_6}{\bar{Q}_5} \quad ; \quad z_6 = Q_5 \quad ; \quad z_2 = Q_1$$

- Dans ce cas les combinaisons disponibles ne permettent au-  
cune simplification et les équations de l'échelle asyn-  
chrone cherchée s'écrivent .

$$\begin{aligned} Q_1 &= B_i (Q_1, H) \\ Q_2 &= B_i (Q_2, Q_1) \\ Q_3 &= B_i (Q_3, z_3) \\ Q_4 &= B_i (Q_4, z_4) \\ Q_5 &= B_i (Q_5, Q_4) \\ Q_6 &= B_i (Q_6, Q_5) \end{aligned}$$

$$z_3 = Q_2 \frac{\bar{Q}_6}{\bar{Q}_5} \frac{\bar{Q}_4}{Q_4}$$

$$z_4 = \frac{Q_3}{Q_6 \cdot Q_5 \cdot Q_4 \cdot Q_2}$$

### 23.3 CALCUL D'UNE DECADE DE COMPTAGE ASYNCHRONE EN DCB

Pour une échelle qui compte en CODE DCB. L'état qui précède la remise à zéro correspond à  $9_{10} = 1001_2$

- On appellera successivement  $Q_4, Q_3, Q_2, Q_1$  les quatre fonctions d'binaires associées respectivement à chaque chiffre binaire selon un poids.
- On constate qu'il existe deux fonctions pour les quelles  $Q_p \neq Q_p - 1$  qui sont ( $Q_4 = 1, Q_3 = 0$ ) et ( $Q_2 = 0, Q_1 = 1$ )
- Pour pouvoir simplifier les fonctions d'entrée, on établit une table de vérité réduite qui fait apparaître la combinaison de comptage avant la remise à zéro ainsi que les combinaisons disponibles qui suivent dans l'ordre binaire.

|    | $Q_4$ | $Q_3$ | $Q_2$ | $Q_1$ |                                |
|----|-------|-------|-------|-------|--------------------------------|
| 9  | 1     | 0     | 0     | 1     | Dernière combinaison utilisée. |
| 10 | 1     | 0     | 1     | 0     |                                |
| 11 | 1     | 0     | 1     | 1     | Combinaisons disponibles       |
| 12 | 1     | 1     | 0     | 0     |                                |
| 13 | 1     | 1     | 0     | 1     |                                |
| 14 | 1     | 1     | 1     | 0     |                                |
| 15 | 1     | 1     | 1     | 1     |                                |

- Détermination de la fonction d'entrée "z4" de  $Q_4$

$$z_4 = \overline{Q_4} \cdot \overline{Q_3} \cdot \overline{Q_2} \cdot Q_1$$

Mais en associant à la combinaison "9" les combinaisons 11, 13, et 15 on constate que ce produit peut se simplifier et s'écrire

- Détermination de la fonction d'entrée "z<sub>2</sub>" de Q<sub>2</sub>  
Il faut normalement mettre en facteur le produit

Dans le cas où on utilise, des fonctions dibinaires, inverses les équations peuvent s'écrire

$$\begin{array}{lll}
 Q_1 = B_i(Q_1, H') & Q_3 = B_i(Q_3, \bar{Q}_2) & z_2 = Q_1 \cdot \bar{Q}_4 \\
 Q_2 = B_i(Q_2, z_2) & Q_4 = B_i(Q_4, z_4) & z_4 = \left| \begin{array}{l} Q_3 \\ Q_4 \cdot Q_1 \end{array} \right|
 \end{array}$$

- Si nous avons utilisé des fonctions dibinaires directes, nous obtenons pour la même échelle.

$$\begin{array}{lll}
 Q_1 = B(Q_1, H') & Q_3 = B(Q_3, \bar{Q}_2) & z'_2 = \left| \begin{array}{l} \bar{Q}_1 \\ Q_4 \end{array} \right| \\
 Q_2 = B(Q_2, z'_2) & Q_4 = B(Q_4, z'_4) & z'_4 = \bar{Q}_3 \left| \begin{array}{l} \bar{Q}_4 \\ \bar{Q}_1 \end{array} \right|
 \end{array}$$

VOIR : FIG.5

REMARQUE :

Nous pouvons passer de l'un à l'autre de ces systèmes d'équations en posant :

$$H' = \bar{H} \quad z'_2 = \bar{z}_2 \quad z'_4 = \bar{z}_4$$

Toutes les méthodes habituelles de simplification des fonctions binaires sont utilisables pour la simplifications des fonctions d'entrée

Schémas correspondants à une fonction dibinaire

a = directe

b : inverse

FIG 4

## 24. SYSTEMES SYNCHRONISES

Les équations de circuits synchrones utilisant les fonctions dibinaires, nous donnent les tables de vérité ou des matrices de phases simples.

Nous savons que les fonctions dibinaires comprennent 4 états stables.

L'expérience montre que la totalité des états stables doivent apparaître dans des séquences successives si ces états sont internes.

On repère les états intermédiaires de préparation de basculement des fonctions dibinaires en plaçant le signe + immédiatement à droite de la valeur binaire prise effectivement par la fonction considérée .

EXEMPLE :

|                   | z | Z=B ( z, z     | Z=Bi(Z, z)     |                                                                                                                              |
|-------------------|---|----------------|----------------|------------------------------------------------------------------------------------------------------------------------------|
| Bouclage de cycle | 0 | 0 <sup>+</sup> | 0              | Cette table fait apparaître 4 états distincts qui sont successivement 0; 0 <sup>+</sup> , 1 <sup>+</sup> , et 1 <sup>+</sup> |
|                   | 1 | 1              | 0 <sup>+</sup> |                                                                                                                              |
|                   | 0 | 1 <sup>+</sup> | 1              |                                                                                                                              |
|                   | 1 | 0              | 1 <sup>+</sup> |                                                                                                                              |

Les fonctions  $B(Z, z)$  et  $Bi(Z, z)$  changent respectivement de valeur pour les transitions différentes "z". Les états de préparation de basculement repérés par "+" correspondent aux combinaisons qui précèdent immédiatement une commutation de la fonction, ce symbolisme nous permet d'établir les équations de circuits sequenttiels synchrones en utilisant des fonctions binaires.

- Si on utilise des fonctions dibinaires directes, les états de préparation de basculement correspondent aux zéros des fonctions combinatoires d'entrée.

On peut établir, pour chaque fonction dibinaire, en écrivant le produit des produits qui correspondent aux combinaisons dans lesquelles la valeur de la fonction dibinaire associée est suivie du signe + .

- Si on utilise des fonctions dibinaires inverses, les états de préparation de basculement correspondent aux 1 des fonctions d'entrée.

Ces fonctions s'établissent en écrivant le produit des produits correspondant aux combinaisons où le signe + suit la valeur de la fonction dibinaire associée.

## 24.1 SYSTEMES SYNCHRONES ET ASYNCHRONES

### 24.11 DEFINITION :

Un système séquentiel est dit synchrone quand il existe parmi les composantes du vecteur de commande, une variable binaire particulière appelée "Horloge" telle que tous les changements d'états du système, sans exception, se trouvent liés d'une façon synchrone aux transitions de cette variable "horloge".

Il en résulte qu'un système synchrone ne change d'état que lors des transitions "0 → 1" ou "1 → 0" de la variable horloge.

Nous avons différents types de circuits séquentiels synchrones.

- Ceux qui dépendent de plusieurs variables dont la variable "horloge"
- Ceux qui ne dépendent que de la seule variable "horloge"
- Ceux qui correspondent à un graphe comprenant un seul parcours polygonal fermé (cas des échelles-synchrones)
- Ceux qui admettent un graphe à parcours polygonaux multiples (cas des registres à glissement synchrones).

### 24.12 EXEMPLE Etude du cas d'un diviseur par trois de type synchrone :

- Ecrivons une table de vérité réduite, en utilisant par exemple :
- 2 fonctions dibinaires inverses  $Q_2 = B_i(Q_2, z_2)$ ,  $Q_1 = B_i(Q_1, z_n)$   
et en appelant "H" la variable horloge de commande.

|          | H | Q2             | Q1             |                         |
|----------|---|----------------|----------------|-------------------------|
| Bouclage | 0 | 1              | 0 <sup>+</sup> | Bouclage du cycle       |
|          | 1 | 0 <sup>+</sup> | 1 <sup>+</sup> |                         |
| dispo.   | 2 | 1 <sup>+</sup> | 0              |                         |
|          | 3 | 1              | 1              | Combinaison disponible. |

Les signes (+) sont placés systématiquement à droite des valeurs de Q<sub>2</sub> et Q<sub>1</sub>, avant chaque commutation.

Il s'agit de déterminer ensuite z<sub>1</sub> et z<sub>2</sub> en fonction de H, Q<sub>1</sub>, Q<sub>2</sub>.

Pour calculer "z<sub>1</sub>", il suffit d'établir, suivant la règle énoncée, le produit des produits correspondant aux deux combinaisons (0-1) pour lesquelles les valeurs de "Q<sub>1</sub>" sont suivies du signe + soit :

$$z_1 = \begin{vmatrix} H \cdot \bar{Q}_2 \cdot \bar{Q}_1 \\ H \cdot \bar{Q}_2 \cdot Q_1 \end{vmatrix} = H \cdot \bar{Q}_2$$

Pour calculer "z<sub>2</sub>", nous prendrons le produit des produits correspondant aux combinaisons (1.2) pour lesquelles les valeurs de "Q<sub>2</sub>" sont suivies du signe (+), mais en y associant la combinaison disponible "3", qui permet d'obtenir une expression plus simple.

$$z_2 = \begin{vmatrix} H \cdot \bar{Q}_2 \cdot Q_1 \\ H \cdot Q_2 \cdot Q_1 \\ H \cdot Q_2 \cdot \bar{Q}_1 \end{vmatrix} = H \begin{vmatrix} Q_1 \\ Q_2 \end{vmatrix}$$

Nous obtenons ainsi les équations cherchées :

$$\begin{aligned} Q_1 &= Bi(Q_1, z_1) & z_1 &= H \cdot \bar{Q}_2 \\ Q_2 &= Bi(Q_2, z_2) & z_2 &= H \begin{vmatrix} Q_1 \\ Q_2 \end{vmatrix} \end{aligned}$$

VOIRE FIG. 6

.../...

Pour calculer "z2", nous prendrons le produit des produits correspondant aux combinaisons (1-2) pour lesquelles les valeurs de "Q2" sont suivies du signe (+), mais en y associant la combinaison disponible "z", qui permet d'obtenir une expression plus simple.

$$z_2 = \begin{vmatrix} \bar{H} \cdot \bar{Q}_2 \cdot Q_1 \\ H \cdot Q_2 \cdot Q_1 \\ H \cdot Q_2 \cdot Q_1 \end{vmatrix} = H \begin{vmatrix} Q_1 \\ Q_2 \end{vmatrix}$$

Nous obtenons ainsi les équations cherchées :

$$\begin{aligned} Q_1 &= Bi(Q_1, z_1) & z_1 &= H \cdot \bar{Q}_2 \\ Q_2 &= Bi(Q_2, z_2) & z_2 &= H \begin{vmatrix} Q_1 \\ Q_2 \end{vmatrix} \end{aligned}$$

Ceci nous amène au schéma suivant : Fig. 6

24.13 APPLICATION : ETABLIR LES EQUATIONS D'UNE D'ECALDE DE COMP- TAGE SYNCHROME, EN CODE DE STIBITZ.

- Table de verite

Les états intermediaires de preparation de basculement des fonctions dibinaires seront reperés par le signe(+)

...../.....

| H | Q <sub>4</sub> | Q <sub>3</sub> | Q <sub>2</sub> | Q <sub>1</sub> | Code decimal |
|---|----------------|----------------|----------------|----------------|--------------|
| 1 | 0              | 0 <sup>+</sup> | 1 <sup>+</sup> | 1 <sup>+</sup> | 0            |
|   | 0              | 1              | 0              | 0 <sup>+</sup> | 1            |
|   | 0              | 1              | 0 <sup>+</sup> | 1 <sup>+</sup> | 2            |
|   | 0              | 1              | 1              | 0 <sup>+</sup> | 3            |
|   | 1              | 1 <sup>+</sup> | 1 <sup>+</sup> | 1 <sup>+</sup> | 4            |
|   | 1              | 0              | 0              | 0 <sup>+</sup> | 5            |
|   | 1              | 0              | 0 <sup>+</sup> | 1 <sup>+</sup> | 6            |
|   | 1              | 0              | 1              | 0 <sup>+</sup> | 7            |
|   | 1              | 0 <sup>+</sup> | 1 <sup>+</sup> | 1 <sup>+</sup> | 8            |
|   | 1 <sup>+</sup> | 1 <sup>+</sup> | 0 <sup>+</sup> | 0 <sup>+</sup> | 9            |
| 1 | 0              | 0              | 0              | 0              | 10           |
|   | 0              | 0              | 0              | 1              | 11           |
|   | 0              | 0              | 1              | 0              | 12           |
|   | 1              | 1              | 0              | 1              | 13           |
|   | 1              | 1              | 1              | 0              | 14           |
|   | 1              | 1              | 1              | 1              | 15           |

Nous designerons respectivement par  $z_1, z_2, z_3, z_4$  Les fonctions binaires d'entrée de  $Q_1, Q_2, Q_3$ , et  $Q_4$ .

Si l'on considère des fonctions dibinaires inverses, on doit faire correspondre aux états de préparation de basculement la valeur "1" de la variable horloge.

#### Etablissement des fonctions d'entrées $z_1, z_2, z_3, z_4$

- " $Q_1$ " est toujours en préparation de basculement pour  $H=1$ , on en déduit immédiatement  $z_1 = H$ .

- La fonction d'entrée  $z_2$  peut s'établir en associant les -  
 0 - 2 - 4 - 6 - 8 - 9 - 11 - 13 - 14 - 15 . combinaisons

.../...

$$z_2 = \begin{bmatrix} H \bar{Q}_4 \cdot \bar{Q}_3 \cdot Q_2 \cdot Q_1 \\ H \bar{Q}_4 \cdot Q_3 \cdot \bar{Q}_2 \cdot Q_1 \\ H \bar{Q}_4 \cdot Q_3 \cdot Q_2 \cdot Q_1 \\ H Q_4 \cdot \bar{Q}_3 \cdot \bar{Q}_2 \cdot Q_1 \\ H Q_4 \cdot \bar{Q}_3 \cdot Q_2 \cdot Q_1 \\ H Q_4 \cdot Q_3 \cdot \bar{Q}_2 \cdot Q_1 \\ H Q_4 \cdot Q_3 \cdot Q_2 \cdot Q_1 \\ H Q_4 \cdot Q_3 \cdot Q_2 \cdot Q_1 \\ H Q_4 \cdot Q_3 \cdot Q_2 \cdot \bar{Q}_1 \\ H Q_4 \cdot Q_3 \cdot Q_2 \cdot Q_1 \end{bmatrix} = \begin{bmatrix} H \cdot \bar{Q}_4 \cdot Q_3 \cdot Q_1 \\ H \cdot \bar{Q}_3 \cdot \bar{Q}_2 \cdot Q_1 \\ H \cdot Q_3 \cdot Q_2 \cdot Q_1 \\ H \cdot Q_4 \cdot Q_3 \cdot \bar{Q}_1 \\ H \cdot Q_4 \cdot Q_3 \cdot Q_2 \end{bmatrix} = H \begin{bmatrix} Q_1 \\ Q_4 \cdot Q_3 \end{bmatrix}$$

$$z_2 = \begin{bmatrix} Q_1 \\ \bar{Q}_4 \\ Q_2 \\ Q_3 \cdot \bar{Q}_2 \\ Q_4 \cdot Q_3 \end{bmatrix} = H \begin{bmatrix} Q_1 \cdot \bar{Q}_4 \cdot Q_3 \\ Q_2 \cdot \bar{Q}_3 \\ \bar{Q}_2 \\ Q_4 \cdot Q_3 \end{bmatrix} = H \begin{bmatrix} Q_1 \\ \bar{Q}_4 \\ 1 \\ Q_4 \cdot Q_3 \end{bmatrix} = H \begin{bmatrix} Q_1 \\ Q_4 \cdot Q_3 \end{bmatrix}$$

D'où  $z_2 = H \begin{bmatrix} Q_1 \\ Q_4 \cdot Q_3 \end{bmatrix}$

- La fonction d'entrée "z3" peut s'établir en associant les combinaisons 0-4-8-9-13-14-15

$$z_3 = \begin{bmatrix} H \cdot \bar{Q}_4 \cdot \bar{Q}_3 \cdot Q_2 \cdot Q_1 \\ H \cdot \bar{Q}_4 \cdot Q_3 \cdot Q_2 \cdot Q_1 \\ H \cdot Q_4 \cdot \bar{Q}_3 \cdot \bar{Q}_2 \cdot Q_1 \\ H \cdot Q_4 \cdot \bar{Q}_3 \cdot Q_2 \cdot Q_1 \\ H \cdot Q_4 \cdot Q_3 \cdot \bar{Q}_2 \cdot Q_1 \\ H \cdot Q_4 \cdot Q_3 \cdot Q_2 \cdot Q_1 \\ H \cdot Q_4 \cdot Q_3 \cdot Q_2 \cdot Q_1 \end{bmatrix} = H \begin{bmatrix} \bar{Q}_4 \cdot Q_3 \cdot Q_2 \cdot Q_1 \\ Q_4 \cdot \bar{Q}_3 \cdot Q_2 \cdot Q_1 \\ Q_4 \cdot Q_3 \cdot Q_2 \\ Q_4 \cdot Q_3 \cdot Q_2 \end{bmatrix} = H \begin{bmatrix} Q_3 \cdot Q_2 \cdot Q_1 \\ \bar{Q}_3 \cdot Q_2 \cdot Q_1 \\ Q_4 \cdot Q_3 \end{bmatrix}$$

$$z_3 = H \begin{bmatrix} Q_2 \cdot Q_1 \\ Q_4 \cdot Q_3 \end{bmatrix}$$

.../...

La fonction d'entrée "z4" peut s'établir en associant les combinaisons 4-9-13-14-15

$$z_4 = \begin{vmatrix} H.\bar{Q}_4.Q_3.Q_2.Q_1 \\ H.Q_4.Q_3.\bar{Q}_2.\bar{Q}_1 \\ H.Q_4.Q_3.\bar{Q}_2.Q_1 \\ H.Q_4.Q_3.Q_2.\bar{Q}_1 \\ H.Q_4.Q_3.Q_2.Q_1 \end{vmatrix} = H \begin{vmatrix} Q_4.Q_3 \\ Q_3.Q_2.Q_1 \end{vmatrix} = H \begin{vmatrix} Q_3.Q_4 \\ Q_3.Q_2.Q_1 \end{vmatrix} = H.Q_3 \begin{vmatrix} Q_4 \\ Q_2.Q_1 \end{vmatrix}$$

$$\text{Soit } z_4 = H.Q_3 \begin{vmatrix} Q_1.Q_2 \\ Q_3.Q_4 \end{vmatrix}$$

Logigramme : VOIRE FIG. 7

Les équations obtenues s'écrivent pas après simplification

$$Q_1 = Bi(Q_1, z_1) \quad z_1 = H$$

$$Q_2 = Bi(Q_2, z_2) \quad z_2 = H \begin{vmatrix} Q_1 \\ Q_3.Q_4 \end{vmatrix}$$

$$Q_3 = Bi(Q_3, z_3) \quad z_3 = H \begin{vmatrix} Q_1.Q_2 \\ Q_3.Q_4 \end{vmatrix}$$

$$Q_4 = Bi(Q_4, z_4) \quad z_4 = H.Q_3 \begin{vmatrix} Q_1.Q_2 \\ Q_4 \end{vmatrix} \quad \dots/\dots$$

24.14 REGISTRES A GLISSEMENT CONSIDERES COMME FONCTIONS SEQUENTIELS

SYNCHRONES

Il ya lieu d'accorder une attention particulière aux registres à glissement, dans la mesure où ceux-ci constituent un groupe intéressant de fonctions synchrones.

Considérons par exemple un registre composé de "n" chiffres associés aux "n" valeurs binaires prises par "n" fonctions dibinaires inverses.

Imposons à chacune de ces fonctions de prendre à chaque transition  $1 \rightarrow 0$  de la variable horloge "H", la valeur de la fonction dibinaire précédente dans l'ordre des indices.

Ces considérations permettent d'écrire la table de verite opérative suivante.

| H | $Q_{p-1}$ | $Q_p$ |
|---|-----------|-------|
| 1 | 0         | $0^+$ |
| 1 | 0         | $1^+$ |

On peut établir la relation de recurrence

$$Q_p = B_i(Q_p, z_p) \text{ avec } z_p = H \left| \begin{array}{c} Q_p \cdot Q_{p-1} \\ Q_{p-1} \cdot Q_p \end{array} \right| = H \left| \begin{array}{c} Q_p \\ Q_{p-1} \end{array} \right| \left| \begin{array}{c} \overline{Q_p} \cdot 1 \\ \overline{Q_p} \end{array} \right|$$

Conclusion :

Dans un registre à glissement, chaque fonction d'entrée "z<sub>p</sub>" comprend donc la fonction dibinaire correspondante "Q<sub>p</sub>" elle même. Cette fonction d'entrée particulière caractérise en pratique, lorsque les liaisons Q<sub>p</sub> et Q<sub>p</sub> sont réalisés dans les circuits eux-mêmes.

Un type de fonctionnement dit "J.K. flip.flop"

...../.....

Les équations s'écrivent :

$$Q = B_i(Q, z) \quad z = H \begin{vmatrix} Q & K \\ J & Q \end{vmatrix} = H \begin{vmatrix} Q.K \\ J.\bar{Q} \end{vmatrix}$$

Ou encore

$$Q = B(Q, z) = z = \begin{vmatrix} H \\ J.\bar{Q} \\ Q.\bar{K} \end{vmatrix} = \begin{vmatrix} H & H \\ J & \bar{Q} \\ Q & \bar{K} \end{vmatrix}$$

## 25 RECHERCHE DES EQUATIONS CORRESPONDANT PARTIELLEMENT AUX FONCTIONS DIBINAIRES

On se propose d'établir les équations correspondant aux fonctions dibinaires. Pour établir une table de vérité qui nous donne la fonction dibinaire directe et la fonction dibinaire inverse.

1°) Table de vérité de la fonction dibinaire directe.

|   | z | $\bar{z}$ | z |    |
|---|---|-----------|---|----|
| → | 0 | 0         | 0 | St |
|   | 1 | 0         | 1 | Co |
|   | 1 | 1         | 1 | St |
|   | 0 | 1         | 1 | St |
|   | 1 | 1         | 0 | Co |
|   | 1 | 0         | 0 | St |

Mais dans une fonction réflexe en général,  $Y_p = f(Y_p, x_n)$ , il est nécessaire, comme nous l'avons déjà vu, que le nombre "N", somme des états stables et des états de commutation, soit tel que  $N \leq 2^{n+p}$

Si cette condition n'est pas vérifiée, il faut alors ajouter "k" fonctions supplémentaires de telle manière que :

$$N' = N + 2k \leq 2^{n+p+k}$$

Le nombre total des états augmente en effet, au moins de 2 états de commutation ( $0 \rightarrow 1$ ) et ( $1 \rightarrow 0$ ) pour chaque fonction supplémentaire ajoutée.

Pour représenter "N" états, il faut donc un nombre d'éléments binaires "n+p+k" tel que l'on ait au moins "N" =  $2^{n+p+k}$ .

Dans le cas des fonctions dibinaires, la condition n'est pas vérifiée que si nous ajoutons une fonction binaire supplémentaire "y" (y : fonction dibinaire inverse)

2°) Table de vérité de la fonction dibinaire complète

| z | Z | Y | Z | Y |      |
|---|---|---|---|---|------|
| 0 | 0 | 0 | 0 | 0 | St ← |
| 1 | 0 | 0 | 1 | 0 | Co   |
| 1 | 1 | 0 | 1 | 0 | St   |
| 0 | 1 | 0 | 1 | 1 | Co   |
| 0 | 1 | 1 | 1 | 1 | St   |
| 1 | 1 | 1 | 0 | 1 | Co   |
| 1 | 0 | 1 | 0 | 1 | St   |
| 0 | 0 | 1 | 0 | 0 | Co   |

bouclage  
de  
cycle

La condition N  $2^{n+p}$  est vérifiée ( $8=2^3$ ), et les fonctions Z et Y peuvent être immédiatement tirés de cette table de vérité.

$$z = \begin{vmatrix} z & \bar{z} & \bar{z} & z \\ Z & \bar{Z} & Z & Z \\ Y & \bar{Y} & \bar{Y} & \bar{Y} \end{vmatrix} = \begin{vmatrix} z & \bar{z} \\ Z & \bar{Y} \end{vmatrix}$$

$$y = \begin{vmatrix} z & \bar{z} & \bar{z} & z \\ Z & Z & \bar{Z} & Z \\ Y & Y & Y & \bar{Y} \end{vmatrix} = \begin{vmatrix} z & \bar{z} \\ Z & Y \end{vmatrix}$$

- Ecriture de la fonction sous forme maillée :

.../...

$$\begin{array}{l} z \\ Z \end{array} \left| \begin{array}{l} \bar{z} \\ \bar{y} \end{array} \right| - = Z = B(Z, z)$$

$$\left| \begin{array}{l} \bar{z} \\ y \end{array} \right| - = Y = B_i(Y, z)$$

- Conclusion : De nombreux schémas peuvent être établis à partir de ces équations, mais aucun ne donnera satisfaction en pratique, si les problèmes posés par les Aléas de commutation ne sont pas résolus. Il s'agit des aléas de continuité (dus aux commutations théoriquement simultanées des 2 formes  $z$  et  $\bar{z}$ ), et des aléas de simultanéité dus aux commutations des fonctions et de la qui, en principe, se produisent au même instant. Ces problèmes de simultanéité, ne sont résolus qu'à la condition d'introduire des retards de propagation, des différenciations dans les signaux transmis ou des seuils de non linéarité, compatibles avec le fonctionnement désiré ou point de vue algébrique, on peut en principe écrire les équations partielles "Z" et "Y" d'une fonction "dibinaire" sous forme développée, selon les cas à la technologie que l'on envisage d'utiliser.

On peut écrire :  $Z = \begin{array}{|l} \bar{z}.z. \\ z.\bar{y}. \end{array}$        $\bar{Y} = \begin{array}{|l} \bar{z} \\ z.\bar{y} \end{array}$

Et réaliser la bascule à l'aide de six portes "ON;"

Schéma VOIRE . FIG. 8

Nous pouvons également écrire les équations :

$$Z = \begin{array}{|c|} \hline z \\ \hline Z \\ \hline \end{array} \begin{array}{|c|} \hline \bar{z} \\ \hline z.\bar{y} \\ \hline \end{array} \qquad Y = \begin{array}{|c|} \hline z \\ \hline Z \\ \hline \end{array} \begin{array}{|c|} \hline \bar{z} \\ \hline y \\ \hline \end{array}$$

Et le réaliser à le circuit à l'aide de six portes "NI"

- Ces circuits, au total, six aléas de commutation. (dont 4 ne peuvent être éliminés par des moyens algébriques).

- ELIMINATION DE CERTAINS TYPES D'ALEAS

biformes

En multipliant chacune des 2 fonctions "Z" et "Y" carrées en "z" par leur consensus dual respectif, nous pourrons éliminer les ALEAS DE CONTINUITÉ.

Dans le cas où l'on envisage la réalisation à l'aide de circuits "NI"

Nous obtenons alors : Pour Z et Y

$$Z = \begin{array}{|c|} \hline z \\ \hline z \\ \hline \end{array} \begin{array}{|c|} \hline \bar{z} \\ \hline \bar{y} \\ \hline \end{array} = \begin{array}{|c|} \hline z \\ \hline z \\ \hline \end{array} \begin{array}{|c|} \hline \bar{z} \\ \hline \bar{y} \\ \hline \end{array} \begin{array}{|c|} \hline z \\ \hline y \\ \hline \end{array} = \begin{array}{|c|} \hline z \\ \hline z.\bar{y} \\ \hline \end{array} \begin{array}{|c|} \hline \bar{z} \\ \hline \bar{y} \\ \hline \end{array}$$

$$Y = \begin{array}{|c|} \hline y \\ \hline \bar{z} \\ \hline \end{array} \begin{array}{|c|} \hline z \\ \hline Z \\ \hline \end{array} = \begin{array}{|c|} \hline y \\ \hline \bar{z} \\ \hline \end{array} \begin{array}{|c|} \hline z \\ \hline Z \\ \hline \end{array} \begin{array}{|c|} \hline y \\ \hline Z \\ \hline \end{array} = \begin{array}{|c|} \hline y \\ \hline \bar{z}.Z \\ \hline \end{array} \begin{array}{|c|} \hline z \\ \hline Z \\ \hline \end{array}$$

Nous pouvons alors écrire "Z" et "Y" sous de fonctions memoires.

$$Z = \begin{array}{|c|} \hline Z \\ \hline S_1 \\ \hline \end{array} \begin{array}{|c|} \hline \bar{R}_1 \\ \hline \end{array} \qquad S_1 = z.\bar{y} \quad ; \quad R_1 = z.y$$

$$Y = \begin{array}{|c|} \hline Y \\ \hline S_2 \\ \hline \end{array} \begin{array}{|c|} \hline \bar{R}_2 \\ \hline \end{array} \qquad S_2 = \bar{z}.Z \qquad R_2 = \bar{z}.\bar{Z}$$

L'intrêt de cette forme résulte du fait que dans ce cas les 2 sorties de chacune des fonctions memoires sont complémentaires.

$$\bar{S}_1 \cdot \bar{Z} = \left| \begin{array}{c} \bar{z} \\ y \end{array} \right| \cdot \left| \begin{array}{c} z \\ \bar{z} \end{array} \right| \left| \begin{array}{c} \bar{z} \\ y \end{array} \right| = \left| \begin{array}{c} z \\ \bar{z} \end{array} \right| \left| \begin{array}{c} \bar{z} \\ y \end{array} \right| = \bar{z}$$

et

$$\bar{S}_2 \cdot \bar{Y} = \left| \begin{array}{c} z \\ \bar{z} \end{array} \right| \left| \begin{array}{c} \bar{z} \\ \bar{y} \end{array} \right| \left| \begin{array}{c} z \\ \bar{z} \end{array} \right| = \left| \begin{array}{c} \bar{z} \\ \bar{y} \end{array} \right| \left| \begin{array}{c} z \\ \bar{z} \end{array} \right| = \bar{y}$$

Ceci nous permet d'établir le schéma symétrique.

VOIRE FIG. 9

Le schéma précédent correspond à un type de Bascule que l'on appelle Bascule "Maitre esclave". La fonction Z est considérée comme maître, et la fonction Y est l'esclave.

En fait "Z" correspond au Bistable de sortie d'une fonction dibinaire directe l'autre "Y" est le bistable de sortie d'une fonction dibinaire inverse.

Il subsiste encore dans le circuit 4 Aléas de simultanéité qui peuvent être éliminés par une condition particulière et simple concernant la distribution des seuils de commutation ramenés à l'entrée.

Les propriétés des fonctions dibinaires, rigoureusement définies par les graphes séquentiels ne sont pas en définitive, complètement décrites par les équations binaires qui sont sensées leur correspondre.

## 26 CARACTERISATION ET CHOIX DES FONCTIONS DIBINAIRES

### Dans un système

#### 26.1 Théorème :

La condition nécessaire et suffisante pour qu'une fonction  $Q(x_n) \in E01$  ( $x_n$  : vecteur variable) puisse être représentée par une fonction dibinaire, et qu'il existe au moins un groupe " $C_3$ " de combinaisons, non consécutives, des variables  $x_n = x_n, x_{n-1}, \dots, x_2, x_1$  tel que l'une de ces combinaisons, lorsqu'elle se produit assure la transition ( $Q \longrightarrow \bar{Q}$ )

C'est à dire que si  $Q=0$ , l'apparition de la combinaison

$$x_n^0 \in C_3 \xrightarrow{Q=0} 1 \quad \text{Si } Q = 1 \quad (x_n^1 \xrightarrow{x_n^0} \xrightarrow{\quad})$$

$$(Q = 1 \xrightarrow{0}) \quad \text{avec } x_n^0 \in C_3 \quad \text{et } x_n^1 \notin C_3.$$

- La condition est nécessaire :

Supposons que la fonction  $Q(x_n)$  soit une fonction dibinaire  $Q = B(Q, z)$  [ qui est identique à  $Q = Bi(Q, \bar{z})$

$$z^1 = \bar{z} ]$$

selon l'hypothèse de départ  $z = z(x_n)$  est une fonction binaire car  $z \in E01$ , si nous considérons le groupe " $C_3$ " des différentes valeurs du vecteur variable " $x_n$ " qui donnent à " $z$ " la valeur unite et si de plus, ces valeurs ne sont pas consécutives alors les valeurs qui les précèdent immédiatement dans l'ordre des séquences donnent à " $z$ " la valeur 0, ce qui met la fonction dibinaire " $Q$ " en préparation de basculement et assure la transition ( $Q \longrightarrow \bar{Q}$ ) lorsque l'une des combinaisons ( $x_n^0 \in C_3$ ) se manifeste.

- La condition est suffisante :

Supposons qu'il existe un groupe " $C_3$ " de valeur non consécutives du vecteur variable " $x_n$ " qui entraînent pour une fonction  $Q \in E01$ , lorsqu'elles apparaissent, les transitions ( $Q \longrightarrow \bar{Q}$ ).

Nous pouvons établir la fonction  $z \in E01$  produit des produits qui correspondent aux différentes combinaisons du groupe " $C_3$ "

Pour toute valeur; l'appartenant pas à " $C_3$ ",  $z = 0$  et la fonction dibinaire  $Z = B(Z, z)$  est en préparation de basculement L'apparition d'une transition ( $x_n^1 \xrightarrow{x_n^0}, x_n^0 \in C_3, x_n^1 \notin C_3$

$C_3$  assure donc la transition ( $Z \longrightarrow \bar{Z}$ ) lorsque ces combinaisons ne sont pas consécutives. Nous pouvons donc écrire  $Q = Z$  et par suite

$$Q = B(Q, z) \quad z = |C_3| \quad \text{ou } Q = Bi(Q, z'), \quad z' = |\bar{C}_3|$$

## 26.2 CAS GENERAL D'ETABLISSEMENT DES FONCTIONS ET UTILITE DES FONCTIONS "R, S, z".

Il est très important, dans le cas général, d'analyser les solutions possibles lorsque sont réunies à la fois, pour une même fonction binaire reflexe ; les conditions qui caractérisent les fonctions mémoires et celles qui distinguent les fonctions dibinaires.

Supposons qu'il existe une fonction binaire  $Q \in \{0,1\}$ , et 4 groupes distincts des valeurs du vecteur variable "Xn" tels que l'on puisse écrire.

$$(C_0) \implies (Q=0)$$

$$(C_1) \implies (Q=1)$$

$$(C_2) \implies (Q=Q, \forall Q)$$

$$(C_3) \implies (Q \rightarrow \bar{Q})$$

Si 2 valeurs quelconque du vecteur "Xn" appartenant au groupe C3 ne sont pas jamais consécutives dans l'ordre chronologique prévu pour le fonctionnement, la fonction "Q" peut alors, dans tous les cas envisagés, être représentée par une fonction dibinaire "R-S-z" dans laquelle les actions de "R" et "S" devront être prioritaires sur celles de l'entrée "z"

$$Q = B(Q, R, S, z) \quad \text{ou} \quad Q = B_i(Q, \bar{R}, \bar{S}, \bar{z})$$

avec

$$z = |C_3|, \quad R = |C_0|, \quad \text{et} \quad S = |C_1|$$

$|C_0|$ ,  $|C_1|$  et  $|C_3|$  représentent symboliquement les produits de produits qui donnent respectivement à "R", "S", et "z", la valeur unite, pour les combinaisons de valeurs de "Xn" correspondant à chacun des groupes "C0", "C1", "C3"

### Cas particulier :

Si les valeurs du vecteur variable "Xn" qui appartiennent à "C0" et "C1" sont non seulement distinctes, mais ne sont pas l'ordre chronologique du fonctionnement envisagé consécutives aux valeurs de "Xn" qui appartiennent à "C3"

Nous pouvons grouper "C0", "C1", et "C3" dans une même implication en écrivant .

$$\left\{ \begin{array}{l} |C_0| = 1 ; Q = 1 \\ |C_1| = 1 ; Q = 0 \\ |C_3| = 1 \\ |C_2| = 1 \implies (Q = Q ; \forall Q) \end{array} \right\} \quad (Q \rightarrow \bar{Q})$$

Nous pouvons alors utiliser des binaires dont les éléments d'entrée, sont finalement, des Bascules J.K  
 ceux

$$Q = B(Q, z) \quad \text{avec } z = \begin{array}{c|c} & C_3 \\ \hline Q & C_0 \\ \hline \bar{Q} & C_1 \end{array}$$

Ou bien :

$$Q = Bi(Q, \bar{z}) \quad \text{avec } \bar{z} = \begin{array}{c|c} & \bar{C}_3 \\ \hline \bar{Q} & Q \\ \hline \bar{C}_0 & \bar{C}_1 \end{array}$$

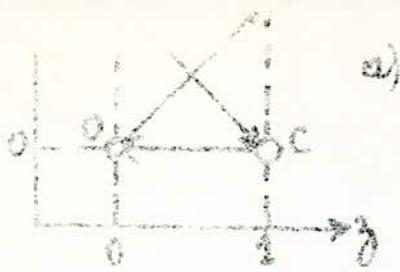


Fig. 1: Fonctions dibinaires : a)  $Z = B(Z, z)$ : fonction directe  
 b)  $Z = Bi(Z, z)$ : fonction inverse

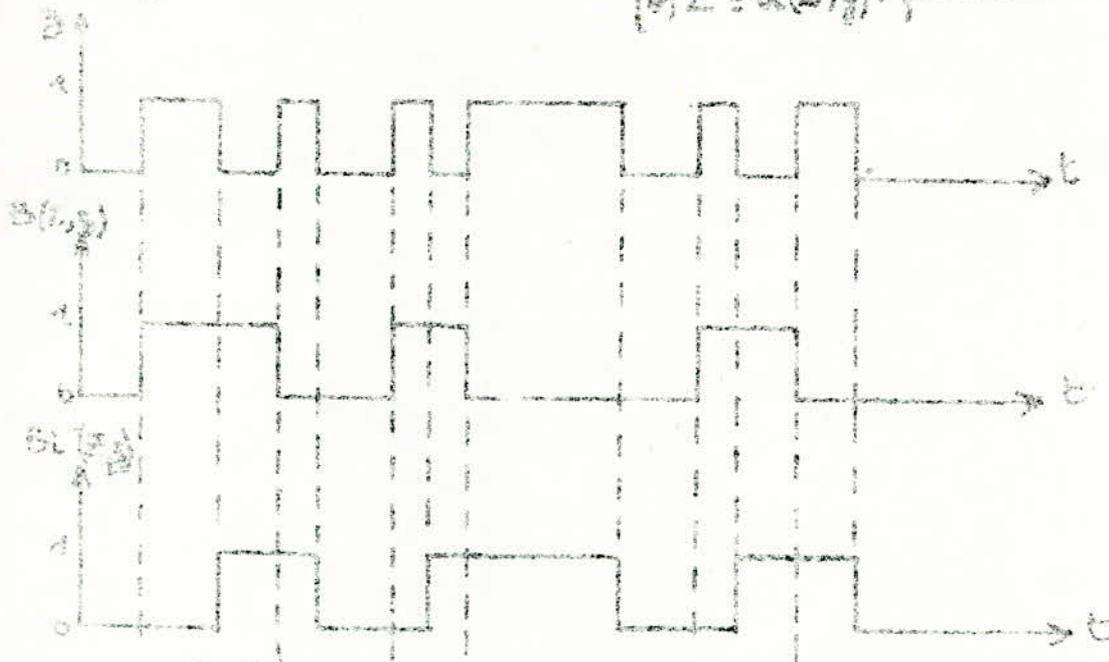


Fig. 2

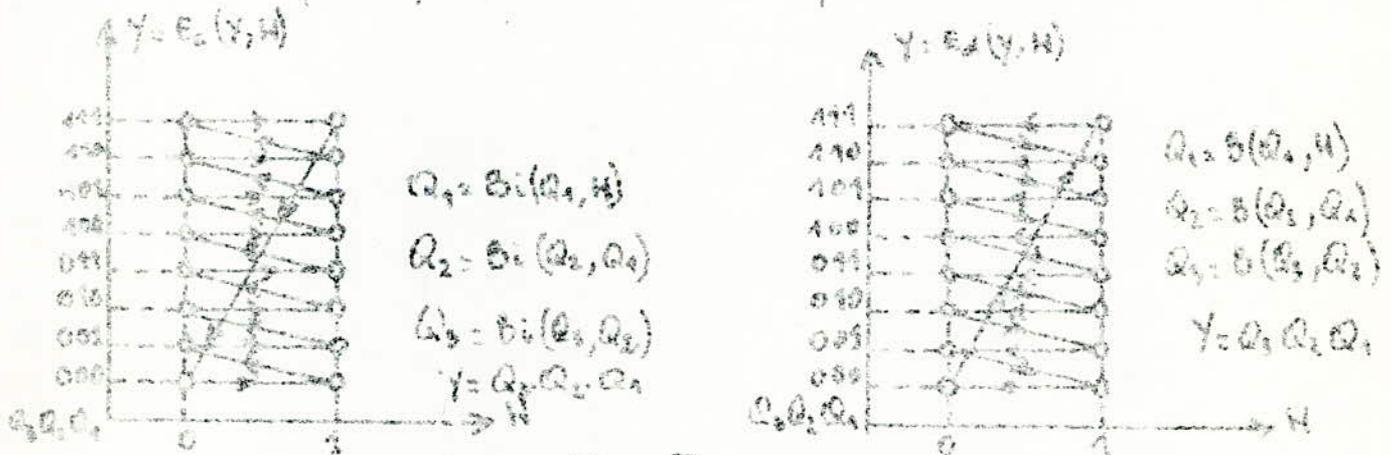


Fig. 3



Fig. 4: Schémas correspondants à une fonction dibinaire : a) directe  
 b) inverse

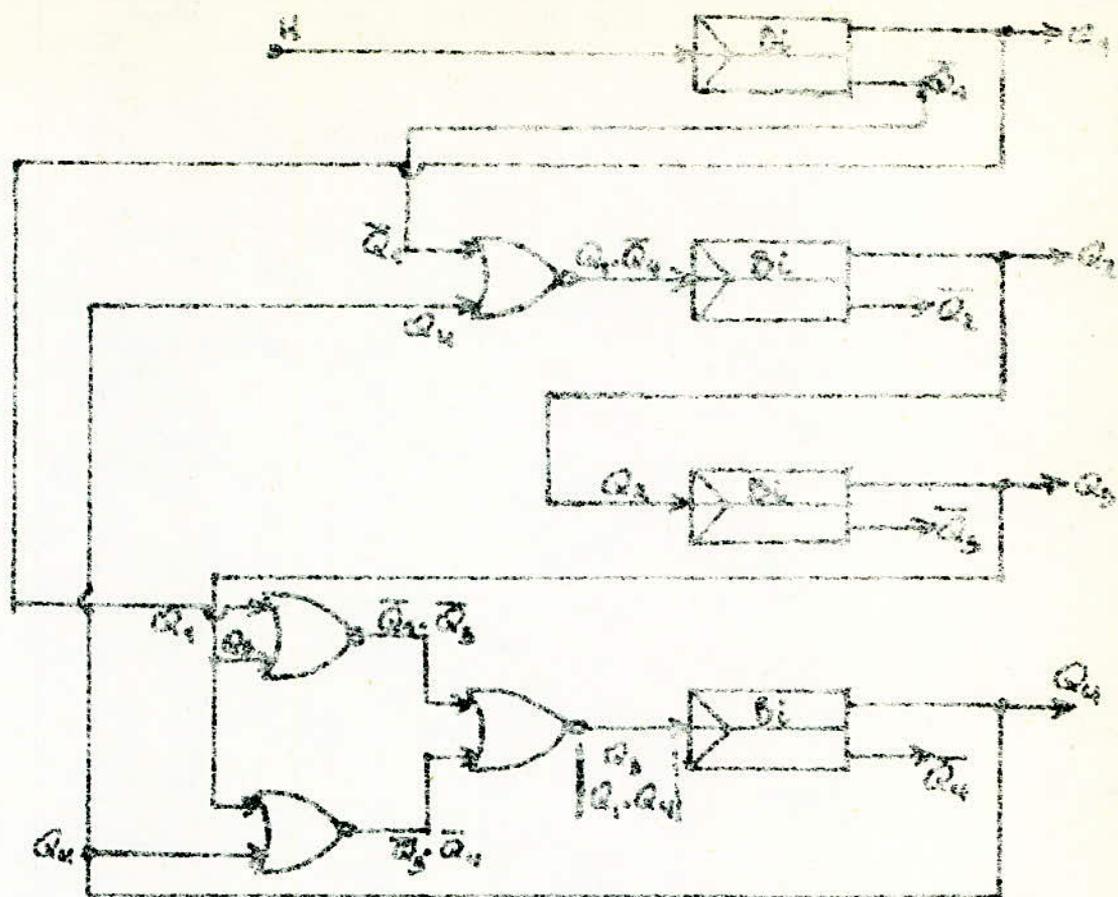


Fig. 5 : Décode de Comptage en D.C.B

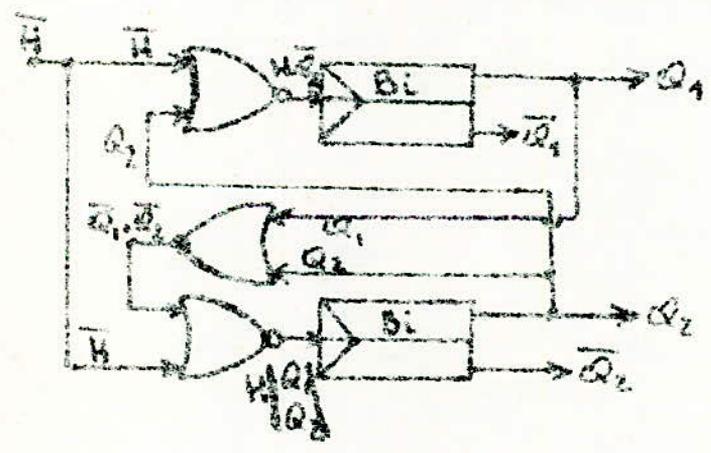


Fig. 6

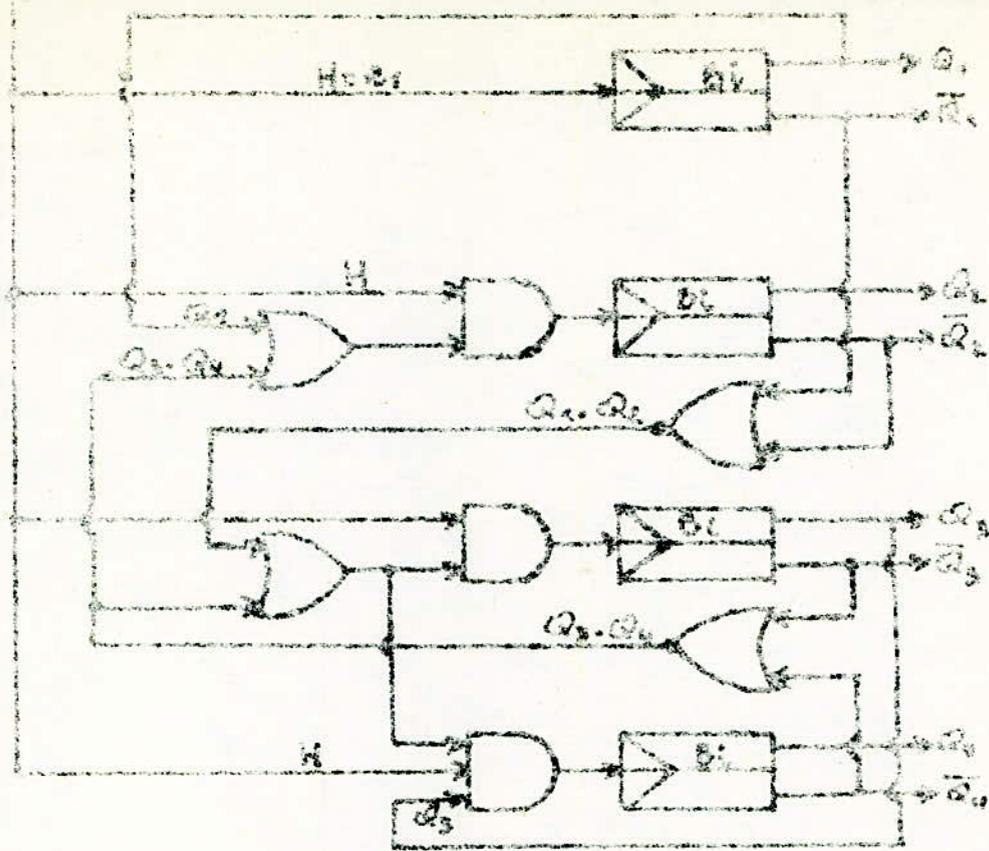


Fig. 7

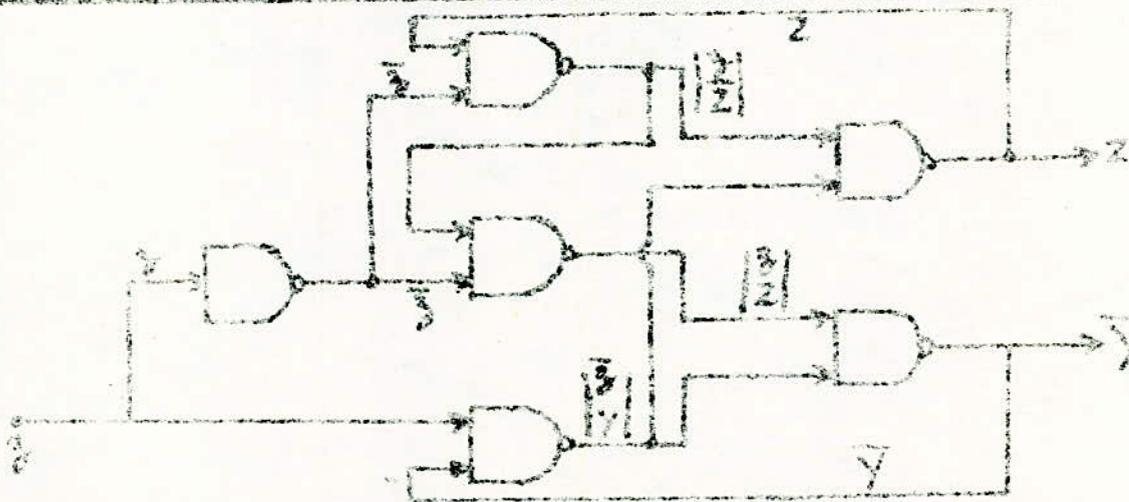


Fig. 8

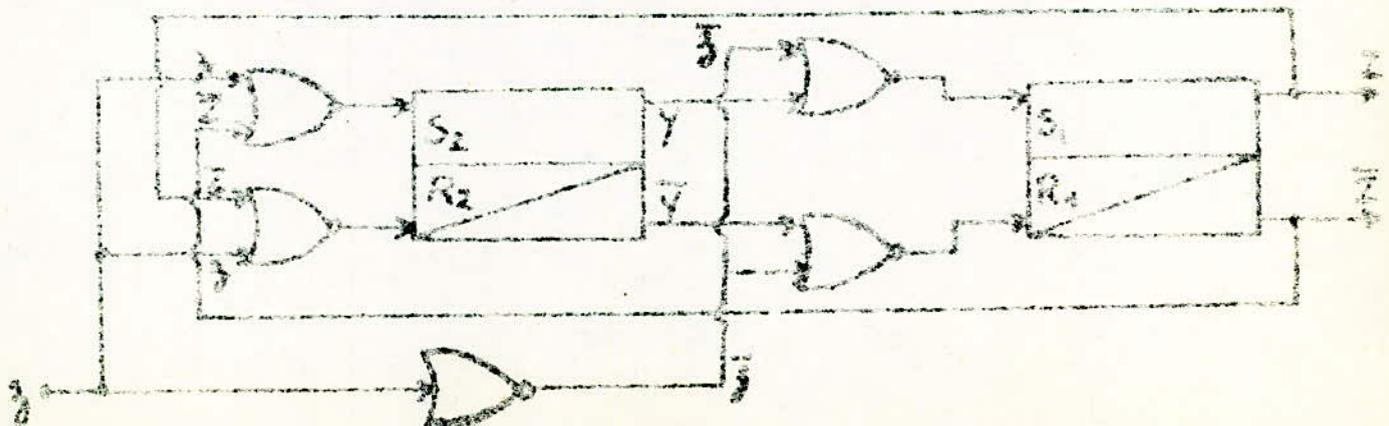


Fig. 9

CHAP 3 - ETUDE SUR LES BASCULES

CHAP 4 - FONCTIONS GENERATRICES

41 - FONCTION DELAI

42 - MODE DE RECHERCHES DES FONCTIONS ASSOCIEES

CHAP 5 - METHODE DE CALCUL DES FONCTIONS SEQUENTIELLES.

## ETUDE SUR LES BASCULES

Dans l'étude des registres à mémoires, nous avons parlé de Bascules. Il s'agit de préciser ce qu'on comprend par Bascules et l'intérêt que nous avons à introduire celles-ci. Ces bascules correspondent en fait à la réalisation pratique de des fonctions binaires, dont le rôle est essentiel dans l'étude des systèmes séquentiels.

Les Bascules électroniques sont la version actuelle des anciennes dites, à Relais, seulement les bascules électroniques introduisent des conditions inhérentes aux problèmes de commutation interne.

La solution à ces problèmes consiste à introduire, soit des retards de propagation, ou à différentiation des signaux d'entrée ou encore à l'aide de seuils non linéaires indicieusement distribués.

Cette dernière possibilité est plus intéressante, car elle est par la définition très large des seuils que nous allons donner plus générale que les 2 précédentes.

### 31. CONDITION DES SEUILS

- On appelle seuil de commutation amené à l'entrée d'un circuit logique, le niveau de tension ou de courant atteint par le signal d'entrée à partir duquel le circuit se comporte en sortie, comme s'il se trouvait dans l'état complémentaire de celui dans lequel il était immédiatement avant que ce niveau soit atteint.

Les seuils de commutation ne sont pas les mêmes pour des sorties différentes correspondant à une même entrée. Ils ne sont pas constants pour les transitions  $0 \rightarrow 1$  et  $1 \rightarrow 0$ . Ils dépendent de la rapidité des doubles transitions  $0 \rightarrow 1 \rightarrow 0$

Si  $v(t)$  désigne une tension variable, il suffit d'exprimer sous forme de variations relatives, l'évolution dans le temps de la variable binaire "x" en écrivant la relation

$$x = \frac{v(t) - v_0}{V_m - v_0}$$

Dans cette relation " $v_0$ " représente le niveau de tension correspondant à  $x = 0$   $v_m$  correspond à  $x = 1$ .

Les seuils de commutation jouent un rôle essentiel dans l'étude des automatismes à séquences. Dans bien des cas, l'élimination des aléas de commutation reste un problème insoluble, si la notion de seuil n'est pas introduite dans l'étude du fonctionnement.

Les fonctions "dibinaires" en sont un exemple précis.

### 3.2 APPLICATION AUX FONCTIONS DIBINAIRES

Les 4 états stables consécutifs qui caractérisent les fonctions dibinaires, ont pour conséquence pratique; l'existence de 4 seuils de commutation ramenés à l'entrée; liés à ces 4 états.

L'importante condition des seuils s'annonce de la façon suivante:

Pour qu'un circuit séquentiel élémentaire qui dépend d'une seule variable binaire puisse être identifié à une fonction dibinaire, il faut et il suffit qu'il présente 4 états d'équilibre consécutifs et distincts qui conditionnent 4 seuils intermédiaires de commutation ramenés à l'entrée, <sup>relatif</sup> comparant les 4 états stables, et distribués de telle sorte que les seuils franchis par les niveaux croissant du signal d'entrée soient supérieurs aux deux seuils franchis par les niveaux d'entrée décroissants. (voir Fig. 1)

### 3.3 Etude sur le graphique :

Le graphique précédent illustre la condition des seuils.

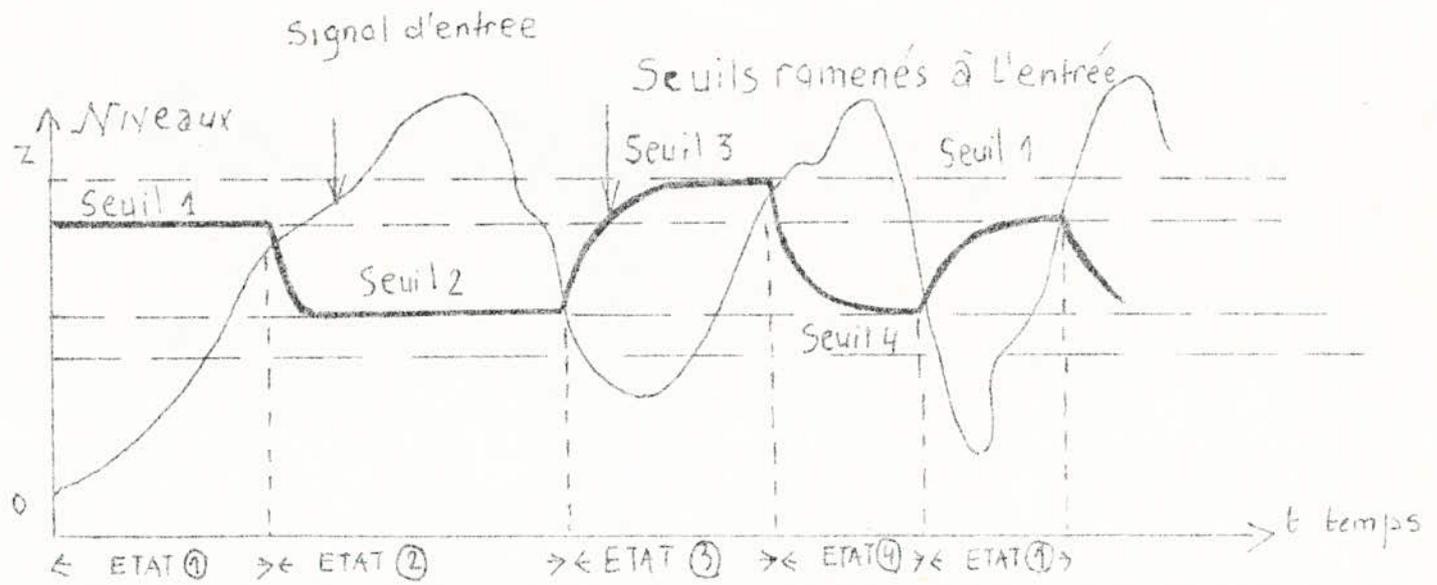
Quatre états d'équilibre stable distincts assujettis à la condition des seuils, sont donc nécessaires et suffisants pour assurer la réalisation de bascules logiques correspondant aux fonctions dibinaires.

Chaque état détermine à l'entrée un seuil de passage à l'état suivant chaque changement d'état entraîne donc une modification de ce seuil. Les seuils sont donc variables dans le temps. Ainsi sur le graphique les états (1) et (3) correspondent à des niveaux d'entrée bas et les états "2" et "4" à des niveaux d'entrée hauts.

En conséquence, si le seuil "2" est supérieur au seuil "1" pour une variation de niveau d'entrée moins rapide que la variation de seuil, le seuil "1" étant franchi, le niveau d'entrée se trouve être inférieur au seuil "2" ce qui entraîne le passage immédiat à l'état "3" et l'état "2" n'est pas un état stable.

Dans ces conditions, la bascule peut encore fonctionner, à la condition expresse, d'appliquer à l'entrée des signaux ayant des temps de montée supérieurs à ceux des variations de seuil, mais cette bascule n'est pas plus une bascule logique car son fonctionnement dépend du temps de montée de l'impulsion d'entrée

Lorsque la condition d'absence concomitante des seuils n'est pas vérifiée, le comportement d'une bascule dépend donc de la forme du signal d'entrée. Cette dépendance qui réduit beaucoup la fiabilité peut et doit être dans la construction de toute bascule.



"CONDITION DES SEUILS"

## 34 BASCULES LOGIQUES A SEUILS

Pour respecter la condition des seuils, il faut coupler les 2 fonctions mémoires "Z" et "Y" d'une façon DISSYMETRIQUE.

Dans le cas d'une fonction dibinaire, seule la fonction "Z" doit répondre aux caractéristiques logiques imposées alors que la fonction interne "Y" qui en générale n'est pas utilisée, peut avoir des caractéristiques différentes.

Ceci permet d'introduire la dissymétrie nécessaire à un fonctionnement convenable.

### REALISATION

Pour réaliser simplement une bascule logique à seuils à l'aide de semi conducteurs il suffit théoriquement de disposer comme éléments actifs, de deux bistables (4 transistors) qui permettent d'obtenir 4 états d'équilibre stables et de quatre diodes fixant les 4 seuils de commutation.

Voire schéma à la fin du chapitre.

## 35. CLASSIFICATION DES BASCULES

Il existe actuellement un très grand nombre de bascules de différentes sortes et de caractéristiques variées dont certaines sont réalisées sous la forme de circuits intégrés, mais parmi ces nombreux types proposés par les constructeurs, il en existe peu pour lesquels la conditions des seuils soit satisfaite.

La grande diversité des modèles s'explique par les nombreuses possibilités offertes dans le choix des fonctions d'entrée associées à une fonction dibinaire et aussi dans celui des fonctions mémoires qui la composent.

Parmi les différents types de bascules, certaines présentent des propriétés intéressantes qui engagent à leur accorder une attention particulière. Il est utile de rappeler cependant que les équations, exprimées à l'aide des fonctions dibinaires supposent implicitement que la condition des seuils est satisfaite ; ce qui n'est pas le cas des fonctions binaires développées.

### 3.5.1 BASCULES "T"

Lorsque la condition des seuils est satisfaite les bascules "T" sont des fonction dibinaires. Il en existe deux sortes :

- L'une correspond à la fonction dibinaire directe
- L'autre correspond à la fonction dibinaire inverse.

.../....



Si nous nous référons au théorème général qui permet de calculer les fonctions dibinaires, nous pouvons définir les caractéristiques d'une bascule "R,S,z", dans laquelle les entrées "R" et "S" sont symétriques mais prioritaires sur l'entrée "z". Il faut, dans ce cas que la fonction cherchée réponde aux implications suivantes :

$$\left. \begin{array}{l} z = 1, R = 0, S = 0 \\ z = 1, R = 1, S = 1 \end{array} \right\} (Q \longrightarrow \bar{Q})$$

$$z = 0, R = 1, S = 0 \implies Q = 0$$

$$z = 0, R = 0, S = 1 \implies Q = 1$$

N.B : Les combinaisons de valeurs des variables qui impliquent  $(Q \longrightarrow \bar{Q})$  ont été choisies de façon à éviter que les états correspondants ne soient consécutifs, sinon il serait impossible à cette transition  $(Q \longrightarrow \bar{Q})$  de se produire parce qu'il n'y aurait pas alors passage par les états intermédiaires qui mettent la bascule en préparation de basculement.

Si "R" et "S" prioritaires sur l'entrée, agissent toujours plus vite que "z"; les implications précédentes définissent des fonctions dibinaires "R,S,z" qui sont représentées comme suit :

$$Q = B(Q,R,S,z) \text{ ou } Q = Bi(Q,\bar{R},\bar{S},\bar{z})$$

qui ont comme expressions binaires :

$$Q = \left| \begin{array}{c|c|c} Q & \bar{z} & \bar{R} \\ z & \bar{y} & \bar{S} \\ & S & S \\ \hline S & \bar{R} & \end{array} \right| \quad Y = \left| \begin{array}{c|c|c} Y & z & \\ \bar{z} & Q & \bar{R} \\ & & S \\ \hline & S.R & \end{array} \right|$$

Les bascules "R,S,z" ont une importance fondamentale dans l'étude générale des systèmes séquentiels.

### 37. BASCULES DU TYPE " J - K " :

Ce sont les registres à glissement qui sont à l'origine des bascules du types "J.K" . Il en existe plusieurs sortes dont les équations peuvent être calculées à partir de la forme générale des fonctions dibinaires.

Nous nous bornerons à montrer comment certaines de ces bascules peuvent être représentées simplement à l'aide d'une fonction dibinaire et d'une fonction d'entrée associées.

..../....

Formes dibinaires

$$Q = B_1(Q, z_1), z_1 = H. \begin{vmatrix} Q & \bar{Q} \\ J & K \end{vmatrix}$$

$$Q = B(Q, z_2), z_2 = \begin{vmatrix} H \\ \bar{J}.Q \\ \bar{K}.Q \end{vmatrix}$$

Formes binaires

$$Q = \begin{vmatrix} \bar{Q} & H.K \\ \bar{Y} & \bar{J} \\ \bar{Y} \end{vmatrix}$$

$$Y = \begin{vmatrix} Y & Q \\ H.Q.K & \bar{H} \\ \bar{J} \end{vmatrix}$$

$$Q = \begin{vmatrix} Q & \bar{H}.K \\ \bar{Y} & H \\ \bar{J} & \bar{Y} \end{vmatrix}$$

$$Y = \begin{vmatrix} Y & Q \\ \bar{H}.Q.K & H \\ \bar{J} \end{vmatrix}$$

38 BASCULES "D"

Ce sont en réalité des fonctions mémoires à échantillonnage et conduisent à un nombre réduit de liaisons dans la réalisation de registres à glissement. Leurs équations peuvent s'écrire:

$$\begin{vmatrix} X_1 \\ \bar{H} \end{vmatrix} \begin{vmatrix} Q \\ H \\ H \\ D \end{vmatrix} = \begin{vmatrix} Q \\ Q \\ X_1 \end{vmatrix}$$

Ou encore

$$Q = \begin{vmatrix} Q & \bar{H} \\ H & X_2 \\ \bar{D} & \bar{H} \\ H & X_2 \end{vmatrix}$$

Avec  $X_2 = \bar{X}_1$

Lorsque  $D = \bar{Q}$ , les équations correspondent à celles d'une fonction dibinaire sous réserve de satisfaire à la condition des seuils. Dans le cas contraire, le fonctionnement correct en bascule ne peut être garanti.

La bascule "D" a été introduite pour constituer des registres à 53 glissement en associant 2 fonctions mémoires successives.

Si nous reprenons en effet les équations établies au paragraphe .

"PAS A PAS BINAIRES ET REGISTRES & GLISSEMENT "

$$Q_{2p-1} = \begin{array}{|c|c|} \hline Q_{2p-1} & H \\ \hline \bar{H} & Q_{2p-2} \\ \hline \end{array} \quad , \quad Q_{2p} = \begin{array}{|c|c|} \hline Q_{2p} & \bar{H} \\ \hline H & Q_{2p-1} \\ \hline \end{array}$$

Il siffit de poser :  $Q_{2p-2} = D$  ,  $Q_{2p-1} = X_1$  ,  $Q_{2p} = Q$   
 et on retrouve les équations d'une bascule "D"

Si l'on ne tient pas compte de la condition des seuils, une bascule "D" peut être réalisée, en principe, à l'aide de circuits "NOR" ou "NAND".

38.1 BASCULE "D" RÉALISÉE A L'AIDE DE CIRCUITS "NOR"

$$Q = \begin{array}{|c|c|} \hline Q & X_1 \\ \hline H & \bar{H} \\ \hline \end{array} \quad , \quad X_1 = \begin{array}{|c|c|} \hline H & H \\ \hline \bar{H} & D \\ \hline \end{array}$$

FIG. 1

38.2 BASCULE "D" réalisée à l'aide de circuits "NAND"

$$Q = \begin{array}{|c|c|} \hline X_1 \cdot H & \\ \hline \bar{H} & \\ \hline Q & X_1 \\ \hline \end{array} \quad \text{et} \quad X_1 = \begin{array}{|c|c|} \hline X_1 \cdot H & \\ \hline \bar{H} & \\ \hline D & X_1 \\ \hline \end{array} \quad \text{FIG. 2}$$

39 BASCULES A FONCTIONNEMENT CONTROLE

On peut imaginer en partant des équations binaires, un grand nombre de bascule ayant des propriétés particulières. C'est ainsi qu'un anneau de glissement comprenant quatre fonctions  $Q_0, Q_1, Q_2, Q_3$  permet de réaliser à la fois, à l'aide de 8 circuits "NOR" ou de 8 circuits "NAND" à 2 entrées, une bascule directe et une bascule inverse symétriques.

TABLE DE VERITE REDUITE :



$$Q = \begin{vmatrix} \bar{P} \\ \bar{H}.a \end{vmatrix}, \bar{P} = Q \cdot \begin{vmatrix} \bar{H} \\ \bar{Y} \end{vmatrix} \quad \text{d'où} \quad Q = \begin{vmatrix} Q \cdot \bar{H} \\ \bar{H}.a \end{vmatrix}$$

$$Y = \begin{vmatrix} \bar{H} \\ \bar{P} \\ \bar{J} \end{vmatrix}, \bar{a} = \begin{vmatrix} Y \\ \bar{H}.Q.K \end{vmatrix} \quad \text{d'où} \quad Y = \begin{vmatrix} Y \\ \bar{H}.Q.K \end{vmatrix} \begin{vmatrix} \bar{H} \\ Q \\ \bar{J} \end{vmatrix}$$

$$\text{Mais : } \begin{vmatrix} \bar{a} \\ \bar{H} \end{vmatrix} = \begin{vmatrix} Y \\ \bar{H} \end{vmatrix} \Rightarrow \bar{H}.a = \bar{H}.\bar{Y} \quad \text{et} \quad Q = \begin{vmatrix} Q \cdot \bar{H} \\ \bar{H}.\bar{Y} \end{vmatrix}$$

Donc :

$$Q = \begin{vmatrix} Q \cdot \bar{H} \\ \bar{H}.\bar{Y} \end{vmatrix}, \quad Y = \begin{vmatrix} Y \\ \bar{H}.Q.K \end{vmatrix} \begin{vmatrix} \bar{H} \\ Q \\ \bar{J} \end{vmatrix}$$

N.B : Ces équations ne correspondant pas exactement à celles d'une fonction "J - K" au sens défini par M.PHISTER.

Considérons en effet une fonction "J - K" telle qu'elle a été définie au paragraphe 3.7.

$$\begin{vmatrix} Q \\ z \end{vmatrix} = Q \quad \begin{vmatrix} \bar{Y} \\ z \end{vmatrix} = \bar{Q} \\ \begin{vmatrix} Y \\ z \end{vmatrix} = Y \quad z = H \cdot \begin{vmatrix} Q \\ J \end{vmatrix} \begin{vmatrix} \bar{Q} \\ K \end{vmatrix}$$

En remplaçant "z" par sa valeur dans les fonctions mémoires "Q" et "Y" on aura :

$$Q = \begin{vmatrix} \bar{H}.K \\ \bar{Y} \end{vmatrix} \begin{vmatrix} Q \\ \bar{H} \\ \bar{J} \end{vmatrix} \quad \text{et} \quad y = \begin{vmatrix} Q \\ \bar{H} \\ \bar{J} \end{vmatrix} \begin{vmatrix} Y \\ \bar{H}.Q.K \end{vmatrix}$$

Nous voyons, que seule la fonction "Y" est commune avec celle du schéma précédent.

Néanmoins, lorsque  $J = K = 1$ , on retrouve les équations :

$$\begin{array}{l}
 Q = \\
 \\
 \\
 \\
 Y =
 \end{array}
 \begin{array}{|c}
 \bar{Y} \\
 H \\
 \\
 \\
 Y \\
 H
 \end{array}
 \begin{array}{|c}
 Q \\
 \bar{H}
 \end{array}$$

Donc : la condition des seuils est satisfaite grâce au montage des 2 transistors T1 et T2 couplés par l'émetteur, le circuit est donc équivalent à la fonction binaire inverse.

$$Q = Bi (Q,H) \quad ( \text{ Pour } J = K = 1 )$$

...../.....

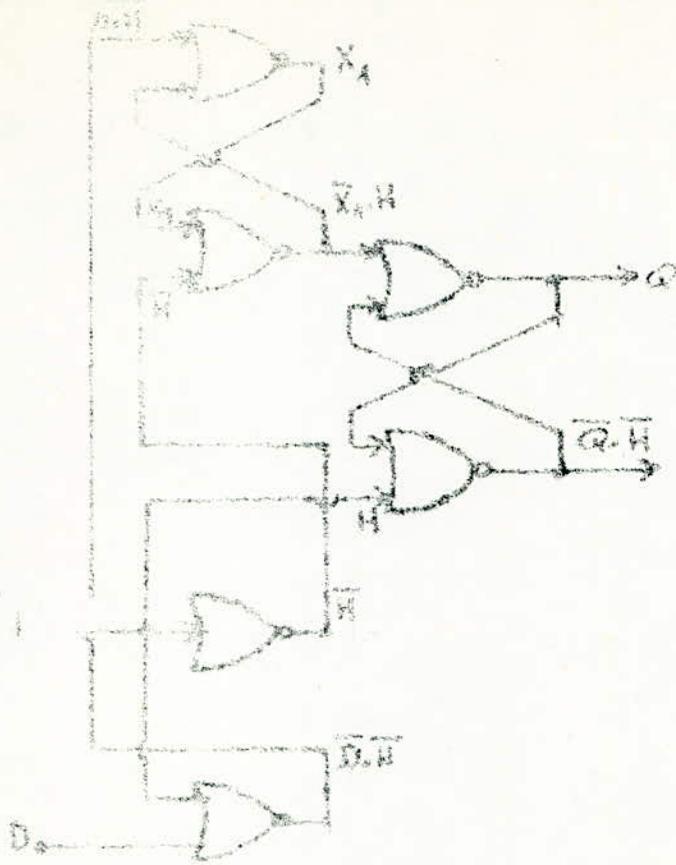


Fig. 10

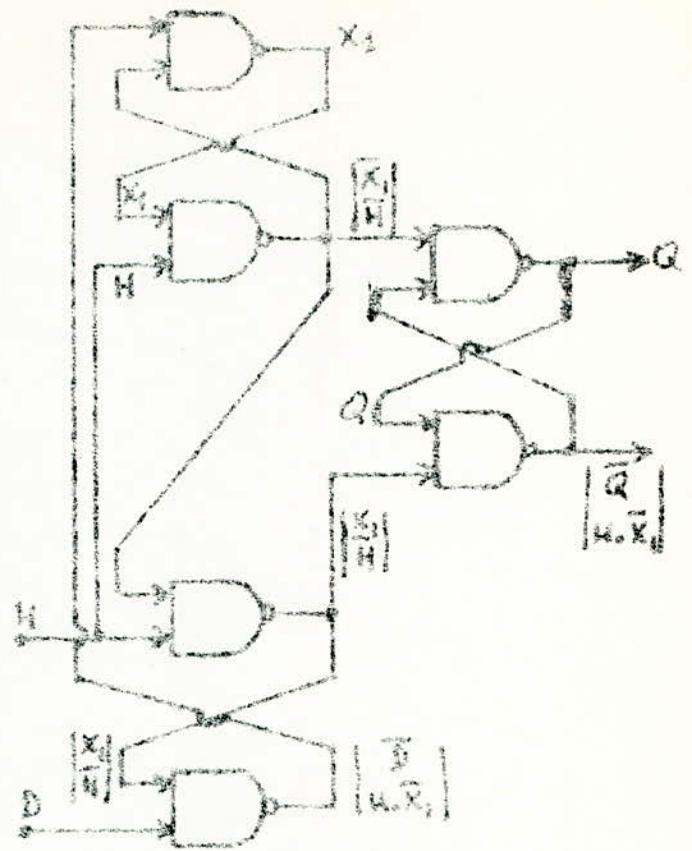


Fig. 11

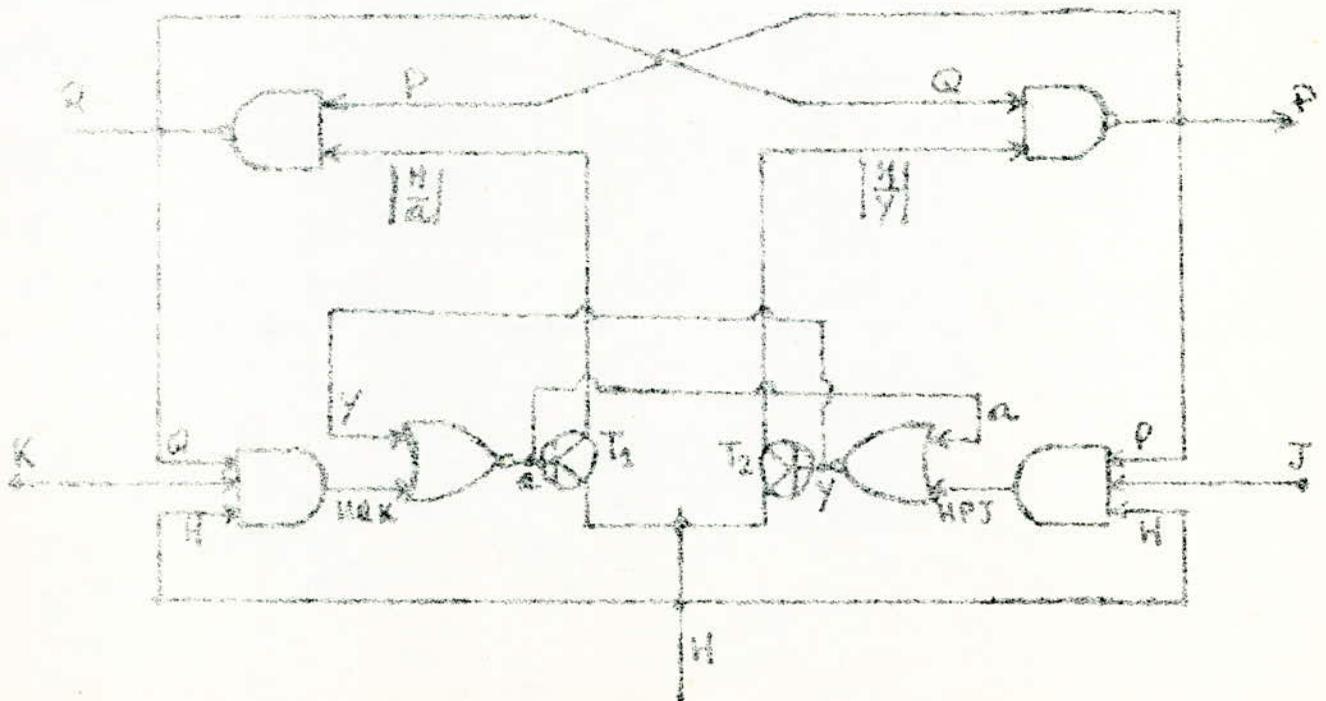


Fig. 12

## CHAP 4 LES FONCTIONS GENERATRICES

Les fonctions que nous allons envisager, ne correspondent nullement à des fonctions du type algébrique. L'intérêt qu'il y a à étudier ce genre de fonctions, apparaît dans les transitions que nous pouvons générer précisément à ces fonctions.

Ainsi on appelle "fonction génératrice" toute fonction capable de générer des transitions nouvelles qui ne correspondent pas dans le temps aux transitions du vecteur de commande, dont elles dépendent éventuellement.

Il existe des fonctions génératrices bien particulières comme les oscillateurs et les fonctions "horloges" ces fonctions sont dites "autogénératrice" ou "relaxée"

### 41 TRANSITIONS :

Pour exprimer la transition de "0" à "1" de la variable "x" nous écrivons simplement  $x = (0 \rightarrow 1)$ . Ceci définit en fait un intervalle de temps, généralement très court pendant lequel "x" passe de la valeur "0" à la valeur "1"

Inversement, on écrira  $x = (1 \rightarrow 0)$  pour exprimer la transition de "1" vers "0".

De la même façon, nous pouvons définir des doubles transitions.

$x = (0 \rightarrow 1 \rightarrow 0)$  et  $x = (1 \rightarrow 0 \rightarrow 1)$  que nous écrivons également  $x = (0 \rightarrow 1, 1 \rightarrow 0)$  et  $x = (1 \rightarrow 0, 0 \rightarrow 1)$  lorsque les niveaux extrêmes représentés par 0 et 1 sont effectivement atteints.

### 42 FONCTION "IMPULSION"

On appelle fonction impulsion de la variable "x" ou impulsion de x, la fonction  $I(x) = 0$  quelque soit la valeur binaire de "x" mais assurant la double transition  $(0 \rightarrow 1, 1 \rightarrow 0)$  pour  $(x = 0 \rightarrow 1)$

Nous admettrons par définition que la 1<sup>ère</sup> transition  $(0 \rightarrow 1)$  de  $I(x)$  coïncide avec la transition  $(0 \rightarrow 1)$  de "x"  
 $x = (0 \rightarrow 1) = I(x)$  (Fig: 1)

Cette définition se traduit par la table de vérité et les diagramme suivants.

TABLE DE VERITE ET DIAGRAMMES RELATIFS AUX FONCTIONS

| $x$ | $I(x)$ | $\bar{I}(x)$ | $I(\bar{x})$ | $\bar{I}(\bar{x})$ |
|-----|--------|--------------|--------------|--------------------|
| 0   | 0      | 1            | 0            | 1                  |
| 0 ↓ | 0 ↓    | 1 ↓          | 0            | 1                  |
| 1   | 1      | 0            | 0            | 1                  |
| 1 ↓ | 1 ↓    | 0 ↓          | 0            | 1                  |
| 0   | 0      | 1            | 0            | 1                  |
| 0 ↓ | 0 ↓    | 1 ↓          | 0            | 1                  |
| 1   | 1      | 0            | 0            | 1                  |
| 1 ↓ | 1 ↓    | 0 ↓          | 0            | 1                  |
| 0   | 0      | 1            | 1            | 0                  |
| 0 ↓ | 0 ↓    | 1 ↓          | 1            | 0                  |
| 1   | 1      | 0            | 1            | 0                  |
| 1 ↓ | 1 ↓    | 0 ↓          | 1            | 0                  |
| 0   | 0      | 1            | 1            | 0                  |
| 0 ↓ | 0 ↓    | 1 ↓          | 1            | 0                  |

Nous constatons que les transitions ( 1 → 0 ) de  $I(\bar{x})$ , ainsi que les transitions ( 0 → 1 ) de  $\bar{I}(x)$ , ne correspondent à aucune transition de la variation "x"

Il ya donc génération de transitions nouvelles non simultanées avec les transitions de "x"

Les fonctions impulsions sont donc bien des fonctions génératrices. (VOIR Fig. 2)

Les fonctions impulsions  $I(x); \bar{I}(x); I(\bar{x}); \bar{I}(\bar{x})$  sont réalisées à l'aide de circuits "pulseurs"

Entre la variable x, et les fonctions impulsions, on peut établir les relations suivantes:

$$\begin{array}{l}
 x \cdot I(x) = I(x) \qquad \left| \begin{array}{c} x \\ I(x) \end{array} \right| = x \\
 \bar{x} \cdot \bar{I}(x) = \bar{x} \qquad \left| \begin{array}{c} \bar{x} \\ \bar{I}(x) \end{array} \right| = \bar{I}(x) \\
 x \cdot \bar{I}(\bar{x}) = x \qquad \left| \begin{array}{c} x \\ \bar{I}(\bar{x}) \end{array} \right| = \bar{I}(\bar{x})
 \end{array}$$

(Fig. 3)

— Réalisation pratique : des fonctions impulsions

Les circuits pulseurs sont réalisés à l'aide de monostable.

41 FONCTION DELAI

La fonction delai est une fonction binaire de la variable  $x$ , notée  $\Delta_{\tau}(x)$ , qui avec un retard de propagation constant  $\tau$ , prend les mêmes valeurs que la variable " $x$ " dont elle depend.

La fonction delai est considerée comme une fonction generatrice, bien que les instants de transition de la fonction delai ne coincident pas avec ceux de la variable.

Ainsi le diagramme des temps de  $\Delta_{\tau}(x)$  est obtenue par une translation égale à " $\tau$ " de la variable " $x$ " dans le sens des " $t$ " croissants. (Fig. 5)

Il faut prevoir aussi certains cas particuliers, en effet le retard peut être different pour les transitions  $(0 \rightarrow 1)$  et  $(1 \rightarrow 0)$  de " $x$ ".

Si " $\tau_0$ " et " $\tau_1$ " sont les retards qui correspondent respectivement à ces 2 transitions, nous déciderons d'écrire symboliquement " $\Delta_{\tau_0, \tau_1}(x)$ " pour la fonction "delai" considerée.

Nous imposerons aux retards " $\tau_0$ " et " $\tau_1$ " d'être inférieurs à la largeur des impulsions.

" $\Delta_{\tau, 0}(x)$ " designe une fonction delai dans laquelle le retard " $\tau$ " n'affecte que les transitions  $(0 \rightarrow 1)$ , " $\Delta_{0, \tau}(x)$ " par contre affecte les transitions  $(1 \rightarrow 0)$  de " $x$ ".

Les transitions  $(1 \rightarrow 0)$  et  $(0 \rightarrow 1)$  sont respectivement pour la 1<sup>er</sup> cas théoriquement simultanées pour la variable et la fonction. Identites :

$$\begin{aligned} \frac{\Delta_{\tau_0, \tau_1}(x)}{\Delta_{\tau_0, \tau_1}(x)} &\equiv \frac{\Delta_{\tau_1, \tau_0}(\bar{x})}{\Delta_{\tau_1, \tau_0}(\bar{x})} && \text{Dans le cas où } \tau_0 = \tau_1 = \tau \\ \Delta_{\tau, 0}(x) &= \overline{\Delta_{\tau, 0}(\bar{x})} \\ \Delta_{0, \tau}(x) &= \overline{\Delta_{0, \tau}(\bar{x})} \end{aligned}$$

FIG. 6

.../....

Ainsi le diagramme des temps de (x) est obtenue par une translation égale à "Z" de la variable "x" dans le sens des "t" croissants.

Il faut prévoir aussi certains (0 1) et (1 0).

Si "Z0" et "Z1" sont les retards qui correspondent respectivement à ces 2 transitions, nous déciderons d'écrire symboliquement  $Z_0, Z_1(x)$  pour la fonction "délai" considérée.

Nous imposerons aux retards Z0 et Z1 d'être inférieurs à la largeur des impulsions.

$Z, \bar{0}(x)$  désigne une fonction délai dans laquelle le retard "Z" n'affecte que les transitions (0 1)  $\bar{0}, \bar{Z}(x)$  par contre affecte les transitions (1 0)

Les transitions (1 0) et (0 1) sont respectivement pour le 1<sup>er</sup> cas et le 2<sup>ème</sup> cas théoriquement simultanées pour la variable et la fonction. identités :

$$\begin{aligned} Z_0, \bar{Z}_1(x) &= \bar{2}, \bar{Z}_0(x) && \text{Dans le cas où } Z_0=Z_1=Z \\ Z_0, \bar{Z}_1(x) &= \bar{2}, \bar{Z}_0(x) \end{aligned}$$

$$2(x) = 2(\bar{x})$$

$$2(x) = 2(\bar{x})$$

...../.....

RELATION ENTRE LA FONCTION DELAI ET LA FONCTION IMPULSION:

La fonction impulsion  $I_2(x)$  et la fonction delai  $\Delta_{\tau_1, \tau_2}(x)$  sont liées par la relation

$$\overline{I_{\tau_1}}(x) = x \cdot \Delta_{\tau_1, \tau_2}(x)$$

en réalité ( $\tau_2$ ) n'intervient pas dans la relation et nous pouvons écrire plus simplement :

$$I_{\tau}(x) = x \cdot \overline{\Delta_{\tau}}(x)$$

D'où les expressions

$$\Delta_{\tau_1, \tau_2}(x) = \left| \begin{array}{l} x \cdot I_{\tau_1}(x) \\ I_{\tau_2}(x) \end{array} \right| \quad \Delta_{\tau}(x) = \left| \begin{array}{l} x \cdot \overline{I_{\tau}}(x) \\ I_{\tau}(x) \end{array} \right|$$

Fonction delai conditionné :

C'est une fonction qu'on peut écrire sous forme de produit, ou de produit.

$F'_{dc} = x \cdot \Delta_{\tau}(x)$  prend la valeur 1 si  $x = 1$  pour un temps supérieur à  $\tau$

Par dualité :

$F'_{dc} = \left| \begin{array}{l} x \\ \Delta_{\tau}(x) \end{array} \right|$  prend la valeur 0 si  $x = 0$  pour un temps supérieur à  $\tau$

REALISATION PRATIQUE :

La réalisation pratique des fonctions delais se fait avec des lignes à retard à constantes réparties (cables coaxiaux)

#### Chap. 4 : MODE DE RECHERCHE DES FONCTIONS ASSOCIEES.

Il s'agit d'opérer dès le départ une séparation entre le vecteur séquentiel et le vecteur de commande pour pouvoir accéder à une étude complète des systèmes séquentiels. Une fonction séquentielle notée  $S_q$  dépend de 2 fonctions l'une étant une fonction de transcodage  $V_r$  la seconde une fonction réflexe  $Y_p$ . Dans la mesure où on considère  $V_r$  et  $Y_p$  comme 2 variables, la fonction séquentielle prendra alors les caractéristiques d'une fonction de transcodage.

$$S_q = (W_p + r) \quad W_p + r = Y_r, Y_p \cdot$$

##### 4.2.1 / Construction du graphe:

On conviendra de préciser qu'il y a une relation biunivoque entre le graphe et la table de vérité; le graphe de la fonction séquentielle sera construit comme un système de coordonnées dans lequel on placera :

- En abscisse : Les nombres binaires correspondants aux valeurs du vecteur variable .

- En ordonnée : Les nombres binaires correspondant aux valeurs du vecteur réflexe .

Pour compléter le graphe, on écrira la valeur numérique du vecteur séquentiel en chaque point du graphe qui représente un état stable.

##### 4.2.2 / Exception à respecter:

Sauf pour les états intermédiaires de commutation, toutes les variations du vecteur séquentiel qui ne seraient pas corrélées avec le vecteur commande sont interdites .

Pour élaborer le parcours d'un graphe séquentiel, il est impératif d'imposer aux états stables consécutifs de correspondre à des valeurs adjacentes du vecteur variable.

Sur le graphe séquentiel chaque état stable peut constituer un point de départ seulement s'il existe  $k ; k \leq n$  de points consécutifs situés sur une même verticale; il est nécessaire de prendre le point de départ autre que ces points, ces points doivent constituer des points d'arrivée.

## SÉPARATION DES FONCTIONS

- 1<sup>ère</sup> étape : dénombrer la totalité des états stables, et l'ordre de succession de ces états.
- 2<sup>ème</sup> étape : le choix des fonctions réflexes ( mémoires ou débinares) doit être tel que  $N_m \leq 2^p$  et  $N_m > 2^{p-1}$   $N_m$  : nombre maximum d'états stables.

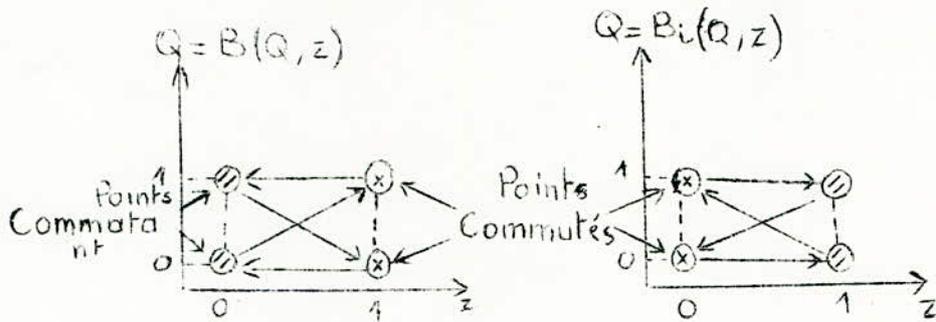
Les 2 Premières étapes nous permettent de construire un graphe bien particulier : dont le graphe optimal des fonctions augmentées.

- 3<sup>ème</sup> étape : dénombrer les fonctions de transcodage qui apparaissent dans  $p$  ;  $b$  fonctions de transcodage telles que  $2^{p-b} \geq N_m$  avec  $2^{p-b-1} < N_m$ .
- 4<sup>ème</sup> étape : séparer les fonctions binaires  $Y_i$  du type combinatoire  
Ainsi à chaque valeur particulière du vecteur variable  $Y_i$  doit prendre la valeur 0 ou 1.

-Théorème pour la séparation des fonctions de transcodage :  
-point commutant ou état commutant (point ou état stable)  
c'est le point qui précède immédiatement une transition de la fonction  $Y_i \rightarrow \bar{Y}_i$

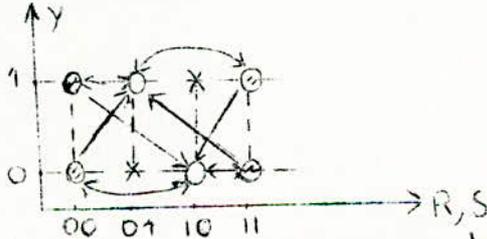
-point commute ou état commute : (point ou état stable)  
c'est le point qui suit immédiatement une transition de la fonction  $Y_i \rightarrow \bar{Y}_i$

- Remarque : Pour les fonctions dibinaires, les points commutants correspondant aux états de préparation de basculement "Q"



- ⊗ état commutant .
- état commuté .
- X état de commutation .

Si nous comparons les graphes d'une fonction dibinaire et celui d'une fonction mémoire symétrique, on constate que les états stables et les états de commutation sont distincts dans le graphe d'une fonction mémoire, alors que dans le graphe d'une fonction dibinaire les points commutés sont la superposition d'un état stable et d'un état de commutation .



Graphe d'une Fonct. Mémn. Sym. :  $y = \begin{vmatrix} Y \\ R.S \\ \bar{R} \\ S \end{vmatrix}$

La différence précédente sera exploitée par la séparation des fonctions dibinaires et des fonctions mémoires du graphe optimal des fonctions augmentées correspondant à un système séquentiel . Ceci nous amène au théorème suivant :

Théorème :

La condition nécessaire et suffisante pour qu'un système séquentiel puisse être réalisé uniquement à l'aide de fonctions mémoires et qu'il n'existe, dans la table de vérité optimale et sur le graphe optimal correspondant au système, aucun point de superposition d'un état stable et d'états de commutation .

METHODES DE CALCUL DES FONCTIONS SEQUENTIELLES .

Pour accéder au calcul des fonctions séquentielles, nous allons généraliser la notion d'état commutant et d'état commuté . Il s'agira pour nous surtout de préciser un choix de ces deux états dans la mesure où le calcul d'une fonction séquentielle et sa simplification passera nécessairement par le calcul d'une fonction réflexe (Mémoire ou Dibinaire) donc par un choix arrêté des états commutants et des états commutés .

- Fonction mémoire :  $Y_i$

Le choix se fera de la façon suivante :

- Etat commuté : Etat stable imposé par l'une des variables d'entrée  $R = I$  ou  $S = I$  .

- Etat commutant : Etat stable du type mémoire ( $Y_i = Y_i$ ) d'autre part sont nécessairement commutants tous les états stables adjacents en  $Y_i$  .

- Fonction dibinaire :

On choisit tous les états de préparation de basculement comme états commutants tous les autres états seront de la sorte des états commutés .

Les états commutants et commutés doivent dans la mesure du possible être choisis de telle sorte que le passage d'un état commutant à un état commuté corresponde toujours à une commutation de la fonction étudiée .

Il faudra éviter les commutations du type commutant-commutant ou commuté-commuté dans le passage d'un état stable initial à un état stable final .

De même la commutation lors du passage d'un état commuté à un état commutant .

Remarque concernant la fonction mémoire  $Y_i$

Pour éliminer " $Y_i$ ", il faut réunir les états de commutation qui précèdent les états commutes correspondant à  $Y_i = 0$  ; pour constituer le groupe  $C_0$ .

Réunir les états de commutation qui précèdent les états commutes correspondant à  $Y_i = 1$  pour constituer le groupe  $C_1$ .

Tous les états commutants constituent le groupe  $C_2$

Dans ce cas on a :  $R_i = /C_0/$        $S_i = /C_1/$

Remarque concernant la fonction dibinaire :

Depuis les règles précédentes, si on réunit les états commutés d'une fonction dibinaire  $y_j$  et on ajoute les états de commutation associées on pourra constituer le groupe  $C_3$ , et obtenir ainsi la fonction cherchée  $y_j = B(y_j, z_j)$  avec  $z_j = /C_3/$

Conclusion :

Pour calculer un système séquentiel, il faut préciser les composantes du vecteur variable de commande, puis dénombrer les états stables du système.

Ensuite, il faut établir la table de vérité optimale ; ou le graphe optimal des fonctions augmentées après avoir éliminé les fonctions de transcodage, il faut calculer chaque fonction mémoire et chaque fonction dibinaire, préalablement définies par leurs commutations. En choisissant au mieux les états commutants et les états commutes de chacune d'entre elles sur le graphe d'urgence associé.

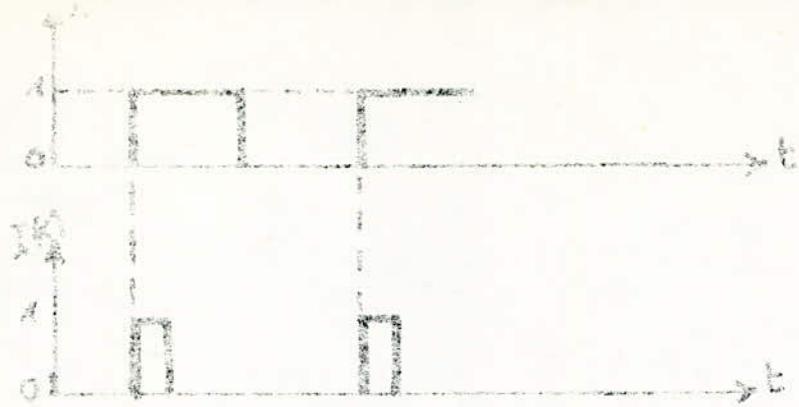


Fig. 1

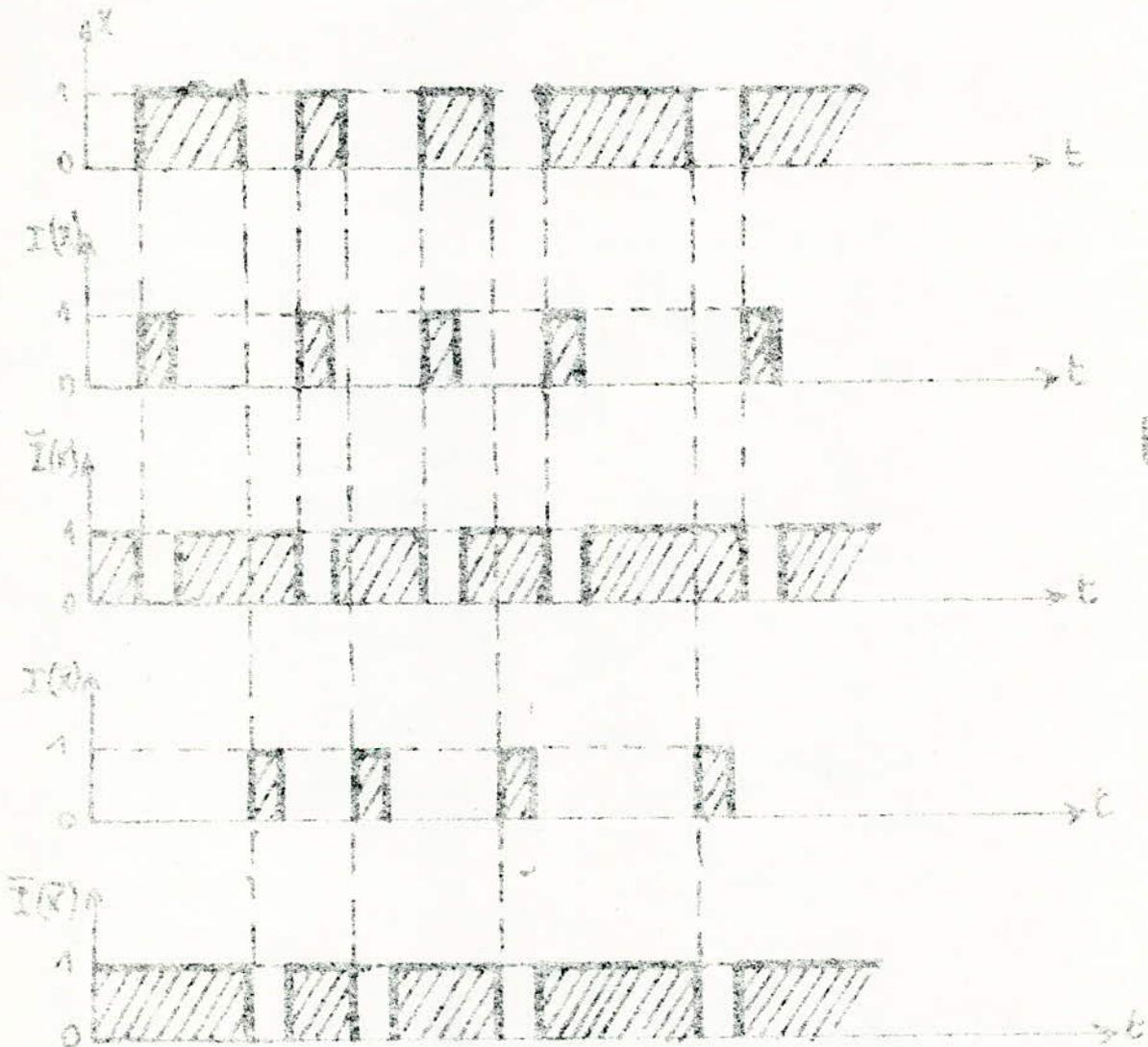


FIG. 2

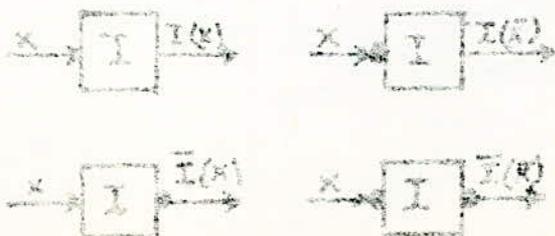


FIG. 3

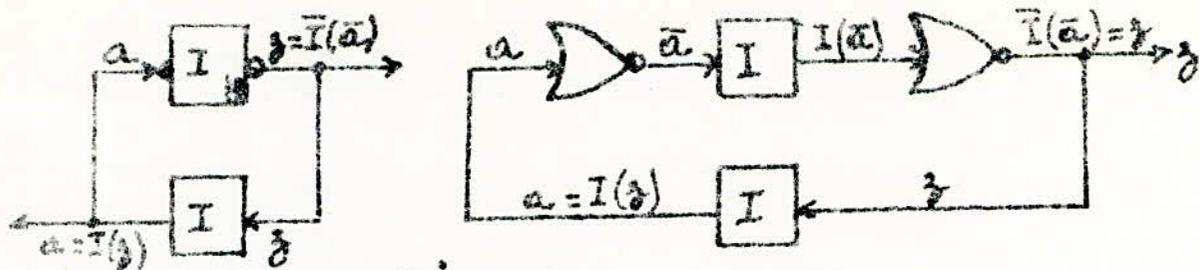


FIG. 4

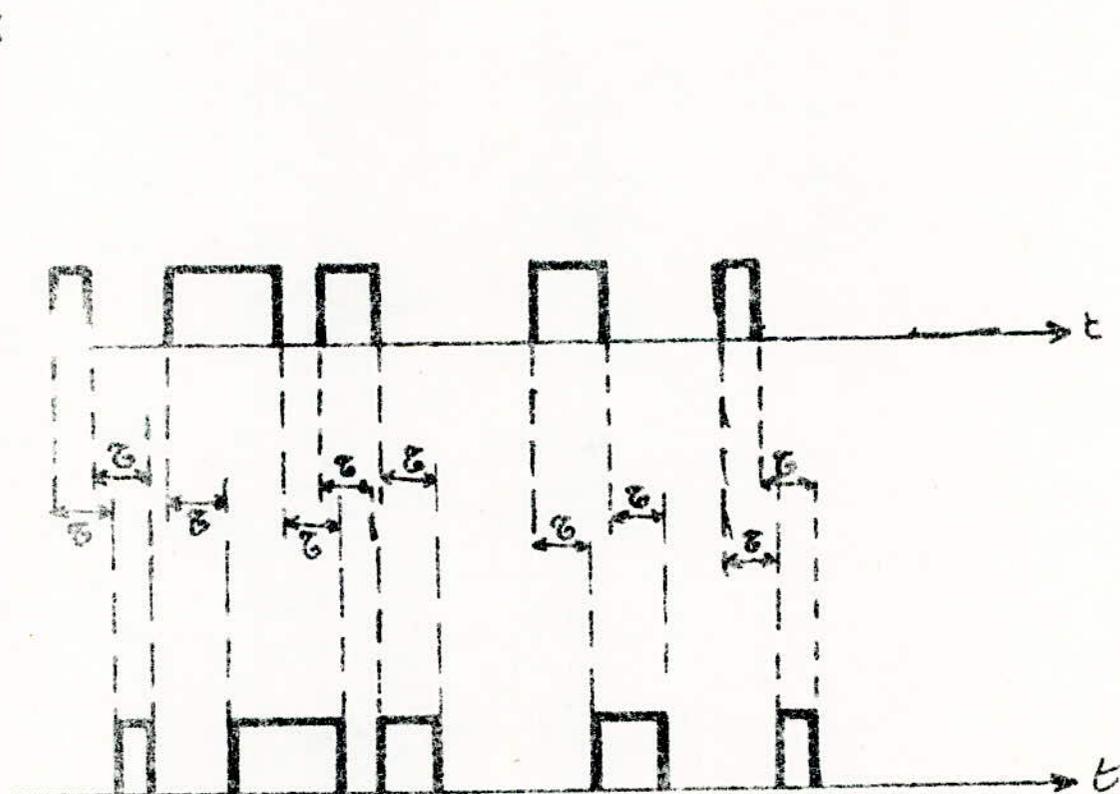


Fig. 5

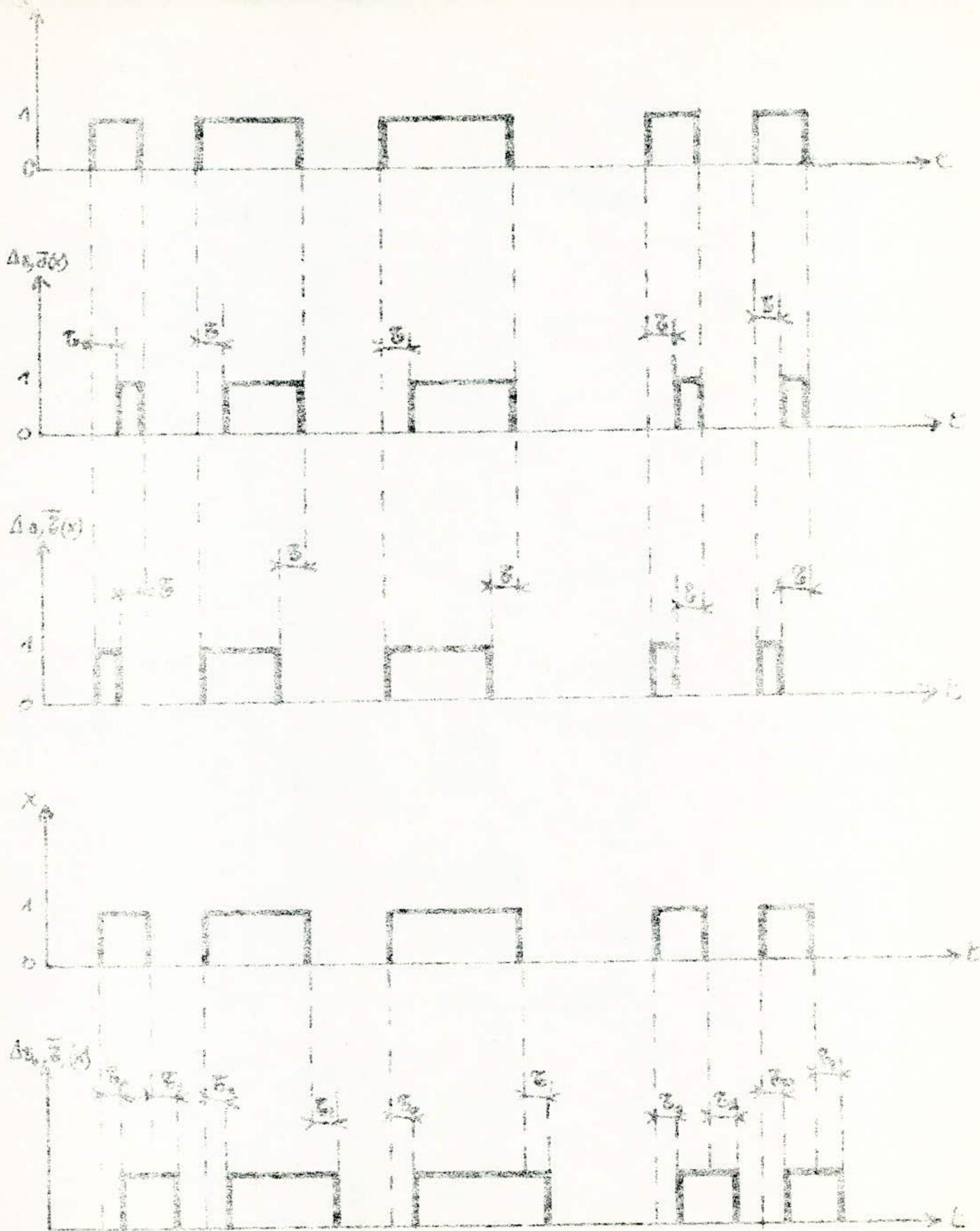


Fig. 6

### Les aléas dans les systèmes sequentiels

Nous nous proposons d'étudier principalement les aléas de commutation. Ceux-ci se subdivisent en 2 catégories. Les aléas de continuité et les aléas de simultanéité et de fentière.

#### 1°/- Les aléas de continuité

Elles résultent de la présence de 2 formes d'une même variable; la forme directe et la forme complémentée. On dit qu'il y a aléas de continuité si les 2 formes précédentes ne changent pas simultanément de valeur.

La fonction considérée Y : fonction binaire de la variable binaire x sera donc une fonction carrée biforme c'est à dire que :

$$Y = \begin{vmatrix} x.a \\ b.\bar{x} \end{vmatrix} \quad \text{ou } y = \begin{vmatrix} x & a \\ b & \bar{x} \end{vmatrix}$$

1° cas : y sous forme de produit de produits :

nous constatons qu'il existe des aléas de continuité relatifs aux transitions de "x" lorsque

$a = b = 1$        $y: \begin{vmatrix} x \\ \bar{x} \end{vmatrix}$  théoriquement on doit avoir 1;

mais les transitions  $x = (0 \rightarrow 1)$  ;  $\bar{x} = (1 \rightarrow 0)$

ou  $x = (1 \rightarrow 0)$   $\bar{x} = (0 \rightarrow 1)$  ; ne sont pas simultanées, et s'il apparait pendant les transitions un court instant pendant lequel n et  $\bar{x}$  prennent la valeur zéro ; nous obtenons alors : la double transition  $y = (1 \rightarrow 0 \rightarrow 1)$  cette double transition sera donc une anomalie pouvant perturber le système envisagé.

2° cas : y sous forme de produit de produits :  
De la même façon que le 1° cas; il peut exister des aléas de continuité relatifs aux transitions de "x" lorsque  $a = b = 0$  ; et s'il apparait pendant les transitions de "x", un court instant pendant lequel x et  $\bar{x}$  prennent la valeur unité; nous obtenons alors la double transition  $y = (0 \rightarrow 1 \rightarrow 0)$ .

La manifestation de cette double transition pouvant causer des perturbations au système.

### Méthode d'élimination des aléas de continuité

Cette méthode consiste en l'introduction de consensus directs ou duals suivant le cas; pour résoudre le problème posé par l'apparition d'aléas de continuité.

1° cas y mise sous forme de produits de produits

$$y = \begin{vmatrix} x.a \\ b.\bar{x} \end{vmatrix} = \begin{vmatrix} n.a. \\ b.\bar{x} \\ a.b. \end{vmatrix} \quad a.b. \text{ étant le consensus direct}$$

dans le cas où  $a = b = 1$  la fonction y prend la valeur 1  
quelquesoit la transition de x ou de  $\bar{x} = (0 \rightarrow 1) \quad \bar{x} = (1 \rightarrow 0)$   
ou  $x = (1 \rightarrow 0) \quad \bar{x} = (0 \rightarrow 1)$

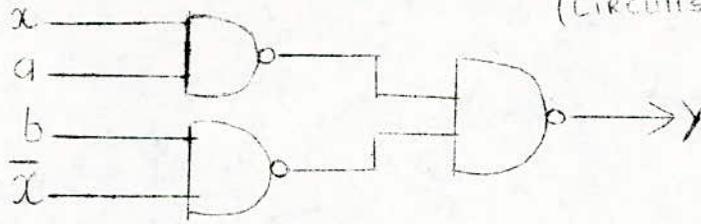
2° cas : y mise sous forme de produit de produits :

$$y = \begin{vmatrix} x & a \\ b & \bar{x} \end{vmatrix} = \begin{vmatrix} x & a & a \\ b & \bar{x} & b \end{vmatrix} \cdot \begin{vmatrix} a \\ b \end{vmatrix} \quad \text{étant le consensus dual}$$

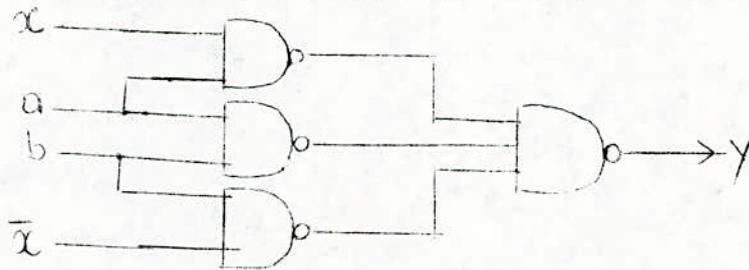
dans le cas où  $a = b = 0$   $\begin{vmatrix} a \\ b \end{vmatrix} = 0$   $y = 0$  quelque soit la  
transition de x ou  $\bar{x}$   $x = (0 \rightarrow 1) \quad ; \quad \bar{x} = (1 \rightarrow 0)$   
 $x = (1 \rightarrow 0) \quad \bar{x} = (0 \rightarrow 1)$

SCHEMA DE CABLAGE.

1° cas y mise sous forme de produit de produits  
(Circuits "NAND")

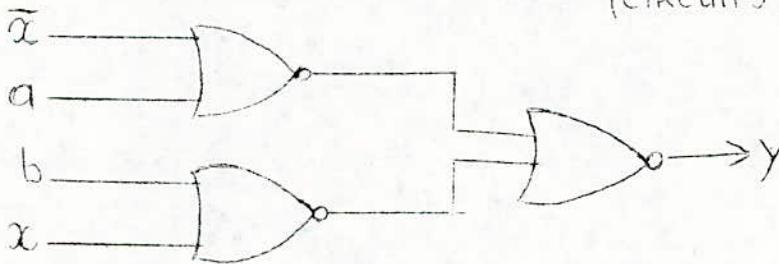


Aléas de continuité non éliminés

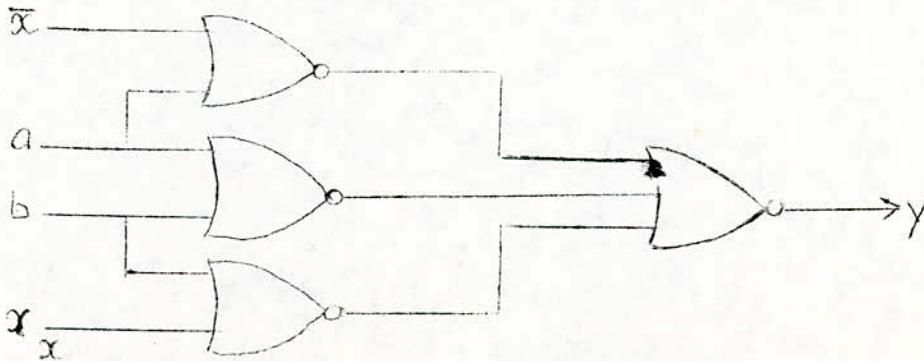


Aléas de continuité éliminés

2° cas mise sous forme de produits de produit  
(Circuits "NOR")



Aléas de continuité non éliminés



Pas d'Aléas de Continuité

## 2°/- Les aléas de simultanéité et de frontière

Le problème des aléas de simultanéité se pose surtout pour les fonctions du type reflexe  $Y_p = \emptyset (x_n, Y_p)$

En effet ces fonctions interviennent comme variables, mais leur modification ne doit se faire que par l'intermédiaire d'un vecteur de commande.

Le problème réside dans la simultanéité qui doit être avancée entre la modification du vecteur de commande et la fonction, cette simultanéité doit exister lors du changement de la fonction sous l'effet d'une transition d'un élément binaire du vecteur de commande.

- On étudiera les aléas de simultanéité dans le cas de la bascule "Master slave" et ceci nous conduira à un théorème qui constitue pour nous un outil puissant pour surmonter le problème des aléas de simultanéité qui ne peut être résolu par aucun moyen algébrique.

### Bascule "Master slave"

On montrera que l'introduction du consensus direct et du consensus dual ne résoudra pas le problème des aléas de simultanéité bien que le problème des aléas de continuité soit résolu. Et l'introduction d'un consensus dans une fonction débinaire conduit à une bascule "Master slave"

$$Q = \begin{vmatrix} Q & \bar{z} \\ z & \bar{y} \end{vmatrix} = \begin{vmatrix} Q \cdot \bar{z} \\ z \cdot \bar{y} \end{vmatrix}, \quad y = \begin{vmatrix} y & z \\ \bar{z} & Q \end{vmatrix} = \begin{vmatrix} y \cdot z \\ \bar{z} Q \end{vmatrix}$$

Ce sont des fonctions carrées biformes et des fonctions mémoires en même temps.

Après introduction des consensus duaux :  $\begin{vmatrix} Q \\ \bar{y} \end{vmatrix}$  et  $\begin{vmatrix} y \\ Q \end{vmatrix}$

On aura :

$$Q = \begin{vmatrix} Q & \bar{z} \\ z & \bar{y} \end{vmatrix} \begin{vmatrix} Q \\ \bar{y} \end{vmatrix} = \begin{vmatrix} Q \cdot \bar{z} \\ z \cdot \bar{y} \end{vmatrix} \begin{vmatrix} Q \\ \bar{y} \end{vmatrix} = \begin{vmatrix} Q \\ S_1 \end{vmatrix} \cdot \bar{R}_1 \quad \text{avec} \quad \begin{matrix} R_1 = zy \\ S_1 = z\bar{y} \end{matrix}$$

$$Y = \begin{vmatrix} Y & z & Y \\ \bar{z} & Q & Q \end{vmatrix} = \begin{vmatrix} Y & z \\ \bar{z} \cdot Q & Q \end{vmatrix} = \begin{vmatrix} Y \\ S_2 \end{vmatrix} \rightarrow \bar{R}_2 \text{ avec } \begin{matrix} S_2 = \bar{z}Q \\ R_2 = \bar{z}Q \end{matrix}$$

Ecrivons une table de vérité s.quentielle réduite :  
On précisera les transitions de la variable "z" et des fonctions "Q" et "Y"

| z           | Q            | Y            |            |
|-------------|--------------|--------------|------------|
| 0<br>↓<br>1 | 0+<br>↓<br>1 | 0<br>↓<br>0+ | $\theta_1$ |
| 1<br>↓<br>0 | 1<br>↓<br>1+ | 0+<br>↓<br>1 | $\theta_2$ |
| 0<br>↓<br>1 | 1+<br>↓<br>0 | 1<br>↓<br>1+ | $\theta_3$ |
| 1<br>↓<br>0 | 0<br>↓<br>0+ | 1+<br>↓<br>0 | $\theta_4$ |

Groupe  $\theta_2$

On constate que  $Q = 1$  et que nous avons simultanément  $z = (1 \rightarrow 0)$  et  $Y = (0 \rightarrow 1)$  donc  $z = 0 \rightarrow 1$  et  $\bar{y} = (1 \rightarrow 0)$

si  $\bar{z}$  et  $\bar{y}$  prennent ensemble la valeur 0 pendant un court instant dans l'expression de

$$Q = \begin{vmatrix} Q & \bar{z} \\ z\bar{y} & \bar{y} \end{vmatrix}; \text{ le produit } \begin{vmatrix} \bar{z} \\ \bar{y} \end{vmatrix} = 0 \text{ et nous aurons } Q = (1 \rightarrow 0)$$

Cette transition ne devant pas se produire dans un fonctionnement normal.

Groupe  $\theta_3$

La même constatation est relative au groupe  $\theta_3$ . Un effet pour la fonction y.

Nous devons avoir  $y = 1$  et simultanément  $z = (0 \rightarrow 1)$   $Q = (1 \rightarrow 0)$  si "z" et "Q" prennent ensemble la valeur zéro pendant un court instant dans

$$Y = \begin{vmatrix} Y & z \\ \bar{z} \cdot Q & Q \end{vmatrix}; \text{ nous obtenons } y = 1 \rightarrow 0 \text{ alors que } Y \text{ dans un fonctionnement normal}$$

doit conserver la valeur unité

## Détection et élimination des aléas de simultanéité

### - Théorème de non simultanéité

soit  $y_1$  et  $y_2 \in E_{01}$  ;  $y_1$  et  $y_2$  étant des variables ou des fonctions.

supposons qu'une commutation du système dans lequel interviennent  $y_1$  et  $y_2$ . fait apparaître les transitions :

$$y_1 = (a \rightarrow \bar{a}) ; y_2 = (b \rightarrow \bar{b}) \quad a \text{ et } b \in E_{01}$$

le vecteur  $ab$  ne pouvant prendre que les valeurs 00,01,10,11 dans le cas par exemple où les transitions  $y_2 = (b \rightarrow \bar{b})$  se fait en retard de la transition  $y_1 = (a \rightarrow \bar{a})$

La supposition nous conduit à la table suivante; dans laquelle on prendra soin de noter  $P_{ab}$  ;  $\bar{P}_{ab}$  ,  $P_{\bar{a}\bar{b}}$  ;  $\bar{P}_{\bar{a}\bar{b}}$

$$P_{\bar{a}\bar{b}} = \bar{Y}_1 \cdot \bar{Y}_2 \quad \bar{P}_{ab} = \bar{Y}_1 \cdot Y_2 \quad P_{ab} = Y_1 Y_2 \quad \bar{P}_{\bar{a}\bar{b}} = \bar{Y}_1 \cdot Y_2$$

| $Y_1$     | $Y_2$     | $P_{ab}$ | $\bar{P}_{ab}$ | $P_{\bar{a}\bar{b}}$ | $\bar{P}_{\bar{a}\bar{b}}$ |                                                   |
|-----------|-----------|----------|----------------|----------------------|----------------------------|---------------------------------------------------|
| a         | b         | 1        | 0              | 0                    | 0                          | Valeurs initiales                                 |
| a ↓       | b         | 0        | 0              | 0                    | 0                          | Valeurs de commutation                            |
| $\bar{a}$ | b ↓       | 0        | 0              | 0                    | 1                          | Valeurs finales                                   |
| $\bar{a}$ | $\bar{b}$ | 0        | 0              | 1                    | 0                          | Combinaison n'intervenant pas dans la commutation |

Nous constatons dans la table de vérité que seul  $P_{ab}$  fait apparaître la double transition  $\bar{P}_{ab} = (0 \rightarrow 1 \rightarrow 0)$  et constitué un aléas de simultanéité qui risque de perturber le fonctionnement du système.

**Théorème :** les doubles transitions résultant de la non simultanéité des commutations de 2 éléments binaires, pour une fonction binaire, ne peuvent se produire que dans un produit ou dans un produit qui correspondent tous deux à la combinaison dans laquelle sont associées la valeur finale du 1<sup>o</sup> élément qui commute et la valeur initiale de l'élément qui commute le dernier.

dans le cas où les commutations (toujours après celles de "Y<sub>1</sub>"), nous suivantes :

$$\left[ y_1 : (0 \rightarrow 1), y_2 = (0 \rightarrow 1) \right] \Rightarrow \left[ \bar{y}_1 \cdot \bar{y}_2 = (0 \rightarrow 1) \right]; \left| \frac{\bar{y}_1}{y_2} \right| = (1 \rightarrow 0 \rightarrow 1)$$

$$\left[ y_1 = (0 \rightarrow 1), y_2 = (1 \rightarrow 0) \right] \Rightarrow \left[ y_1 \cdot y_2 = (0 \rightarrow 1) \right]; \left| \frac{\bar{y}_1}{\bar{y}_2} \right| = (1 \rightarrow 0 \rightarrow 1)$$

$$\left[ y_1 = (1 \rightarrow 0), y_2 = (0 \rightarrow 1) \right] \Rightarrow \left[ \bar{y}_1 \cdot \bar{y}_2 = (0 \rightarrow 1) \right]; \left| \frac{y_1}{y_2} \right| = (1 \rightarrow 0 \rightarrow 1)$$

$$\left[ y_1 = (1 \rightarrow 0), y_2 = (1 \rightarrow 0) \right] \Rightarrow \left[ \bar{y}_1 \cdot y_2 = (0 \rightarrow 1) \right]; \left| \frac{y_1}{\bar{y}_2} \right| = (1 \rightarrow 0 \rightarrow 1)$$

Introduction des fonctions délais simultanéité

Soit  $\Delta_z(y_1)$  qui introduit un retard des doubles transitions (0 → 1 → 0) ou on aura dans ce cas les implications en :

$$\left[ y_1 = (0 \rightarrow 1), y_2 = (0 \rightarrow 1) \right] \Rightarrow \left[ D_z(y_1) = 0, \left| \frac{D_z(y_1)}{y_2} \right| = 1 \right]$$

$$\left[ y_1 = (0 \rightarrow 1), y_2 = (1 \rightarrow 0) \right] \Rightarrow \left[ D_z(y_1) = 0, \left| \frac{D_z(\bar{y}_1)}{\bar{y}_2} \right| = 1 \right]$$

$$\left[ y_1 = (1 \rightarrow 0), y_2 = (0 \rightarrow 1) \right] \Rightarrow \left[ D_z(\bar{y}_1) = 0, \left| \frac{D_z(y_1)}{y_2} \right| = 1 \right]$$

$$\left[ y_1 = (1 \rightarrow 0), y_2 = (1 \rightarrow 0) \right] \Rightarrow \left[ D_z(\bar{y}_1) = 0, \left| \frac{D_z(y_1)}{\bar{y}_2} \right| = 1 \right]$$

Notons alors que dans le cas où "y d'un vecteur fonction de transcodage du transcodage permet de remplacer la fonction des variables donc ne subsiste plus que des aléas de

de "Y<sub>2</sub>" se produisent nous écrire les implications

et supprimer les aléas de

" suffisant pour éviter les → 0 → 1)

précédentes qui se changent

"y<sub>2</sub>" sont les composants ; la propriété de transitivité "y<sub>1</sub>" ; "y<sub>2</sub>" par leur expression en particulier ; et il de continuité.

TP SEQUENTIEL N° 1

ECHELLE DE COMPTAGE SYNCHRONE EN CODE GRAY SYMETRIQUE  
UTILISANT DES FONCTIONS MEMOIRES

Pour réaliser une échelle de comptage synchrone de poids quatre en interdisant qu'au moment d'une commutation quelconque deux fonctions puissent varier simultanément, on décide d'utiliser trois fonctions  $y_2, y_1, y_0$  dont les huit états consécutifs associés aux valeurs successives de la variable d'entrée "H"; sont distribués selon le code GRAY symétrique donné par la table de verite figure 1.

a) Ecrire, en partant de la table de verite de la figure 1. Les groupes de combinaisons essentielles qui impliquent respectivement.

$$y_0 = 1, y_0 = 0, y_1 = 1, y_1 = 0 \text{ et } y_2 = 1, y_2 = 0$$

b) Etablir les expressions binaires de 3 fonctions "mémoires"  $y_2, y_1, y_0$

c) Indiquer le nombre minimal de portes de types "NOR" qui permettra la réalisation de l'échelle calculée.

Tracer le schéma correspondant :

Figure : n° 1

|   | H | $y_2$ | $y_1$ | $y_0$ |
|---|---|-------|-------|-------|
| 0 | 0 | 0     | 0     | 0     |
| 1 | 1 | 0     | 0     | 1     |
| 2 | 0 | 0     | 1     | 1     |
| 3 | 1 | 0     | 1     | 0     |
| 4 | 0 | 1     | 1     | 0     |
| 5 | 1 | 1     | 1     | 1     |
| 6 | 0 | 1     | 0     | 1     |
| 7 | 1 | 1     | 0     | 0     |

### Solution

a) De la table de verite donnée nous tenons les implications essentielles suivantes :

$$(1) \left\{ H = 1, y_2 = 0, y_1 = 0 \right\} \\ (5) \left\{ H = 1, y_2 = 1, y_1 = 1 \right\} \implies (y_0 = 1)$$

$$(3) \left\{ H = 1, y_2 = 0, y_1 = 1 \right\} \\ (7) \left\{ H = 1, y_2 = 1, y_1 = 0 \right\} \implies (y_0 = 0)$$

$$(2) (H = 0, y_2 = 0, y_0 = 1) \implies (y_1 = 1)$$

$$(6) (H = 0, y_2 = 1, y_0 = 1) \implies (y_1 = 1)$$

$$(4) (H = 0, y_1 = 1, y_0 = 0) \implies (y_2 = 1)$$

$$(0) (H = 0, y_1 = 0, y_0 = 0) \implies (y_2 = 0)$$

b) A l'aide des implications précédentes, nous pouvons calculer respectivement les fonctions d'entrée "S" et "R" de  $y_2$ ,  $y_1$  et  $y_0$ , puis établir les expressions binaires de ces fonctions mémoires.

$$\begin{cases} S_2 = \bar{H} \cdot y_1 \cdot \bar{y}_0 \\ R_2 = \bar{H} \cdot \bar{y}_1 \cdot \bar{y}_0 \end{cases}$$

$$y_2 = \begin{vmatrix} y_2 & H \\ \bar{H} & y_1 \bar{y}_0 \\ & y_0 \\ & H \end{vmatrix}$$

$$S_1 = \bar{H} \cdot \bar{y}_2 \cdot y_0$$

$$R_1 = \bar{H} \cdot y_2 \cdot y_0$$

$$y_1 = \begin{vmatrix} y_1 & H \\ \bar{H} & \bar{y}_2 y_0 \\ & \bar{y}_2 \\ & \bar{y}_0 \end{vmatrix}$$

$$S_0 = H \begin{vmatrix} \bar{y}_2 \cdot \bar{y}_1 \\ y_2 \cdot y_1 \end{vmatrix}$$

$$R_0 = H \begin{vmatrix} \bar{y}_2 \cdot y_1 \\ y_2 \cdot \bar{y}_1 \end{vmatrix}$$

$$y_0 = \begin{vmatrix} y_0 & \bar{H} \\ H & \bar{y}_2 \bar{y}_1 \\ & y_2 \cdot y_1 \end{vmatrix}$$

c) Pour réaliser l'échelle en utilisant des portes de type "NOR", nous écrivons les équations sous la forme suivante

$$y_2 = \begin{array}{|c|} \hline y_2 \\ \hline y_1 \\ \hline \end{array} \begin{array}{|c|} \hline y_2 \\ \hline H.y_0 \\ \hline \end{array} \begin{array}{|c|} \hline H \\ \hline y_1 \\ \hline y_0 \\ \hline \end{array} \quad 5 \text{ "Nor"}$$

$$y_1 = \begin{array}{|c|} \hline y_1 \\ \hline y_0 \\ \hline \end{array} \begin{array}{|c|} \hline y_1 \\ \hline H.y_2 \\ \hline \end{array} \begin{array}{|c|} \hline H \\ \hline H.y_2 \\ \hline H.y_0 \\ \hline \end{array} \quad 5 \text{ "Nor"}$$

$$y_0 = \begin{array}{|c|} \hline y_0 \\ \hline H \\ \hline \end{array} \begin{array}{|c|} \hline H \\ \hline y_1.y_2 \\ \hline y_1 \\ \hline \end{array} \begin{array}{|c|} \hline H \\ \hline y_1.y_2 \\ \hline y_2 \\ \hline \end{array} \quad 4 \text{ "Nor"}$$

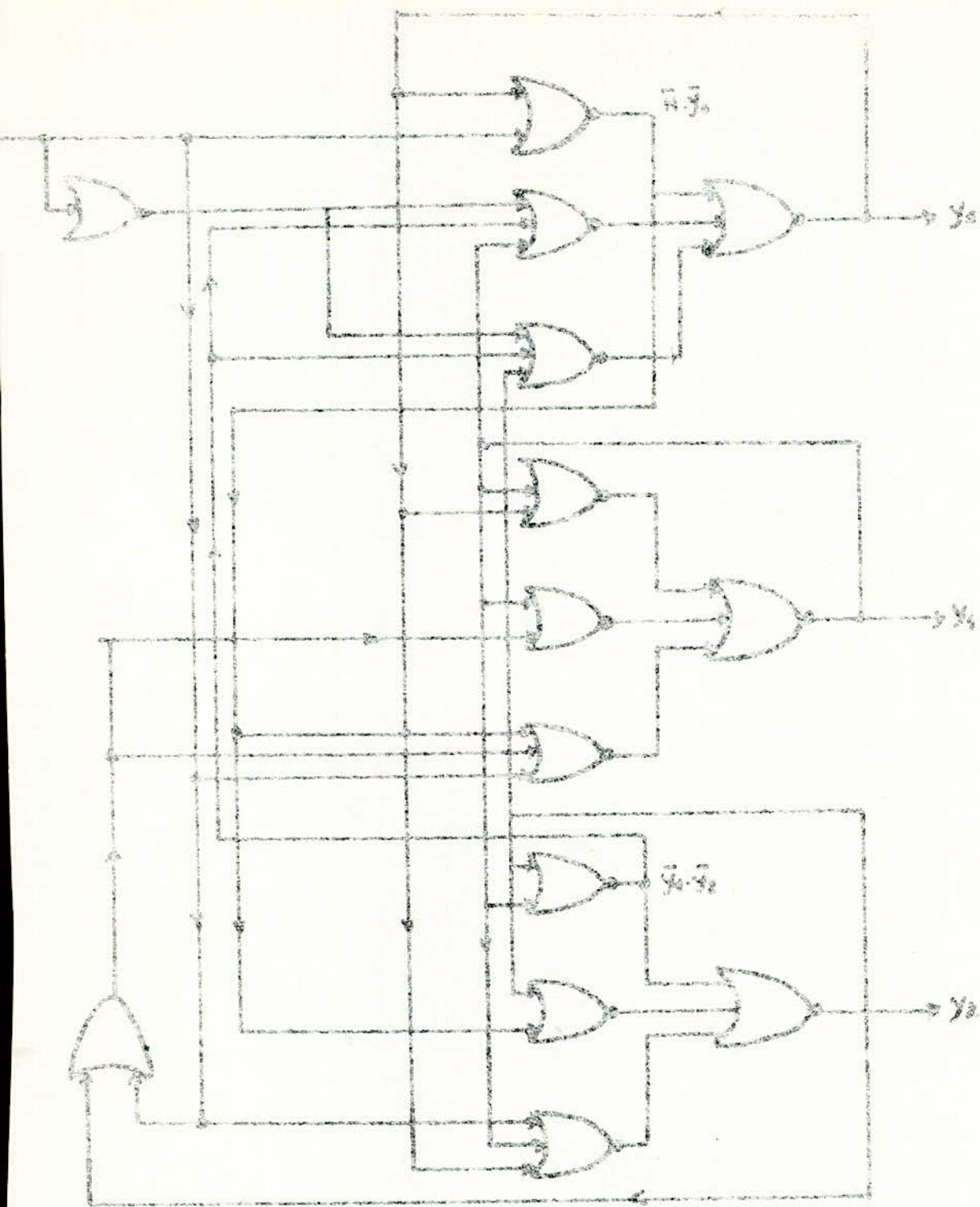


Figure n°2 : Schema de l'échelle de comptage synchrone en code Gray symétrique.

FONCTION "ECHELLE ET FONCTION DE SIGNALISATION POUVANT  
ETRE ASSOCIEES A UN OPERATEUR DE GESTION DE TRAITEMENT  
NUMERIQUE DE L'INFORMATION

Dans l'étude de la décomposition d'un ensemble complexe de traitement de l'information on est conduit à faire une distinction entre le traitement proprement dit et un certain nombre d'opérations automatiques de gestion, nécessaires au fonctionnement du système.

En pratique, les tâches de gestion peuvent être confiées à des opérateurs asynchrones ayant pour mission essentielle de délivrer, d'une part l'ordre "Tn" de fonctionnement des circuits de traitement qui en dépendent, lorsque le chargement de leur registre d'entrée a été effectué, et de fournir, d'autre part, l'information "Dn" de mise à disposition des résultats obtenus en sortie, lorsque la fin de traitement est signalée par une impulsion "Fn" transmise par les circuits concernés.

L'opérateur reçoit également le signal "Cn+1" de chargement du registre d'entrée de l'ensemble récepteur situé en aval, ce signal a pour but de remettre à zéro l'information "Dn" de mise à disposition des résultats. On peut imposer à l'ensemble de fonctionner suivant les séquences indiquées par les diagrammes de temps de la figure (2.1) ci après.

a) Construire le graphe incomplet qui correspond à la fonction réflexe

$$D_n, T_n = \emptyset (D_n, T_n, C_n, F_n, C_{n+1})$$

Montrer que cette fonction correspond à une échelle de poids "trois" que l'on peut représenter sur un graphe réduit,  $D_n, T_n = B_n (T_n, D_n, x_n)$ , l'élément binaire "x<sub>n</sub>" ( $x_n \in E_{01}$ ) pouvant s'exprimer à l'aide d'un seul produit des variables  $C_n, F_n, C_{n+1}$  que l'on calculera.

Ecrire, en utilisant les fonctions dibinaires inverses  $D_n = B_i (D_n, \bar{z}_0)$  et  $T_n = B_i (T_n, \bar{z}_1)$ , les équations de l'échelle synchrone correspondant à la fonction réflexe "D<sub>n</sub>, T<sub>n</sub>" calculer dans ce cas  $\bar{z}_0$  et  $\bar{z}_1$  en fonction de  $C_n, F_n, C_{n+1}, D_n$  et  $T_n$ .

b) Déterminer, puis exprimer sous les 2 formes produit de produits et produit de produits la fonction de signalisation sig (Cn, Dn, Tn) qui prend la valeur unité, uniquement pour les états stables normalement prévus dans le fonctionnement de l'opérateur.

Cette fonction est donc nulle pour tous les autres états qui n'appartiennent pas à une séquence de fonctionnement normal

c) Pour éliminer les doubles transitions, sig = (1 → 0 → 1), susceptibles de déclencher des signalisations intempestives et non justifiées, on peut envisager l'utilisation d'un "délai conditionné" qui en masquerait les effets. On utilise dans ce but, des portes du type "NAND" dont le retard unitaire est égal à "20"

Indiquer le nombre de portes nécessaires à la réalisation de la fonction "délai conditionné"

$Sid = \Delta_{TC} \left| \begin{array}{c} Sig \\ \Delta_{40}(sig) \end{array} \right|$ , en supposant que l'on puisse disposer des variables complémentées Cn, Dn, et Tn.

- Représenter sur un même schéma, le montage optimal que l'on peut obtenir pour la fonction de transcodage  $(Sid, z_0, z_1) = F(\bar{C}_n, \bar{D}_n, \bar{C}_{n+1}, \bar{D}_n, \bar{T}_n)$  en supposant que l'on utilise des fonctions binaires directes et des portes du type "NAND"

On écrira préalablement les équations du système complet, fonctions binaires comprises, et l'on indiquera en tenant compte éventuellement des facteurs duals communs, le nombre minimal de portes "NAND" nécessaires à la réalisation de ce système, les variables étant toutes disponibles sous les deux formes, directe et complémentée.

.../...

Solution :

a) Le graphe incomplet correspondant peut être établi immédiatement fig 2, ce graphe, à sens de parcours unique, peut être associé à une échelle de poids "3" dont on peut établir le graphe réduit en remarquant qu'il n'existe que 2 états stables pour chacune des valeurs du vecteur fonction "Dn,Tn" il est ainsi possible d'opérer une réduction par rapport aux variables et d'obtenir en fonction de la variable binaire unique "Xn", le graphe 3.

En constatant que "Xn" doit être nulle pour la valeur Cn,Fn, Cn+1 = 0 0 0 du vecteur variable, nous pouvons exprimer "xn" en fonction d'un simple produit

$$x_n = \begin{vmatrix} C_n \\ F_n \\ C_{n+1} \end{vmatrix}$$

Pour déterminer les équations de l'échelle de trois synchrone qui correspond à la fonction "Dn,Tn", il suffit de calculer z0 et z1, en ayant établi préalablement, selon les règles de l'analyse binaire, la table de vérité séquentielle suivante.

| x <sub>n</sub> | D <sub>n</sub> | T <sub>n</sub> |                         |
|----------------|----------------|----------------|-------------------------|
| 1              | 0              | 0 <sup>+</sup> | Etat commutant 4        |
| 1              | 0 <sup>+</sup> | 1 <sup>+</sup> | Etat commutant 5        |
| 1              | 1 <sup>+</sup> | 0              | Etat commutant 6        |
| 1              | 1 <sup>+</sup> | 1              | Combinaison disponible. |

Ce qui permet d'obtenir pour Dn = Bi (Dn, z0)

$$\bar{z}_0 = x_n \begin{vmatrix} D_n \\ T_n \end{vmatrix} = \begin{vmatrix} C_n & D_n \\ F_n & T_n \\ C_{n+1} & \end{vmatrix}$$

Et pour

$$T_n = Bi (T_n, \bar{z}_1)$$

$$\bar{z}_1 = x_n \cdot D_n = \begin{vmatrix} C_n \\ F_n \\ C_{n+1} \end{vmatrix} \cdot D_n$$

b) Pour déterminer la fonction de signalisation sig (Cn,Dn,Tn) égale à l'unité pour les états stables normalement prévus dans le fonctionnement de l'opérateur, il suffit de réunir les combinaisons de valeurs de Cn,Dn et Tn associées aux états stables du graphe de la figure "1", afin d'écrire la table de verite suivante .

|          | Cn | Dn | Tn | Sig |
|----------|----|----|----|-----|
| Etat 0   | 0  | 0  | 0  | 1   |
| Etat 1-5 | 0  | 0  | 1  | 1   |
| Etat 2-6 | 0  | 1  | 0  | 1   |
| Etat 4   | 1  | 0  | 0  | 1   |

Cette table de verite permet de calculer immédiatement la fonction cherchée.

$$\text{Sig} = \begin{vmatrix} \bar{Cn} \cdot \bar{Dn} \\ \bar{Cn} \cdot \bar{Tn} \\ \bar{Dn} \cdot \bar{Tn} \end{vmatrix}$$

Que l'on peut également mettre sous la forme d'un produit de produits.

$$\text{Sig} = \begin{vmatrix} \bar{Cn} \\ \bar{Cn} \cdot \bar{Tn} \\ \bar{Dn} \cdot \bar{Tn} \end{vmatrix} \begin{vmatrix} \bar{Dn} \\ \bar{Cn} \cdot \bar{Tn} \\ \bar{Dn} \cdot \bar{Tn} \end{vmatrix} = \begin{vmatrix} \bar{Cn} \\ \bar{Dn} \end{vmatrix} \begin{vmatrix} \bar{Cn} \\ \bar{Tn} \end{vmatrix} \begin{vmatrix} \bar{Dn} \\ \bar{Tn} \end{vmatrix}$$

c) Afin d'éliminer les doubles transitions (1 → 0 → 1) de la fonction "Sig" calculée précédemment, on peut envisager de passer par l'intermédiaire d'une fonction "délai conditionné" "Sid", obtenue en faisant le produit de "Sig" avec " $\Delta \tau$  (sig)".

En utilisant des portes du type "NAND" ayant un temps de propagation unitaire égal à "1", on peut réaliser la fonction sid =  $\begin{vmatrix} \text{Sig} \\ \Delta \tau \text{ (Sig)} \end{vmatrix}$ , à l'aide de huit portes.

...../.....

En tenant compte des facteurs duals communs et en choisissant des fonctions dibinaires directes, on peut réaliser la fonction de transcodage  $(Sid, z_0, z_1) = F(\bar{C}_n, \bar{F}_n, \bar{C}_{n+1}, \bar{D}_n, \bar{T}_n)$  en utilisant onze portes "NAND" comme l'indique la figure 4.

Les équations du système s'écrivent dans ce cas

$$\begin{aligned}
 D_n &= B(D_n, z_0) & T_n &= B(T_n, z_1) \\
 z_0 &= \begin{vmatrix} \bar{D}_n \cdot \bar{T}_n \\ \bar{C}_n \cdot \bar{F}_n \cdot \bar{C}_{n+1} \end{vmatrix} & z_1 &= \begin{vmatrix} D_n \\ \bar{C}_n \cdot \bar{F}_n \cdot \bar{C}_{n+1} \end{vmatrix} \\
 Sig &= \begin{vmatrix} \bar{C}_n \cdot \bar{D}_n \\ \bar{D}_n \cdot \bar{T}_n \\ \bar{T}_n \cdot \bar{C}_n \end{vmatrix} & Sid &= \Delta_{10} \begin{vmatrix} Sig \\ \Delta_{40}(Sig) \end{vmatrix}
 \end{aligned}$$

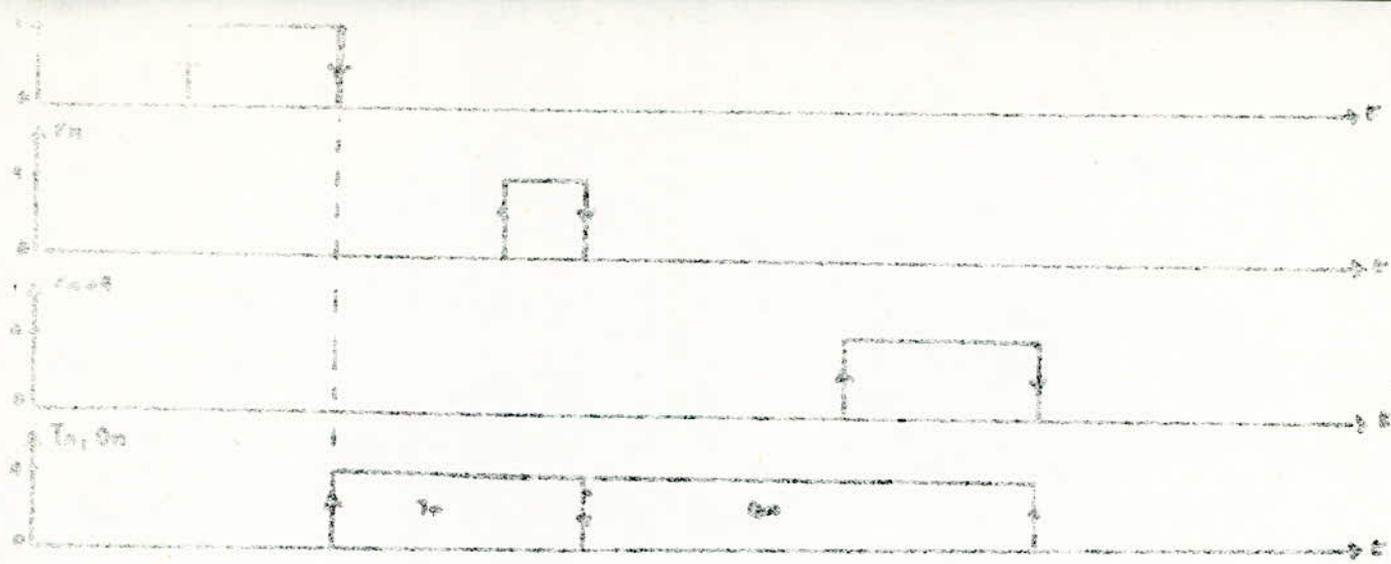


Figure 7: Diagramme des temps de la fonction réflexive

$$D_n, T_n = \Phi(C_n, T_n, C_n, T_n, C_n, T_n)$$

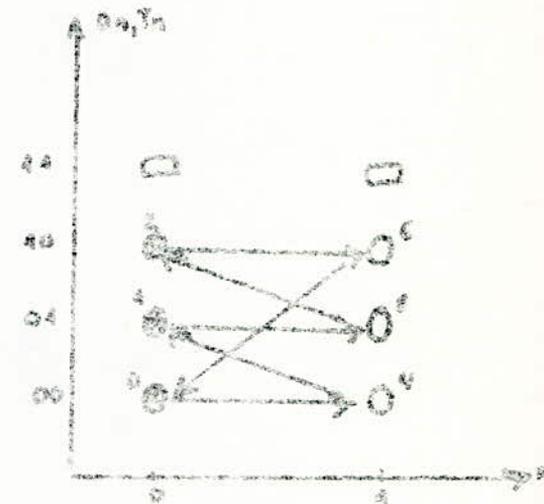


Figure 8: Graphes réduits de la fonction réflexive "Dn, Tn"

|   |   |   |   |   |   |   |   |      |
|---|---|---|---|---|---|---|---|------|
| 0 | 0 | 0 | 0 | 1 | 1 | 1 | 1 | → Cn |
| 0 | 0 | 1 | 1 | 0 | 0 | 1 | 1 | Tn   |
| 0 | 0 | 0 | 1 | 0 | 1 | 0 | 1 | CnTn |

Figure 8a: Graphes incomplets de la fonction réflexive

$$D_n, T_n = \Phi(C_n, T_n, C_n, T_n, C_n, T_n)$$

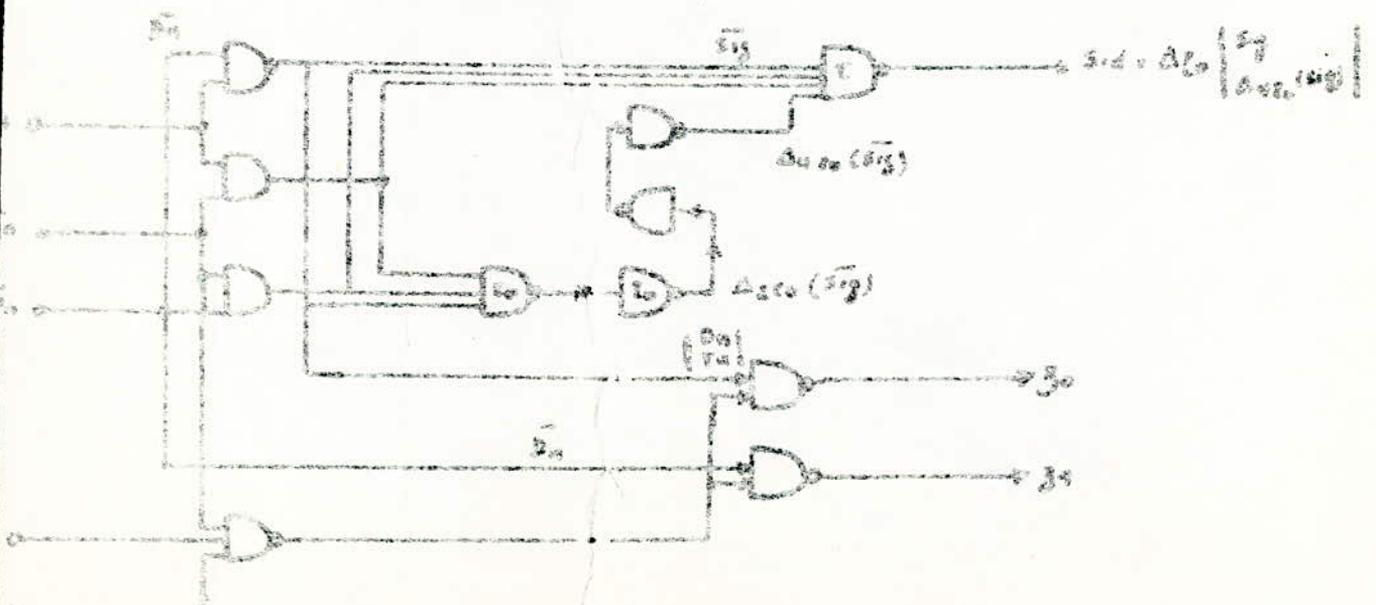


Figure 9: Schéma de la fonction de transcodage (S1, S2, S3) = F(Cn, Tn, CnTn, Dn, Tn)

- CONCLUSION -

1- Analyse Combinatoire :

La méthode de simplification  $/P_0 - P_i/$  a été programmée en langage L.I.S.P.

Les premiers résultats obtenus sont encourageants et un programme exploitable existe déjà.

On a omis de parler du "O U" exclusif, mais la théorie des fonctions carrées biformes est une extension des sommes modulo  $k$  ( $a \oplus b \oplus \dots \oplus k$ )

Une attention particulière a été accordée aux matrices de transcodages que la terminologie courante désigne sous le nom impropre de "mémoire morte".

Dans le domaine des fonctions de transcodage, dont l'aspect peut encore être partiellement considéré comme algébrique, les équations sont immédiatement traduites sous formes de schémas exploitables dans n'importe quelle technologie et réciproquement.

2- Systèmes Séquentiels

Tous les systèmes reflexes peuvent être décomposer en fonctions élémentaires memoires et dibinaires, la condition très importante des états nous permet de déterminer le nombre minimal, dans un système séquentiel, des fonctions refexes nécessaires à la réalisation.

Un détail qu'a son importance pour un circuit séquentiel, la méthode d'Huffman ne tient pas compte des paramètres dynamiques des composants utilisé qui rend marginal le fonctionnement des montages ainsi conçu, par contre la méthode de VALLEE s'appuie sur la condition des seuils, Source de la réalisation pratique des fonctions dibinaires et la maitrise de cette condition des seuils dans les circuits de commutations concourent à l'élimination des aléas de toute nature , de même qu'elle améliore de façon appréciable la fiabilité des systèmes, et ceci sans nuire à la sécurité et à la rapidité de ces même dispositifs

Des graphes séquentiels ont été spécialement imaginés pour permettre dans un système séquentiel, la séparation aisée de différentes classes de fonctions (à savoir : fonctions de transcodage, fonctions reflexes, et fonctions génératrices) ; tout calcul de système séquentiel d'après VALLEE consiste à faire apparaître séparément ces fonctions là.

Les transitions :

$$(0 \rightarrow 1 \text{ et } 1 \rightarrow 0), \quad [0 \rightarrow 1 \rightarrow 0] \quad \text{et} \quad [1 \rightarrow 0 \rightarrow 1]$$

nécessitent de définir une nouvelle classe de fonctions génératrices de transition, parmi ces fonctions, la fonction impulsion et la fonction délai sont des fonctions génératrices car elles engendrent des transitions nouvelles qui ne contiennent pas celles de la variable de commande dont elles dépendent éventuellement.

Nous avons jugé utile d'introduire le théorème de non simultanéité, pour pouvoir résoudre le problème ardu des aléas en général et principalement les aléas de simultanéité et de

- BIBLIOGRAPHIE -

- BIBLIOGRAPHIE .

- Analyse Binaire de R. L vallée

Tome 1 : Théorie et application aux circuits combinatoires

Tome 2 : Chef des Automates numériques

Tome 3 : Problèmes d'automatismes numériques.

- Revue automatisme Tome : XVI.

